

BIBLIOTECA

Iliana 0 18/12/2017



ERLIOTECA



BIBLI



BIR:



T 629.895 P381

# ESCUELA SUPERIOR POLITECNICA DEL LITORAL

# FACULTAD DE INGENIERIA ELECTRICA



"SISTEMA DE CONTROL DE VARIABLES AMBIENTALES PARA UN EDIFICIO"

TESIS DE GRADO

PREVIA A LA OBTENCION DEL TITULO DE:

INGENIERO EN ELECTRICIDAD ESPECIALIZACION: ELECTRONICA

REALIZADO POR

COLON ENRIQUE PELAEZ JARRIN

GUAYAQUIL — ECUADOR 1989

### AGRADECIMIENTO

Al Inq. SERGIO FLORES MACIAS, Director de Tésis, cuyas enseñanzas y ayuda hicieron posible la realización del presente trabajo.

A la comunidad Politécnica, PROFESORES, COMPAREROS Y AMIGOS, que me ayudaron a la realización de éste trabajo.

# DEDICATORIA

- A mi Madre, guia espíritual
- A mi Padre, ejemplo de responsabilidad y dedicación
- A mis Hermanos
- A mis Amigos y Compañeros.

C. O. Confuerte Do Ing. Carlos Villatuerte

Presidente del Tribunal

Ing. SER<del>STO FO</del>LRES MACIAS Director de Tésis

Ing. Norman Chootong

Miembro del Tribunal

Ing. Pedro Carlo

Miembro del Tribunal

### DECLARACION EXPREZA

"La responsabilidad por los hechos, ideas y doctrinas expuestas en esta tésis, me corresponden exclusivamente; y, el patrimonio intelectual de la misma a la Escuela Superior Politécnica del Litoral".

(Reglamento de Exámenes y Títulos Profesionales de la ESPOL).

COLON ENRIQUE (BELAEZ JARRIN

#### RESUMEN

El presente trabajo consiste en el diseño e implementación de un modelo, de un sistema que nos permita realizar el control del consumo de energía, en base al control de parámetros y variables, como luz, temperatura y que además nos permita ejercer un control en la activación/desactivación de cargas a un horario que sea fácil establecerlo, de manera que en base a esta programación, el sistema encienda, apague o atenúe las luces en un ambiente, active o desactive cargas como una unidad de aire acondicionado, dependiendo de la temperatura ambiente y del consumo de energía, que nos permita fijar el nivel de consumo de energía, en base al nivel de Kwh, sobre los que el sistema debe empezar el control, y la activación o no de una alarma al detectar intrusión en un ambiente.

Del análisis del diseño a implementar, se fijan los objetivos que en general definirán el área o ambiente a controlar.

Se hace una revisión de la información básica requerida sobre instrumentación, metodos de medición y transmisión, relacionados con el control.

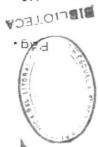
Se consideran los diferentes transductores que serán utilizados en la implemetación de este diseño y los sensores, basandonos en los requerimientos del sistema.

Se describen las características esenciales de los principales sistemas basados en microprocesadores de 8 bits para
determinar de esta forma el más idóneo a esta implementación.

Luego de establecidos los sensores y el método de procesamiento, dependiente del microprocesador escogido, se diseñan
las interfases de entrada, que con los sensores proporcionarán la información necesaria del mundo exterior; la interfase
de salida que el microprocesador utilizará como medio de aplicar el control en el mundo externo dependiendo de la acción que deba realizarse para el efecto.

El software requerido indicará al microprocesador la secuencia de operación para poder ejecutar el control en la forma mas eficaz.

Finalmente se anexan los resultados de las pruebas experimentales realizadas y la descripción de cada línea del programa que comandará el control.



#### INDICE GENERAL

# Descripcion

1.2.4 Determinación de las Salidas del Sistema セス 1.2.3 Diseño del Controlador del Sistema 22 1.2.2 Determinación de los Sensores a Utilizar 22 1.2.1 Determinación de las Areas a Controlar 22 ZZ smatzi2 Isb zizilbnA 2.1 i.1.2 Definiciones Funcionales 21 1.1.1 Conceptos de la Red de Adquisición de Datos 50 1.1 Introducción 81 DESCRIPCION Y ANALISIS DEL SISTEMA 18 CAPITULO I 91 INTRODUCCION IA KESUMEN



15

# SENSOBES & HIII 1708

CAPITULO II

# SENSOKES & OTILIZAR EN EL DISENO

2.1 Caracteristices

A.2 Razones para su selección

III	CAPITULO

SISTEMAS DE INTERFASE E INSTRUMENTACION

£ Qu	ntroducci	I I.
------	-----------	------

95 Transductores S.S

	Descripción	Pág.
	3.2.1 Selección de los Transductores	39
	3.2.2 Clasificación de los Transductores	41
3.3	Acondicionamiento de la Seffal	44
	3.3.1 Amplificación	44
	3.3.2 Modificadores de la Señal	45
3.4	Transmisión de la Señal	45
3.5	Alcance de la Operación del Sistema	46
	3.5.1 Confiabilidad	47
CAP	ITULO IV	
SIST	TEMA MICROPROCESADOR	49
4.1	Introducción	49
4.2	Selección del Sistema Microprocesador	49
CAP	ITULO V	
DISE	ENO DE LOS SISTEMAS DE INTERFASE	53
5.1	Introducción	53
5.2	Interfase de Entrada	54
	5.2.1 Señales de Encendido-Apagado	51
	5.2.2 Seffales Analógicas	55
5.3	Interfase con Sensores de Salida tipo Analógico	56
	5.3.1 Interfase con Sensor de Temperatura	57
	5.3.2 Interfase con Sensor Infrarrojo Para Medir	
	Energia Consumida	62
	5.3.3 Interfase con Sensor Infrarrojo Para detecta	-
	Intrusión	45

	Descripción	Fág
5.4	Interfase al Microprosesador	67
	5.4.1 Etapa Acondicionadora de Señales de Entrada	69
	5.4.2 Etapa Acondicionadora de Señales de Salida	70
	5.4.3 Etapa de Entrada-Salida al Microcomputador	71
5.5	Interfases de Salidas	74
	5.5.1 Interfase Visual/Audible	75
	5.5.2 Interfase para Control de Cargas de Potencia	75
CAP:	ITULO VI	
DISE	ENO DEL SISTEMA SOFTWARE	80
6.1	Algoritmo	80
	6.1.1 Coordinación entre Procesos	80
	6.1.2 Pedidos Simultáneos de Atención	80
6.2	Software Requerido	81
	6.2.1 Programa Principal	82
	6.2.2 Subrutina 1 de Servicio de Interrupción	88
	5.2.3 Subrutina 2 de Servicio de Interrupción	90
	5.2.4 Subrutina MP	91
	6.2.5 Subrutina IG	92
	6.2.6 Subrutina 3 de Servicio de Interrupción	93
6.3	Construcción del Sistema	93
6.4	Pruebas Realizadas	126
6.5	Costos	128
CUNIC	TUSIONES V RECOMENDACIONES	1 7 1

# APENDICES

Descripción	Pāg.
APENDICE A	133
SISTEMA MICROPRECESADOR	133
A.1 Introducción	133
A.2 Características Básicas de Algunos Sistemas Co	n-
siderados	134
A.2.1 Motorola 6809	138
A.2.2 Intel 3085	139
A.2.3 Zilog Z-80	139
A.2.4 Mos Technology 6502	139
A.3 Circuitos de Apoyo	140
A.4 Interrupciones	145
APENDICE B	149
B.1 Manual del Usuario	149
APENDICE C  C.1 Listado del Programa Principal y Subrutinas de	160 Ser-
vicio	160
BIBLIOGRAFIA	202

# INDICE DE FIGURAS

Fig.	Descripción	Pág.
1 I	Diagrama Básico del Sistema a Controlar	25
2.1	Medición con Termocupla	29
2.2	Característica V - T para varias Termocuplas	30
2.3	Característica R - T para Termómetros de	
	Resistencia y temocuplas	32
2.4	Diagrama de Bloques del Detector de Intrusión	35
4.1	Diagrama General del Sistema	52
5.1	Interfases del Sistema	53
5.2	Diagrama de Bloques del Circuito Sensor de Tempe-	
	ratura	57
5.3	Circuito Sensor de Temperatura	58
5.4	Diagrama del Circuito Sensor de Temperatura	60
5.5	Gráfico Vo vs T	62
5.6	Diagrama de Bloques de la Interfase Infraroja para	ï
	medir Energla consumida	62
5.7 I	Diagrama del Circuito Sensor Infrarojo para medir	
	Energia Consumida	65
5.8	Diagrama de Bloques de la Interfase para detro	
	ción de Intrusión	6.5
5.9	Diagrama del Circuito Sensor Infraroio para	
	Detectar Intrusión	66
5.10	Diagrama de Bloques de la Interfase al Microcompu-	
	tador	68
5.11	Diagrama de Bloques de la Etapa Acondicionador	a

Fig.	Descripción	Pág.
	de las señales de Entrada	70
5.12	Diagrama de Bloques de la Etapa Acondicionador	<b>∃</b>
	de las señales de Salida	71
5.13	Etapa Entrada Salida con el Microcomputador	72
5.14	Diagrama de Bloques de la Interfase para Control d	e
	Cargas de Potencia	75
5.15	Diagrama del Circuito de Control de Encendido/	
	Apagado/Atenuado de luces	77
5.16	Diagrama del Circuito de Control de Encendido/	
	Apagado de Aire Acondicionado	78
5.17	Diagrama de Interconexión del Sistema Completo	79
6.1 U	Diagrama de Flujo Programa Principal Parte 1	84
6.2 D	Diagrama de Flujo Programa Principal Parte 2	85
6.3 I	Diagrama de Flujo Programa Principal Parte 3	86
6.4 I	Diagrama de Flujo Programa Principal Parte 4	87
6.5 D	Diagrama de Flujo Subrutina de Interrupción 1	89
6.6	Diagrama de Flujo Subrutina de Interrupción 2	90
4.7 r	Diagrama de Flujo Subrutina MP	91
6.8 D	Diagrama de Flujo Subrutina IS	92
6.9 [	Diagrama de Flujo Subrutina de Interrupción 3	93
6.10	Vista Superior Circuito Entrada Salida al Microcom	
	putador	95
6.11	Vista Superior Circuito Kwh Consumidor	96
6.12	Vista Superior Circuito Detector de Intrusión	97
6.13	Vista Superior Circuito Detector de Temperatura	98
6.14	Vista Superior Circuito Control Aire Acondicionado	99

Fig.	Descripción	Pág
6.15	Vista Superior Circuito Control de Luces	100
6.16	Vista General del Sistema de Control Implementado	101
A.1	Esquema de las Unidades Funcionales de un Sistema	
	Microprocesador	133
A.2	Diagrama Esquemático de la Arquitectura de un	
	Microprocesador Estándar	134
B.1	Menú Para Fijar Parámetros	152
B. 2	Menú Para Programar Módulos	153
B.3	Menú Iniciar Control	154
B.4	Pantalla Circuito Controlando	155
B.5	Menú Reestablecer Parámetros	156
B.6	Pantalla Paràmetros Fijados	157
B.7	Programación de Módulos	158

# INDICE DE TABLAS

Tabla Descripción Pág.

5.1 Tabla Datos Obtenidos en las Pruebas experimen- 61 tales con el Sensor de Temperatura.

.

# BIBTEMA DE CONTROL DE VARIABLES AMBIENTALES PARA

#### EL CONTROL DEL CONSUMO DE ENERGIA

#### INTRODUCCION

El presente trabajo muestra una aplicación de los microprocesadores a los sistemas de control de consumo de energía y seguridad, aplicación manifiesta por la importancia de la instrumentación utilizada en la automatización de los sistemas de control.

La automatización de cualquier sistema mediante instrumentación, tiene como propósito la adquisición de la información necesaria, para el conocimiento y posterior control de un proceso.

Por otro lado la utilización del microprocesador en la implementación de este tipo de control, representa una herramienta óptima; dada la rapidez de procesamiento de los datos recibidos así como cambiar la programación para ejercer otras funciones dentro del control, sin necesidad de modificar el hardware.

La automatización es un punto clave en nuestros pue-

blos que están en vias de desarrollo, pues tenemos la oportunidad de ejercer control sobre maquinaria, proceso industriales, económicos y sobre todo en procesos donde no se lleva control del consumo de energía, etc., lo cual de alguna manera redundará en beneficio de nuestras sociedades.

#### CAPITULO I

#### DESCRIPCION Y ANALISIS DEL SISTEMA

#### 1.1.- INTRODUCCION

El objetivo de este trabajo es el de diseñar un sistema de control de energía aplicado a un edificio, para cuyo efecto se ejercerá el control sobre las variables ambientales, y cumplirá con las siguientes funciones:

### CONTROL DE LA ENERGIA CONSUMIDA:

- Kwh consumidos, medirá indirectamente la energia consumida y en base a ello se ejercerá el control, sobre:
  - TEMPERATURA. -- Comprende el encendido y apagado de cualquier

    equipo que nos permita controlar el ambiente

    como acondicionadores de aire, calentadores,

    etc., dependiendo de la temperatura ambiental

    existente y de si el consumo de energía es

    superior al nivel programado.

- LUMINOSIDAD.- Es el encendido o apagado automático de las

luces a una hora determinada y programada

previamente así como también la etenuación de

la luminocidad en cualquiera de estos lugares

#### CONTROL DE INTRUSION:

- Detección de apertura o ruptura de cualquier medio de acceso .

a un lugar y de acuerdo con ello se ejerce una acción.

Este trabajo comprende todo aquollo relacionado con la instrumentación, desde la adquisición de la información a partir de dispositivos sensores de cualquier tipo, procesamiento de las señales y su correspondiente acción sobre el medio ambiente, activación de cargas, e indicación de la ocurrencia de algún evento.

Se considerará además el aspecto económico y funcional del sistema con referencia a otros sistemas con funciones afines y comunmente usados.

# 1.1.1 CONCEPTOS DE LA RED DE ADQUISICION DE DATOS



L.CA

BIE

El sistema de Control y adquisición de datos debe ser capaz de poder ser utilizado en cualquier tipo de ambiento.

La topología de la red comprende básicamente dos elementos:

Barras de control y de datos, y las "Estaciones" de recolección de datos y control.

Las Barras comprenden básicamente la comunicación que existe entre las estaciones (módulos) y el microprocesador que es quien evalúa y decide el control.

Las estaciones comprenden los puntos de recolección de datos, acondicionamiento de la señal para su transmisión, puntos de ejecución de acciones de control ordenados por el microprocesador y en general son el medio de comunicación entre el medio ambiente y el microprocesador.

#### 1.1.2.- DEFINICIONES FUNCIONALES.

La implementación del sistema comprende el desarrollo del Hardware y del Soltware.

La estación de recolección de datos es una intorfase que varia en complejidad dependiendo de la función a desarrol!ar.

Una estación comprende básicamente dos Subsistemas: Subsistema de interfase y un Subsistema de ejecución de ordenes.

El Subsistema de interfase organiza la operación en la estación, convierte las señales respetando protocolos y se comunica con el sistema de ejecución.

El Subsistema de ejecución puede ser de cualquier complejidad desde una simple señal eléctrica para abrir o carrar un relé o un módulo complejo de ejecución.

El Software dependerá unicamente del sistema microprocesador a ser utilizado para el proceso de los datos.

#### 1.2. - ANALISIS DEL SISTEMA

El diseño e implementación del sistema de control comprende las siquientes etapas:

#### 1.2.1.- DETERMINACION DE LAS AREAS A CONTROLAR

Este es el punto más importante dentro del análysis del sistema a diseñar por que con su determinación estamos limitando los requerimientos de la capacidad de entrada del sistema número de ambientes a controlar, número y clase de sensores a utilizar, rango de alcance mínimo, etc., de esta manera poder realizar un correcto control en el consumo de energía, y uso apropado de la misma.

#### 1.2.2.- DETERMINACION DE LOS SENSORES DE ENTRADA A UTILIZAR

Dependiendo de los requerimientos del área a controlar, de aquellos fenómenos físicos a detectar y de los sensores disponibles y accesibles en el mercado se ha seleccionado los sensores y detectores del sistema.

La determinación de los sensores de entrada usados están en función del trabajo que van a realizar aunque la selección apropiada de cada uno se lo hace en otro capitulo, podemos hacer la siguiente clasificación en base a la función que realizan:

- DETECCION DEL CONSUMO DE ENERGIA ELECTRICA.- Capaces de dotre tar por conteo el número de Kwh consumidos.
- INTRUSION.- Con capacidad para detectar cambios de loz o cambio en el estado de una señal eléctrica producida por la aperto a o ruptura de algún medio de acceso a un lugar.
- DETECCION DE TEMPERATURA. Capaz de medir el estado de la temperatura.

Además los dispositivos de control propiamente dichos para la ejecución de las acciones de control que dependerán de la decisión tomada por el microprocesador luego de evaluar los parámetros medidos.

#### 1.2.3.- DISERO DEL CONTROLADOR DEL SISTEMA

El diseño está basado en un sistema microprocesador cuya función es la de procesar adecuadamente la información ditectada en el medio ambiente y ejecutar acciones preestablecidas y específicas para cada variable medida y/o evento en particular.

Se seleccionará el sistema microprocesador más adecuado para esta aplicación en particular, justificando el sistema microprocesador, y el diseño del Software del sistema, que controla
la operación total, garantizando que de esta manera se reconozca y

atienda todos los eventos que se requieran.

#### 1.2.4.- DETERMINACION DE LAS SALIDAS DEL SISTEMA

Las salidas del sistema están limitadas por el diceño del sistema y en general por los puntos a controlar según las especificaciones y requerimientos del usuario.

En este caso para fines demostrativos las siguientes serán las salidas:

Salida Visual y Audible. - Que será activada como alarma en caso de que se detecte apertura o cierre de puertas o ventanas en algun lugar.

Salidas de Control. - Para activar o desactivar cargas controladas por el sistema, las cuales constituyen señales de tipo eléctrico que serán llevadas o conducidas por medio de circuitería.

La figura 1.1 Muestra un esquema básico del sistema a diseñar.

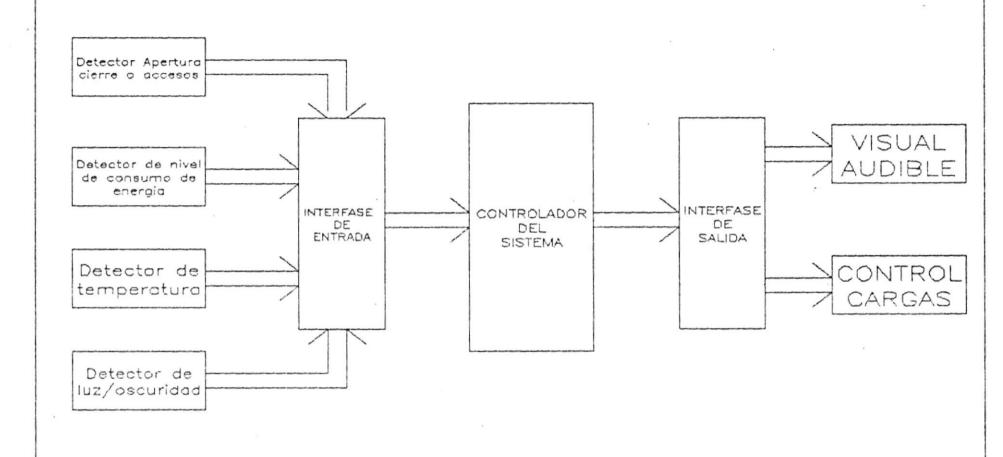


Fig. 1.1 Diagrama Basico del Sistema a Controlar

### CAPITULO II.

# SENSORES A UTILIZAR EN EL DISERO

#### 2.1.- CARACTERISTICAS:

Las variables ambientales y físicas que van a ser detectadas y determinadas por el sistema de control a diseñar son:

- 1) Nivel de consumo de energía eléctrica.
- 2) Temperatura
- 3) Cambio de estado de una señal eléctrica.

La forma o método de detección de estos fenómenos será por varios métodos, dependiendo de la aplicación que se va a dar a la presencia o ausencia de cada variable, o del método de procesamiento que se va a utilizar sobre la información recibida de estos sensores.

Analizaremos, los sensores que son utilizados con mayor frecuencia en este tipo de aplicación. 1.- NIVEL DE CONSUMO DE ENERGI-.- De la comparación con un nivel de referencia, la cantidad de energía consumida es quien define y determina la acción cel sistema de control sobre un punto o estación de control.

La medición del nivel de consumo de energía se refiere al número de Kwh consumidos y medidos por un contador, el cual es suministrado por la Empresa Eléctrica a cada usuario.

Este contador "Medidor" es el medio por el cual se determina la cantidad de energía electrica consumida y la posterior tasación sobre el consumo, mostrando en forma instantánea la cantidad total de energía consumida y la velocidad de utilización sobre un período de tiempo establecido.

Dada la sencillez del principio de funcionamiento, la pequeña cantidad de elementos necesarios utilizados para la madición y su iniqualable utilización, existen muchas fábricas que los producen bajo varios estandares, escogidos según la demanda o necesidad, lo cual implica que cada fabricante produce varios tipos y modelos de medidores aplicables a nuestros requerimientos.

Cada fabricante para cada tipo de medidor, proporciona una constante de compensación utilizada para la determinación de la cantidad de kar consumidos. La cual depende del material. commensación de temperatura. humemad. etc.

Este sistema de control podría ser utilizado en cualquier ambiente independiente del tipo de medidor que se utilice para llevar la cuenta de los. Vatios consumidos, para esta tesis hemos establecido un promedio de estas constantes tomadas de entre los diferentes tipos de medidores mas utilizados en nuestro medio.

Además el mecanismo utilizado en los medidores para llevar la cuenta del número de Vatios consumidos, está basado en el conteo mecánico del número de vueltas dadas por un elemento en movimiento. Movimiento que es proporcional al campo electromagnético producido por la circulación de corriente, esdecir que para nuestro propósito este medio electromecánico de medida no nos proporciona señales de tipo eléctrico, de manera que para que nuestro sistema de control posea el dato sobre el nivel de energía, nos valdremos de un fotosensor y un contador para llevar la cuenta del número de vueltas, que en unión con la constante promedio usada para compensación, podemos establecer el número de Kwh aproximadamente consumidos.

2.- TEMPERATURA.- En general los métodos de detección de temperatura se basan en el efecto que ésta produce sobre la constitución física de un material: estos pueden ser: Termoclupla.— Este transductor activo de temperatura consiste de dos alambres de longitud y material diferentes, aislados un o del otro pero unidos por un extremo. Su principio fundamental de funcionamiento se basa en tres efectos termoeléctricos. Efecto Sheeback — Peltier — Thomson

La medición de la temperatura está completamente basada en calibraciones empíricas, en el siguiente esquema podemos observar como se produce la medición con termocupla.

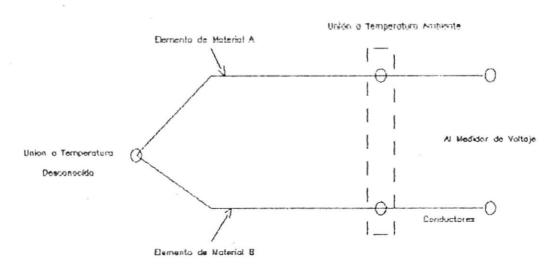
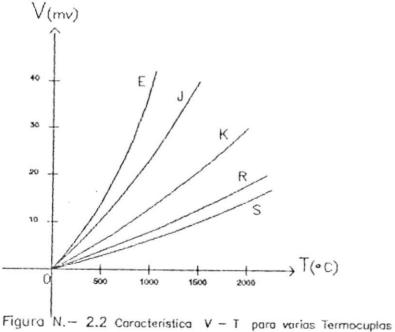


Fig. 2.1 Medición Con Termocupla

Mientras los terminales A y B se mantengan a la misma temperatura, el voltaje generado no es afectado, de manera que unicamente se requiere que sus terminales estén a una temperatura común para que el dispositivo de medida\no afe medición. BIBLIO FECA

Generalmente los metales con que son construidos forman pares con un estandar, de esta manera se simplifica su construcción, y su calibración. Por ejemplo se construven de platino y se calibran con la unión de referencia a 0 °C.

Para medir la temperatura desconocida, la temperatura de una de las termouniones llamada la unión de referencia, debe ser conocida por medios independientes, debido a que la característica Voltaje - Temperatura de una termocupla es no lineal, como lo podemos ver en la fig. 2.2.





BIBLIOTECA

Como vemos existen grandes diferencias en la censitividad entre los diferentes tipos del termocuplas, la cartitud de las termocuplas varia entre 0.25 a 1% de la lectura dependiendo del tipo y rango de temperatura y sin calibración especial.

Cuando se requiere realizar una medición de temperatura sin contacto físico, suele utilizarse un arreglo de termocuplas, de modo que las uniones de referencia, están en el
punto focal de un sistema óptico. Este arreglo es conocido como Parámetro de Radiación Térmica.

Termómetros de Resistencia. Los más comunes son los construidos de platino, niquel y cobre y la ecuación que presenta la característica Resistencia - Temperatura para la mayor parte de los metales es:

$$R = Ro(1 + a^{1}T_{1} + a^{2}T_{2} + a^{3}T_{3} + ... + a^{n}T_{n})$$

Donde:

R = Resistencia a la temperatura T

Ro = Resistencia a la temperatura T = 0

a, a,..., a = Constantes.

Debido a que el platino es el más estable en un am-

plio rango de temperatura, es el más utilizado en la construcción de este tipo de termómetros.

Termistores.- El termistor es un semiconductor con coeficiente de temperatura negativo y mucho más sensible que el terminetro resistivo de platino.

Si hacemos un gráfico relativo de los dos tipos podemos apreciar las ventajas y desventajas de cada una.

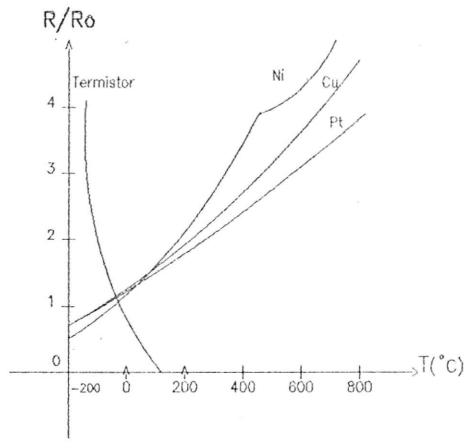


Figura N.— 2.3 Caracteristica Resistencia — Temperatura Para los Termometros de Resistencia y Termistores

La relación Resistencia - Temperatura no es muy lineal:

R = Ro

Donde:

R = Resistencia a la temperatura T

Ro = Resistencia a la temperatura T = 0

b = Constante característica del material en (°K)

Generalmente se toma como temperatura de referencia 293 °K esdecir 25 °C y un valor b de 4000.

Los termistores se fabrican comprimiendo polvos de ó xido de cobalto, niquel y manganeso, en forma de lentejas, rodillos o discos y amalgamados a altas temperaturas.

La forma de discos y rodillos son utilizados como dispositivos de compensación de temperatura.

Para ser utilizados en rangos mas amplios de temperatura, se utilizan resistores en serie y en paralelo para reducir su no linealidad. Los termistores son utilizados en altos rangos de temperatura: -60 °C a 150 °C con una exactitud de mas o menos 0.1% a 100 °C, aunque dificilmente se aproximan a la excelente estabilidad a largo plazo del platino, su estabilidad es aceptable en muchas aplicaciones.

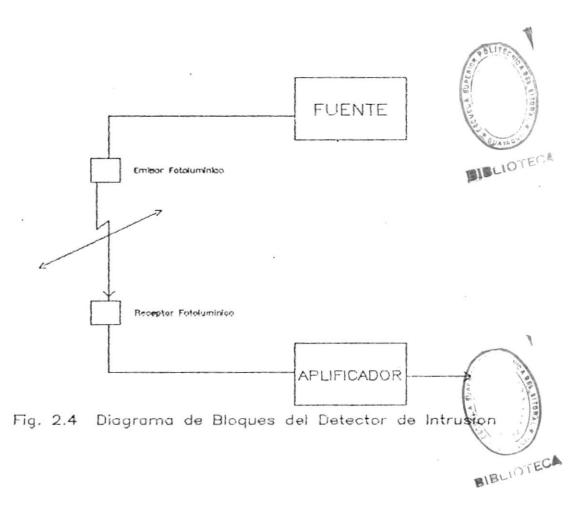
Integrados Especiales.— Son transductores activos de temperatura, mediante estos dispositivos puede sensarse la temperatura, basados en la relación Voltaje de Salida — Temperatura y son de gran linealidad aunque su rango de operación es muy pequeño, esto es entre 0 °C y 70 °C.

3) INTRUSION. - Con la apertura o ruptura de cualquier medio do acceso, la detección de obstrucción de un rayo luminoso o el cambio de estado de una señal eléctrica, podemos considerarlo como medio de detección de presencia física en un lugar.

Existen muchas formas, sencillas y de bajo costo, que nos permiten detectar intrusión en algún lugar; la detección del cambio de estado de una señal eléctrica generada por un contacto, manejado por algún mecanismo electromagnético, es un medio sencillo y barato de detección de presencia física.

En este trabajo especificamente se va a utilizar un dispositivo de emisión fotolumínica o infrarroja que está formado por un transmisor y un receptor formando una barrera. En el momen-

to que se obstruye la barrera, el cambio de estado de la señal eléctrica producida será interpretado como intrusión en un lugar.



En cuanto a lo que tiene que ver con la ubicación de los sensores, es de vital importancia satisfacer las condiciones en las cuales se incremente la confiabilidad del sistema en lo relacionado a medición o detección de parámetros dando mayor cobertura para su utilización.

Dependiendo del grado de complejidad del sistema los sensores pueden conectarse en forma ya sea directa a las puertas del sistema controlador, o si se trata de módulos con un gran número de sensores, pueden conectarse en forma de un esquema distribuído, con puntos donde se concentran estímulos, los cuales indican al controlador el estado de los sensores por zonas.

### 2.2. RAZONES PARA SU SELECCION

La garantia de la sensibilidad del sistema a los estimulos deseados, es el fundamento principal de la selección de los dispositivos, sensores e instrumentos de medida usados, los cuales en forma general deben cumplir requisitos tales como:

Alta confiabilidad

Bajo consumo de potencia

Tamaño y peso adecuado

Fácil adquisición en el mercado

Bajo costo, etc.

### CAPITULO III

## SISTEMAS DE INTERFASE E INSTRUMENTACION

## 3.1. INTRODUCCION

Los instrumentos de medida y de control son la parte escencial de un sistema, cuya función fundamentalmente es la de acumular información del Universo que nos rodea, incrementando nuestro conocimiento ya sea por percepción o por sensores.

Para la clara y justa comprensión de este trabajo definiremos a continuación conceptos fundamentales sobre tópicos y terminología utilizada durante su redacción.

- Sistema. Conjunto de Subsistemas y componentes que intervienen en todas o algunas de las funciones a realizar.
- Subsistema. Parte componente de un sistema, que bajo el punto de vista de su función puede ser considerado como una unidad y que por si mismos son considerados, como sistemas de componentes mas simples.

- Elementos de un sistema. Son las partes componentes mas simples del sistema como unidad y función que no pueden ser descompuestos.
- Medio Ambiente.- Constituye todo el universo que rodea y afecta al sistema, sin constituir parte de él.
- Interfase. Subsistema con funciones específicas de interconexión entre dos sistemas o dos componentes de un sistema.
- Información. Un parámetro medido o una variable física se dice que lleva información, cuando su estado o variación de su condición con el tiempo proporcionan datos sobre una cantidad, variable o parámetro de referencia.

Los elementos componentes varian desde sensores propiamente dichos y transductores, acondicionadores de señal, conversores, transmisores, procesadores y visualizadores.

Además está involucrada en ella una diversidad de materiales de ingenieria y tecnología tanto mecánica, microelectrónica, electrónica, optica y los diferentes métodos de medida pueden ser de tipo diferencial, absoluto, sin contacto directo, pasivo, etc.

## 3.2 TRANSDUCTORES

En vista de que la calidad de la señal de entrada al microprocesador depende de la calidad de la señal de salida del sensor, o transductor, entonces es primordial seleccionar, los mejores dispositivos de medida y sensores en la entrada.

## 3.2.1. SELECCION DE LOS TRANSDUCTORES DE ACUERDO AL SISTEMA

Las variables a medirse determinan el tipo de dispositivo de medida o detección a usarse, de ahí que debemos distinguir los distintos tipos de sistemas a considerar.

- SISTEMAS ELECTRICOS.- Donde la cantidad a medirse es eléctrica: voltaje, corriente, etc.
- SISTEMAS NO ELECTRICOS. Corresponden a la mayoria de las cantidades fisicas a detectar, esto es: intensidad luminica, temperatura, movimiento, etc.

En este caso, dado que las variables a medir son no eléctricas es necesario un sensor primario, dispositivo con el cual podemos extraer la información del sistema no eléctrico y llevarla al sistema eléctrico.

Los sensores primarios pueden ser de tipo diferencial

es decir que miden la diferencia con un valor anterior o de referencia y de tipo absoluto que miden desplazamientos positivos.

Luego del sensor primario, en los sitemas no eléctricos la señal necesita un procesamiento, para poder ser medida, tasada y transportada, para ello se utiliza un transductor que permite medir cantidades físicas por medios eléctricos, lo que implica conversión de energía.

En general entonces en un sistema no eléctrico el dispositivo de entrada lo forman la combinación de un sensor primario y un transductor.

Encambio en un sistema eléctrico no se requiere el uso de un transductor puesto que la señal medida o a detectarse es eléctrica.

Dentro del proceso de selección de un transductor debe considerarse aspectos adicionales tales como tamaño, forma, peso, estabilidad a largo plazo de la relación entrada/salida, respuesta a cambios rápidos en la cantidad medida, confiabilidad, accesibilidad y costo, además debe hacerse un análisis del rendimiento en diferentes condiciones ambientales de temperatura y humedad, etc.

## 3.2.2. CLASIFICACION DE LOS TRANSDUCTORES

A los transductores podemos clasificarlos en:

ANALOGICOS. - Este tipo de transductores son los mas comunes y pueden ser:

a) PASIVOS. - Cuando el parámetro medido cambia las características del material o su configuración física, produciendo modificaciones en cuanto a resistencia, inductancia o capacitancia, tenemos por ejemplo:

fotoresistores, termistores, terminalmentos de resistencia, transductores de desplazamiento, los cuales convierten el parámetro medido a variaciones de elementos eléctricos pasivos.

- b) ACTIVOS.- En este tipo de transductores tenemos conversión de energia, aunque no se requiere fuente de poder, entre este tipo de transductor analógico podemos mencionar:
  - Los electromagnéticos. Que se basan en la inducción de una fuerza elec-

tromotriz debido a movimientos relativos de un conductor en un campo
magnético, suelen ser utilizados para
medir velocidad, flujo, desplazamiento, etc.

- Los termocléctricos que se bas o en tres efectos termocléctricos, cono:

Efecto Sheebeck.— Que se produce al unir dos metales a diferentes temperaturas, generando una fuerza electromotriz en los puntos de unide por absorción conversión de energía calórica en energía eléctrica.

Efecto Peltier. - Se manifiesta al cirular corriente por dos conductores diferentes unidos, la unión causa cambio en la temperatura, es el efecto inverso al anterior.

Efecto Thomson. - Este efecto produce una fuerza electromotriz al cambiar un gradiente de temperatura en un conductor, por ejemplo: La termocu-

pla.

- Los fotovoltaicos. Generan fuerza electromotriz a partir de la energia luminosa incidente sobre un semiconductor p - n, por ejemplo: los fotodiodos, fototransistores, etc.
- Los Piezoeléctricos. Este transductor se basa en que al aplicar una fuerza mecánica sobre determinados materiales cristalinos, producen una diferencia de potencial entre sus caras opuestas, este efecto es reversible, son utilizados para medir fuerza presión, etc.

DIGITALES.- Este tipo de transductor es mas complejo, proporcionan salida de pulsos, frecuencia o código binario, permiten transmitir la señal a grandes distancias, sin pérdida de información ni distorción.

## 3.3. - ACONDICIONAMIENTO DE LA SEÑAL

Es un proceso al cual es sometida la, señal ( da lograr un objetivo deseado, esto es, elevar el parámetro serbido a un nivel necesario y suficiente para su posterior transportación o transmisión, y procesamiento. Entre los tipos de acondicionamiento de la señal, usaremos:

### 3.3.1.- AMPLIFICACION

Generalmente la salida de un transductor o sensor es de magnitud reducida, por lo que necesita ser amplificada en forma adecuada.

Existen varios tipos de amplificadores, pero en este trabajo nos referiremos a los amplificadores de tipo electrónico que cumplan con las siguientes características ideales:

- Alta impedancia de entrada, con el fin de minimizar el efecto de carga sobre el transductor.
- Baja impedancia de salida, para que la etapa siguiente no carque al amplificador, y de una respuesta de frecuencia rapida como el transductor.

# 3.3.2.- MODIFICADORES DE LA SEÑAL

Debido al tipo de parámetros a sensar puede existir la necesidad de compensar errores de escala, o convertir el tipo de señal a analógica o a digital; en procesos previos a tomar una acción por parte del controlador del sistema, habrá la necesidad sin duda de realizar alguna operación previa de tipo lógica, o de aritmética simple, las cuales serán ajecutadas internamente en el sistema procesador mediante el sofrware apropiado, o externamente mediante un circuito apropiado.

### 3.4. TRANSMISION DE LA SEÑAL

Por la naturaleza de este trabajo, los sensores recolectores de datos, transmitirán las señales que llevan la información desde el mismo lugar de obtención hasta el punto de procesamiento de la señal, de igual forma el controlador del sistema,
luego del procesamiento de la señal transmitirá las ordenes adecuadas a las estaciones de control y la forma como se transmitirá,
el medio y la velocidad utilizada para ello, harán que el sistema
de transmisión de datos sea confiable y adecuado.

En todo sistema en el cual están involucrados, medida de parámetros, transmisión y recepción de señal, el ruido y el ancho de banda constituyen las restricciones que definen las características del sistema.

### 3.5. - ALCANCE DE LA OPERACION DEL SISTEMA

Luego del diseño y construcción del· sistema, es de suma importancia considerar si se cumplirá satisfactoriamente con todas las especificaciones del diseño.

Al referirnos a "falla", nos referimos a una variación entre las características reales del equipo y las deseadas
que pueden ir desde una pequeña variación en exactitud de medida a
una falla total de funcionamiento.

La operación del sistema debe ser observada de dos formas:

Operación estática del sistema, cuando al aplicar una señal, estable a la entrada, se compara entre la salida estable y la ideal.

Operación dinámica del Sistema, cuando la entrada es cambiante, y se compara la salida real con la ideal.

Entre las características de operación estática podemos citar la sensitividad, que define la linealidad del sistema
la precisión, estabilidad, rango, tolerancia, histéresis, etc.

Entre las características de operación dinámica, encambio tenemos la respuesta a la señal de tipo escalón, impulso sinusoidal, etc.

### 3.5.1. CONFIABILIDAD

Mas allá de las condiciones y especificaciones de diseño, para lograr una alta confiabilidad en el diseño debe considerarse los siguientes factores:

- Todos los componentes usados deben ser de confiabilidad comprobada, esto es evitar componentes en experimentación, a menos que su uso implique reducción en la complejidad del sistema.
- Todos los componentes deben operar dentro de sus valores máximos permisibles, pues la confiabilidad disminuye al aumentar las condiciones de esfuerzo, como voltage humedad, temperatura etc.
- Todos los componentes deben someterse previamente a un período de prueba, para eliminar aquellos que vienen con falla de fabrica.
- El equipo en su totalidad debe ser sometido a pruebas bajo condiciones de elevado esfuerzo, previo a su servicio.

- El equipo debe operarse en el medio ambiente más conveniente para su operación.

Si aún luego de las pruebas de confiabilidad el equipo no se considera lo suficientemente confiable, pueden marse
tácticas de redundancia, esdecir utilizar equipo alterno de la
misma clase para su funcionamiento en caso de falla.

Existen fallas que escapan aún a las técnicas de redundancia esto es: Daños por fuego, golpes, falla de cables, etc.

Pueden evitarse mediante sistemas duplicados para la ejecución de la misma función.

### CAPITULO IV

# SISTEMA MICROPROCESADOR



BIBLIOTECA

#### 4.1.- INTRODUCCION

En el diseño a implementar, el sistema controlador estará basado en un microprocesador, cuyos requerimientos dependerán de las aplicaciones y funciones que va a ejecutar el sistema de control.

Una revisión general de un sistema microprocesador de 8 bits y la comparación entre los microprocesadores mas comunes, así como sus dispositivos de soporte, podemos encontrar en el apéndice A.

## 4.2. - SELECCION DEL SISTEMA MICROPROCESADOR

La selección del sistema microprocesador ha sido realizada tomando en consideración la disponibilidad y costo de éste
en el mercado, así como la capacidad para programar el máximo número de eventos o procesos de tal manera que nos permita utilizar
el menor hardware posible y reducir el costo del sistema de control.

Hemos escogido el microprocesador 6809, como sistema

controlador del sistema a implementar, cuyas características principales se muestran en el apéndice A. Este microprocesador está disponible en los minicomputadores Radio Shack Color Computer II, cuyo lenguaje de programación se encuentra disponible en un "Cartucho", el mismo que contiene un ROM con el EDITOR ASSEMPLER y ZBUG del sistema microprocesador, este cartucho es conectada a la expansión de las barras de la minicomputadora.

Nos valdremos de un PIA (Adaptador de Interfase Periférico 6821) para el control y flujo de datos desde y hacia el sistema microprocesador. Este adaptador de interfases estará controlado por la señal SCS proveniente del microprocesador y disponible en la expansión de la barra de datos del sistema, además utilizaremos las líneas de direcciones AO, A1 y A2 para direccionarlo.

En la Fig. 4.1 podemos ver un diagrama general del sistema a implementar.

Pada la arquitectura implementada en el sistema microprocesador para dar servicio a los dispositivos de I/O, utilizaremos la técnica de Interrupciones, para detectar toda activación individual o simultánea de los sensores de entrada al sistema.

El método de interrupción se basa en que cada rierto

periodo de tiempo, determinado por el tipo de interrupción e cogida el microprocesador pasa el control a una sección del pregrama destinada al servicio de los dispositivos de 1/0, esdecir es aquidonde se verifica si uno u otro dispositivo de 1/0 requiero o no servicio, optimizando el tiempo del procesador para realizar sus acciones de interrogar secuencialmente a cada dispositivo.

Aunque en nuestro caso se van ha realizar transferencia de datos desde o hacia memoria, la velocidad aún cuando es importante no es un factor crítico.

Se hace uso del servicio de interrupciones disponible en el microprocesador, disponemos tan sólo de una línea de interrupción, para un gran número de sensores, por lo que nos valdremos de circuiteria adicional para generar la señal de pedido de servicio de interrupción, pues es necesario que además de dotectar la solicitud de servicio de interrupción, reconocer al dispositivo solicitante, para saber que tipo de servicio se le va a dar.

Este problema puede solucionarse ya sea por programa o modiante circuiterla externa, este último método es el más eficiente pues le ahorra tiempo de proceso al microprocesador.

En este sistema se ha utilizado una combinación de los dos métodos, agrupando a los sensores por puertas de entrada al sistema. Luego de detectar una interrupción, determinamos el

sensor activado mediante la puerta activada, para luego tomar una y otra acción dependiendo del estado del sensor.

Ante el problema que se puede presentar, de solicitud simultánea de 2 o más sensores al servicio de interrupción para solucionarlo utilizamos un servicio de prioridades asociada al estado de la puerta activada, en un orden prioritario predeterminado esto quiere decir que si en 2 puertas se presenta en forma simultánea un pedido de interrupción, será atendido el dispositivo conectado a la puerta con mayor prioridad asignada.

Fara el servicio de alarma será utilizado la interrupción con mayor prioridad asignada por el sistema microprocesador, lo cual nos indica que requerimos de por lo menos 2 interrupciones con capacidad de enmascaramiento que nos permita habilitarlas en forma adecuada para que no interfieran unas con otras en
un momento crítico.

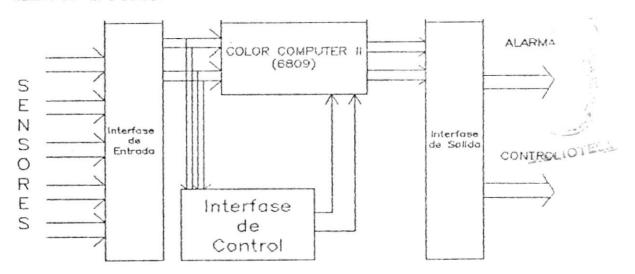


Fig. 4.1 DIAGRAMA GENERAL DEL SISTEMA

## CAPITULO V

## DISEÑO DE LOS SISTEMAS DE INTERFASE

## INTRODUCCION. -

Una vez que hemos analizado los diferentes tipos detraneductore usados para la conversión de señales del medio ambiente
en señales eléctricas, tratemos a continuación aquellos métodos de interfase señalados, mediante los cuales el sistema
que hará de controlador detectará en la interfase de contrada.
En la figura siguiente podemos ver un diagrama esquemático de
las interfases utilizadas junto con el sistema microerocesador controlador del sistema.

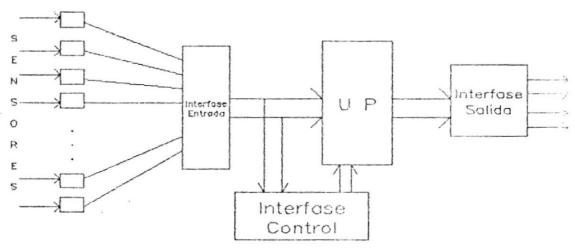


Fig. 5.1 Interfases del Sistema

## 5.2 INTERFASE DE ENTRADA.-

En nuestro sistema, la interfase de entrada está conformada por los sensores detectores de eventos del medio ambiente primordialmente y por el adaptador de interfase periférico (PIA), existiendo varios métodos usados en la detección de las señales de entrada.

Es muy importante que dentro de los varios métodos de detección de las señales consideremos los tipos de señales que deseamos proyectar, esto es:

## 5.2.1 SEMALES DE ENCENDIDO - APAGADO. -

En este sistema las señales de encendido/apagado son de tipo digital exclusivamente ya sean de alta o baja velocidad.

Las acciones de encendido/apagado considerados en el campo de baja velocidad son las producidas por el cierre de interruptores u otros dispositivos de conmutación mecánica como son los relés, los que presenten el problema de rebote, el mismo que puede ser eliminado por hardware, o software, pero este método produce un incremento en el tiempo de ejecución de la cualquier acción.

La ocurrencia de un evento es establecido por la diferencia en el nivel de voltaje sensado en cada estado lógico, lo cual define el grado de confiabilidad del sistema, es decir mientras más diferenciados sean los niveles lógicos establecidos para la presencia o ro de un estado, mayor es la confiabilidad y menor la probabilidad de error debido a ruido o interferencias en la entrada, lo cual nos permite el uso de cables mas largos y por tanto cubrir distancias mayores.

En cambio las señales de encendido/apagado en el rango de alta velocidad pueden ser sensadas por la medición del período o ciclo de trabajo de la serñal, comparada luego con un lazo de incremento de pulsos ocurridos durante un tiempo prefijado. Luego para detectar a cada pulso en forma individual puede usarse un detector de cruce por cero con entrada estandar RS232-C.

Dentro de este rango de señales otro método utilizado puede ser rectificando la muestra de voltaje alterno tomada, considerando una frecuencia proporcional al voltaje DC resultante.

Para la acción de encendido/apagado en este siste-

ma seran utilizados UJT's, transistores y tiristores principalmente y para el envio de la señal se
utilizará cable y en otros casos amplificadores de
corriente (buffers).

### 5.2.2 SERALES ANALOGICAS.-

Por las características del sistema se requiere la lectura y chequeo de señales tipo analógico y el método usado en ello es convirtiendo la señal analógica en señal tipo digital por medio de un convertidor analógico/digital, cuya velocidad de conversión depende de la aplicación en la que se va a utilizar.

En otros casos como no será necesario un chequeo continuo, si no establecer un rango de operación, puede usarse un comparador, en donde el voltaje de referencia, fija los limites del rango.

## 5.3 INTERFASE CON SENSORES DE SALIDA TIPO ANALOGICA.-

En el sistema de control es necesario que los dispositivos de entrada indiquen al sistema microprocesador si se están

cumpliendo o no las condiciones externas requeridas programadas, por ello se han establecido rangos de operación fuera de los cuales entrará en funcionamiento al sistema para ejercer una u otra acción tendiente a contrarestar este evento. Estos rangos de operación pueden variar dependiendo de la programación previa. A continuación veremos cada una de las interfases diseñadas.

### 5.3.1 INTERFASE CON SENSOR DE TEMPERATURA.-

En esta interfase, este parámetro tipo analógico será medido y detectado en el sistema mediante un circuito integrado; el LM334, el cual en unión con el sistema de control proporcionará un eficaz control del tipo encendido/apagado, y de esta manera mantener la temperatura ambiente dentro de un rango preestablecido y programable. El diagrama de bloques del circuito a diseñar, es el siguiente:

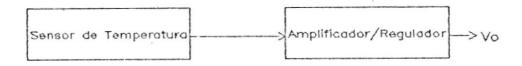
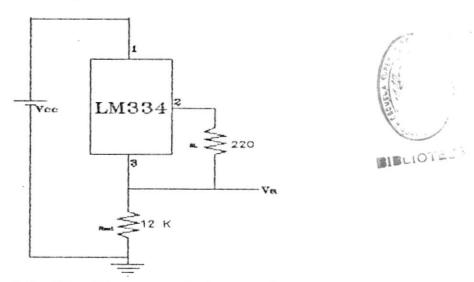


Fig. 5.2 Diagrama de Bloques del Circuito Sensor de Temperatura a Diseñar

BIBLIOTECA

El primer bloque, constituye el sensor propiamente dicho, el cual está formado por un circuito
sencillo para detección de la temperatura a partir del LM334, el cual podemos observar en la siguiente figura:



5.3.—Circuito sensor de temperatura

Cuyas ecuaciones básicas de diseño en función del LM334 son:

Rset = 0.0677/Iset (25°c)

Donde

Rset = Resistencia de control de Iset a 25°c

Iset = Corriente independiente de la carga

R1 = Carga

T = Temperatura en°K

De lo anterior observamos que:

- El LM334 es una fuente de corriente constante controlada por Rset.
- El voltaje de salida Vo del LM334 es dependiente directo de la temperatura para valores fijos de RL y de Rset la cual quiere decir que variaciones de voltaje de salida indicarán variaciones proporcionales de temperatura.

Para el diseño de esta interfase nos valdremos de esta caracteristica en donde a partir de la ecuación de voltaje de salida expresando en °C vemos que el voltaje de salida se incrementará 10 mv por cada °C, como lo especifica el fabricante.

Para proporcionar voltajes de salida en todo el rango, la polarización del circuito LM334 se la realiza con 2 voltajes diferentes, por lo que utilizamos el bloque amplificador/regulador.

Este bloque es un amplificador diferencial con un voltajo de referencia fijo, que asegure la estabilidad de la salida con la temperatura.

Para este efecto se ha seleccionado valores fijos de RL y Rset, los cuales nos proporcionan un voltaje de salida de 2.15 V para una temperatura ambiente de  $25^{\circ}$ C.

En este bloque el circuito amplificador ha sido concebido tomando en cuenta el error que puede generarse por la presencia
de un nivel D.C. inicial (Offset) cuando se amplifica voltajes
D.C. de entrada del orden de los mili-voltios, por ello se han
utilizado resistencias a tierra en el terminal positivo, fijando así la ganancia de voltaje en un factor de 10.

En la figura 5.4 podemos observar el circuito amplificador en unión con el circuito regulador de voltaje referencial, el cual ha sido realizado usando el LM317, por su regulación térmica con con una precisión de 0.01%/°C y su regulación de alimentación de 0.01%/V con rango de operación entre 0°C y 125°C mientras que el detector de temperatura opera hasta los 70°C.

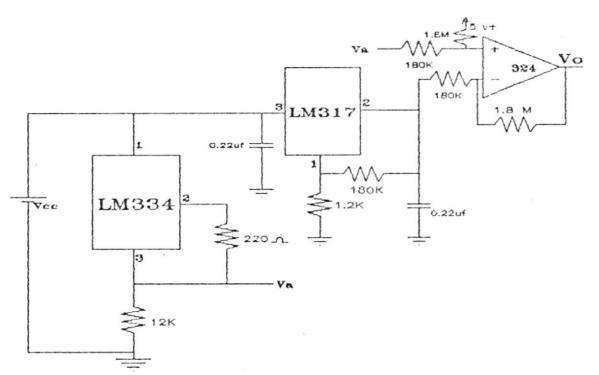


FIG. 5.4.—Diagrama del circuito sensor de temperatura

El voltaje Vo de salida que es proporcional a la temperatura es el dato que será leido convertido y procesado para tomar alquna acción.

Q.

PRUEBAS EXPERIMENTALES. – Los datos obtenidos en las pruebas realizadas mostraron una exelente linealidad con relación a los datos esperados. El voltaje de referencia utilizado de 1.69v. limita el rango de medida del sensor en su rango inferior a 10°C., sin embargo en su rango superior está limitado por el sensor en 70°C.

Existen oscilaciones en el sensor en presencia de corrientes de aire, por lo que debe evitarselas, colocando el sensor en el lugar adecuado; de manera que la temperatura sensada represente la del ambiente.

A continuación en la tabla 5.1 tabulamos los datos obtenidos en las pruebas experimentales. Voltaje de Salida en voltios vs. temperatura en grados centigrados en el sensor:

Temperatura(°C)	Va (v)
21	1.69
22	1.72
. 23	1.9
24	2.15
25	2.25
26	2.30
27	2.26
28	2.42

En la figura 5.5 podemos ver el gráfico Vo vs T, el cual nos muestra que el sensor de temperatura presenta gran linealidad en el rango de 21°C a 29°C, sinembargo a la temperatura de 25°C, a cuya temperatura es calibrado el sensor, el voltaje de salida os mayor al esperado.

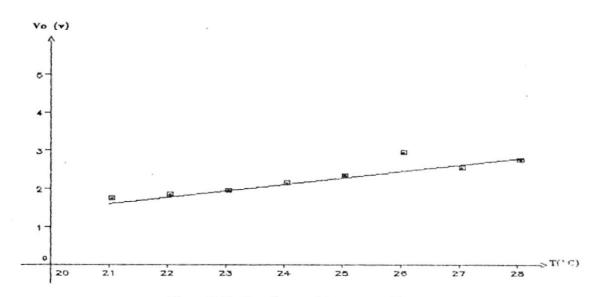


Fig. 5.5 Grafico Vo vs T 5.3.2 INTERFASE INFRAROJA PARA MEDIR ENERGIA CONSUMIDA.—

Un sensor infrarojo será utilizado como medio para contar el número de Kwh consumidos, y el siguiente es el diagrama de bloques en el que se basará su diseño.

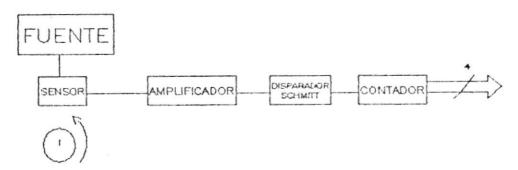


FIG. 5.6 Diagrama de bloques de la interfase infraroja para medir la energia consumida

El primer bloque a considerar es el sensor el cual detactará cambio de luz sobre una superficie, utiliza un par transmisor receptor de respuesta en el rango Infrarojo.

El transmisor es un diodo emisor de arseniato de Galio de alta potencia de salida que produce energia enfraroja. El receptor es un fototransistor de alta velocidad y sensitividad fotuluminica en el rango infrarojo.

El par está perfectamente alineado y viene integrado en una pastilla.

La señal eléctrica generada en el sensor es del orden de los mv señal que luego es amplificada en el siguiente bloque a un ni-

EL bloque de amplificación está formado por un amplificador operacional 741, configurado como amplificador sin realimentación, con ganancia constante.

El siguiente bloque es un schmitt trigger para estabilizar la

salida del amplificador y evitar oscilaciones, este bloque esta basado en un 74014. El siguiente bloque es un contador digital de 4 bits basado en 7493, el cual se incrementa con la llegada de cada pulso generado por el sensor, el dato generado por el contador es leido por el microprocesador para su proceso y evaluación.

Un diagrama del circuito se muestra en la figura 5.7

El conteo indirecto de la cantidad de energía consumida está basado en el principio de que por cada determinado número de vueltas multiplicado por una constante, la cual es proporcio - nada por el fabricante, obtenemos los Kwh de energía consumida.

Dada la diversidad de fabricantes y con ello la diversidad de tipos y modelos de medidores de energía electrica, el deseño de este sistema se ha basado en el tipo de medidor más comunmente usado, que es el que posee un "Flato o tambor", que giro en forma proporcional a la intensidad de un campo magnético, que nerado por la energía eléctrica que circule por las bobinas que generan este campo magnético.

Este tambor giratorio mueve un contador en el medidor, el cual es calibrado en la Empresa Electrica, dependiendo de la constante que proporciona el fabricante, que para este modelo de medidor varia entre 480 y 540, de manera que para efecto

BIBLIOTECA

de la implementación de este sistema nos basaremos en un pro - medio considerando además cual es el tipo de medidor más usado en residencias, esto es, un valor de 500. Esta constante multiplicada por el número de vueltas que de el contador en hora nos dirá la energía consumida en Watios/hora

De igual forma en este diseño se contarán las vueltas del portor y posteriormente se procesara en el microprocesador para ejercer el control.

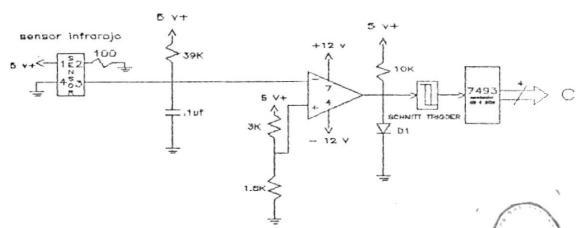


FIG. 5.7 Diagrama del circuito Sensor Infrarojo Para medir energia consumida

# 5.3.3 INTERFASE PARA DETECCION DE INTRUSION.-

La detección de intrusión consistirá en la detección del cambio de estado de una señal eléctrica, en esta tesis el sensor utilizado en esta interfase es igual al utilizado en la interfase anterior que sirve para medir la energía consumida. Un diagrama de bloques de este diseño es el siguiente:

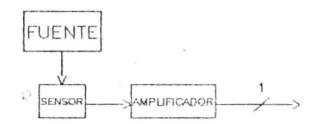


FIG. 5.8 Diagrama de bloques de la interfase para detectar cierre o apertura de puertas

El bloque sensor fue descrito en la sección anterior, el siguiente bloque es un amplificador de ganancia constante sin
retroalimentación, basado al igual que el anterior en un Amplificador Operacional 741, la salida del amplificador, que
será un nivel bajo o alto dependiendo del sensor, será leído
por el microcomputador para activar la alarma. Un diagrama del
circuito se muestra a continuación:

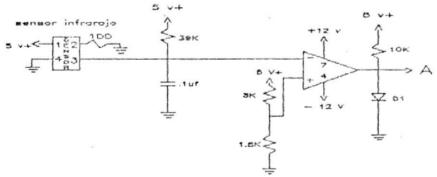


FIG. 5.9 Diagrama del circuito Sensor Infrarojo

La alarma es de tipo sonora, para ello utilizamos el parlarte del TV que es usado como monitor y el sintetizador y generador de sonidos que dispone el microcomputador, el cual será operado por medio de software.

## 5.4 INTERFASE AL MICROCOMPUTADOR.-

Las interfases analizadas hasta ahora nos permitian obtener la información del mundo externo, la fase siguiente correspondo a la fase que nos va a permitir conectar dichas interfases a las lineas de entrada del sistema microprocesador para su proceso y evaluación así como para ejecutar las acciones específicas determinadas por cada una de las señales de entrada.

Las señales que llegan a esta interfase son señales compati bles TTL, que son las que necesita el sistema microprocesador.

La interfase al microprocesador consiste de varias etapas que nos permiten acondicionar las señales tanto de entrada como de salida.

Un diagrama de bloques de este diseño se muestra en la figura 5.10.

For la forma como está implementado el microprocesador que usaremos en este diseño, no disponemos de puertas de entrada/salida sin embargo nos valdremos de circuitería adicional para implementarlos.

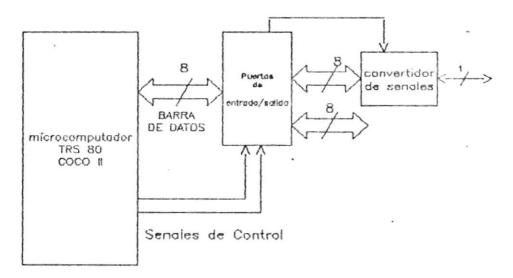


FIG. 5.10 Diagrama de Bloques de la interfase al microcomputador

- a) Etapa acondicionadora de las señales de entrada. Esta etapa permite el ingreso de datos al microprocesador de señales de tipo analógicas o digitales sensadas en el mundo exterior.
- b) Etapa acondicionadora de las señales de salida. Esta etapa nos permite utilizar los resultados de algún proceso en el mi croprocesador, y ejercer algún control en el mundo exterior.
- c) Etapa de Entrada/Salida con el MIcrocomputador. Nos permite realizar el control y acondicionamiento de las señales que ingresan o salen del computador.

### 5.4.1 ETAPA ACONDICIONADORA DE LAS SEÑALES DE ENTRADA.-

Por la limitación en cuanto a disponer, de puertas de entrada/ salida debemos anotar que estamos limitados a sensar hasta 4 dispositivos de tipo analógico provenientes del medio exterior.

Las señales tipo analógico, para que puedan ser atendidas por el microprocesador ingresan a un multiplexor analógico y el microcomputador mediante Software selecciona la señal de entrada a recibir, esta señal pasa a una etapa de conversión A/D, y esta listo para ser ingresado al Microprocesador por medio de de la interfase correspondiente.

El ADC 0808 contiene un Multiplexor Analógico y un convertidor integrados en un chip por lo que será usado en este diseño. Un diagrama de su conexión se muestra en la Figura 5.11.

Las señales de control y selección del Multiplexor en el ADC son proporcionadas por el Microprocesador a través de la etapa de entrada/salida. El programa es quien selecciona la señal en el multiplexor, da la orden de inicio de convesión a través de la señal Start, se espera por la señal de fin de conversión y lee el dato habilitando la salida EO. Hemos limitado las entradas a un rango de Voltaje de 5V, por medio de diodos zener de 5V.

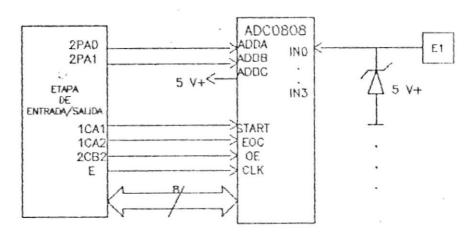


FIG. 5.11 Diagrama de bloques de la etapa Acondicionadora de las señales de entrada

## 5.4.2.- ETAPA ACONDICIONADORA DE LA SERAL DE SALIDA.-

. Como en la etapa anterior estamos limitados a controlar como máximo 8 dispositivos cuya salida está en el rango de 5V.

Las señales de salida provenientes del Microprocesador son de tipo digital, por lo que será necesario convertir en algún caso a señales analógicas. Para ello se utilizará un convertidor DAC 0808. Un diagrama de su conexión se muestra en la figura 5.12.

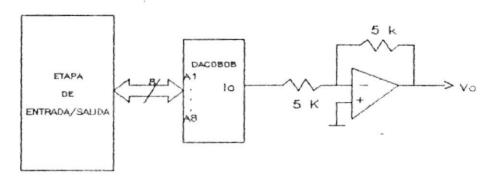


FIG. 5.12 Etapa Acondicionadora de la señal de Salida

El dato digital es enviado por el programa al convertidor D/A a través de la etapa de entrada/salida, la señal de salida del convertidor es de corriente, mediante un amplificador operacional es convertida a voltaje analógico. Este convertidor no tine señales de control para la conversión de manera que la presencia de una señal a la entrada genera inmediatamente una salida en el convertidor.

## 5.4.3 ETAPA DE ENTRADA SALIDA CON EL MICROCOMPUTADOR.-

De las formas que el usuario dispone para comunicarse con el microcomputador "coco II" como son el teclado (entrada), grabadora
(entrada/salida), Joysticks (entrada), puerto serie (entrada/salida) y de un conector para cartuchos; en este diseño nos valdremos de este medio para ingreso/salida de datos.

A esta puerta le llegan la barra de datos, direcciones y control del microprocesador 6809, señales que necesitamos en nuestra implementación. Para implementar puertas de entrada/salida nos valdremos de 2 PIA's (Adaptadores Interfase Perifericos), MC6821 los cuales poseen 2 puertas de entrada/salida cada uno y de 8 bits programables como entrada o como salida en forma independiente.

Un diagrama de bloques del diseño se muestra en la figura 5.13.

Para activar y seleccionar el PIA correspondiente, nos valemos de la señal SCS provista por microcomputador y seleccionar así el lugar de la memoria donde van a ser (mapeados), ubicados los PIA's.

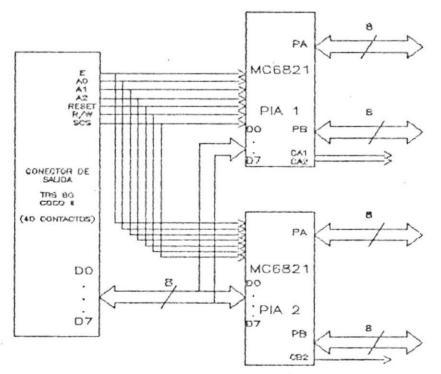


FIG. 5.13 Etapa Entrada/Salida con el Microcomputador

Esta señal SCS permite seleccionar el espacio de memoria desde la dirección FF40 a FF5F

Los PIA's son seleccionados por medio de los terminales CSO,

CS1 estará fija en 5V (alto) y por medio de CSO haremos la sertección del FIA adecuado, para ello usaremos los bits de dirección A3 y A4, y así seleccionar al FIA 1 y 2 respectivamente, cuya dirección en la memoria corresponde a FF4B a FF4B para el PIA 1 y de FF5O a FF53 para el PIA2.

Por medio de software se programa a cada PIA, especificando como van a trabajar cada puerta en el PIA y cada PIN en cada puerta.

En el PIA 1 las Puertas A y B serán de salida.

En el PIA 2 el puerto B será de entrada y el puerto A será programado de la siguiente forma: los 5 bits mas significativos serán de entrada y los 3 menos significativos serán de salida.

La puerta A del FIA 1 proporcionará los datos al convertidor D/A.

En el puerto B del PIA 1 cada PIN servira para activar una carga, encender o apagar un switch, iniciar o detener un proceso, etc. El puerto B del PIA 2 será la entrada de datos del convertidor A/D, los bits más significativos del puerto B del PIA 2 serán la entrada del contador de Kwh consumidos. El bit 2 servirá para encender o apagar el Aire Acondicionado y los 2 bits menos significativos para direccionar las entradas del Multiplexor en el convertidor A/D.

# 5.5 INTERFASE DE SALIDA.-

Luego de obtener la información desde el medio ambiente, el Sistema microprocesador, una vez procesada la información debe el jercer acciones específicas sobre el mundo exterior, como activar o desactivar cargas, controlar dispositivos o generar una alarma.

El suministro de energía o el acondicionamiento de la señal de salida para ejercer el control sobre el dispositivo apropiado fué analizado en la sección anterior.

Las interfases de salida considerados, nos muestran algunas de las innumerables posibilidades de interfases de salida para un sistema de control como este.

#### 5.5.1 INTERFASE VISUAL/AUDIBLE.-

El microcomputador "TRS 80 Color Computer II" de Radio Shack, donde se encuentra implementado el microprocesador que usaremos en
este diseño, nos ofrece algunas ventajas en cuanto al uso que podemos hacer de su interfase para salida visual y audible, esta salida puede ser conectada a un televisor y de esta manera tener una
comunicación con su microprocesador.

En el televisor serán visualizados los mensajes y estados del sistema de control y por sus parlantes se generarán los sonidos de alarma. Las señales de control para esta interfase serán generados mediante software.

### 5.5.2 INTERFASE PARA CONTROL DE CARGAS DE POTENCIA.-

El objetivo de esta interfase es el de activar o desactivar algún dispositivo de potencia, por medio del microprocesador. Con este fin usaremos un diseño basado en un triac, cuyo diagrama de bloques se muestra a continuación.

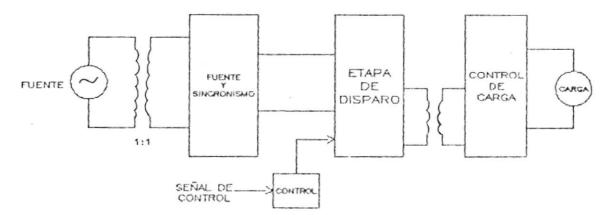


FIG. 5.14 Diagrama de bloques de la interfase para control de cargas de potencia

Para activar la carga que en este caso será una unidad de Aire Acondicionado, el diseño se basará en un triac ECG5685, 600 Vrms 15 Amp. La máxima carga estará limitada por la capacidad del triac que en este caso es 15 Amp, en el diagrama de bloques que se muestra en la figura 5.14, la primera etapa que corresponde a la fuente y sincronización, está implementada mediante un puente rectificador, alimentado desde un transformador de aislamiento (1:1), un diodo zaner de 15 V y una resistencia de potencia para limitar la corriente que alimenta a este zaner.

A la salida de esta etapa tenemos la señal que servirá para alimentación y sincronización de la siguiente etapa.

La etapa de disparo está implementada en base a un UJT 2N2646 y una red RC, la cual determina la frecuencia de disparo del triac a través de un transformador de pulsos.

La siguiente fase nos permite realizar el control de activación y desactivación de la carga, por medio del triac, el cual está comandado por los pulsos generados en la etapa anterior. La etapa de control está implementada por un optotransistor, el cual al recibir el pulso de control enviado desde el computador deshabilita al etapa de disparo, evitando el paso de voltaje a la etapa de control de carga. Un diagrama del circuito de muestra en la figura 5.15.

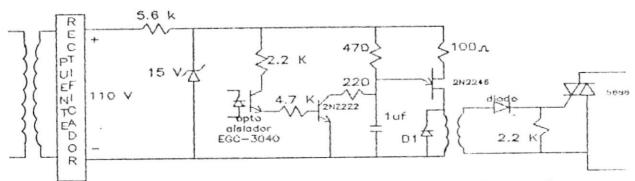


FIG. 5.15 Diagrama Circuito de Control Encendido de Aire Acondicionado

Para el control de encendido, apagado y atenuación de luces, el diseño del circuito está basado en el mismo principio del circuito anterior.

En este circuito la fase de controly de disparo, constituyen una sola etapa. Mediante un transistor logramos controlar la velocidad de carga del capacitor de la red RC, lo que a su ves nos permite controlar el ángulo de disparo del triac y regular ací la alimentación a la carga.

El transistor recibe un voltaje proporcional al código de control de encendido, apagado y atenuado, enviado desde el microprocesador. Un diagrama del circuito se muestra a continuación.

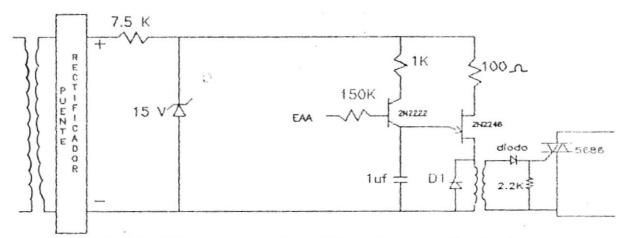
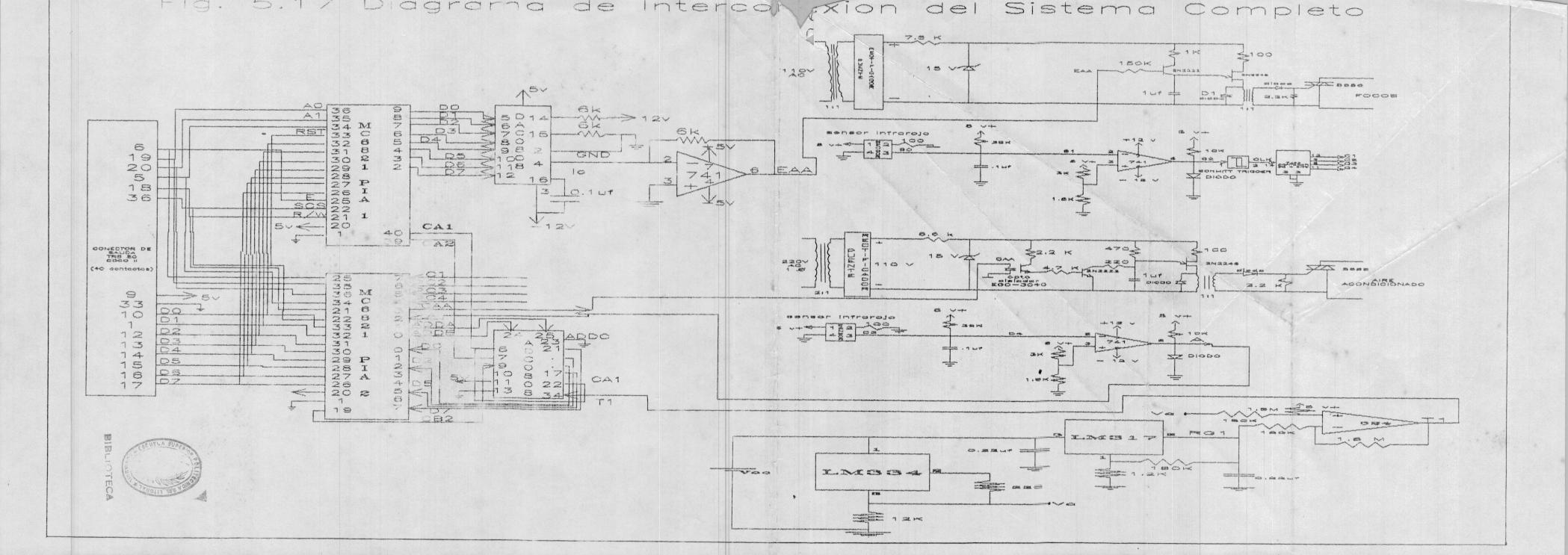


FIG. 5.16 Diagrama del Circuito control de Encendido/apagado/atenuado de luces

En la figura 5.17 se muestra un diagrama completo del sistema de control a implementar.



#### CAPITULO VI

## DISEÑO DEL SISTEMA SOFTWARE

### 6.1. ALGORITMO

En sistemas de control como este el algoritmo en el que está basado el software que comandará el controlador del sistema está
orientado a resolver dos problemas basicamente.

# 6.1.1 COORDINACION ENTRE PROCESOS

La comunicación dinámica entre todos los elementos y procesos que conforman el sistema software, respetando protocolos, provee homogeneidad y flexibilidad en la implementación de estos sistemas.

## 6.1.2 PEDIDOS SIMULTANEOS DE ATENCION

Una situación de pedido simultáneo de atención a dos o más procesos, deberán ser atendidos siguiendo un esquema de prioridades
que dependerá de la implementación realizada, esdecir será aten-

dido el proceso con mayor prioridad asignada o aquel que solicitó primero su atención.

En la implementación del sistema software de este diseño, la solución a estos dos problemas ha sido dada en base a subrutinas que atienden a cada proceso por separado y que generan resultados con igual formato para su intercomunicación.

En cuanto a pedidos simultáneos de atención, ha sido resuelto en base a un esquema de prioridades y la implementación ha sido hecha por medio de interrupciones que interrogan a cada proceso si este requiere atención.

Una descripción del software requerido se muestra a continuación.

### 6.2. SOFTWARE REQUERIDO. -

El sistema será controlado mediante software, el programa será elaborado en lenguaje ensamblador para el up 6809 que viene implementado en el microcomputador TRS 80 color computer 2.

El programa ha sido escrito ensamblado y probado usando el Editor + Assembler (EDT-ASM+).

A continuación se explicará en detalle las partes de que consta el programa principal y las subrutinas de Servicio usadas para configuración, control e interrupciones.

El programa principal está organizado en subrutinas que cumplen una función específica y son manejadas directamente desde el programa principal.

En los diagramas de flujo, observaremos la definiciones necesarias llamadas a procesos y subrutinas, definición de pila, tablas y registros.

### 6.2.1.- PROGRAMA PRINCIPAL.-

El programa correrá en ambiente ensamblador para el 6809 y en él se definen todas las condiciones que regirán durante todo el programa, esto es inicializar variables, puertos de entrada/ salida, habilitar interrupciones, inicializar timer para uso en el reloj, etc.

En el programa principal es donde se reciben los parámetros que regirán el control del sistema y que dependerán de los requerimientos del usuario. En el listado de este programa que se encuentra en el apéndice C se muestra la definición de cada instrucción y linea de programa.

En la parte inicial del programa principal cuyo diagrama de flujo se muestra a continuación, se reservan los bytes necesarios para

las variables temporales que serán usadas durante la ejecución del programa, así como la definición de las direcciones de memo - ria para ciertas subrutinas de servicio al programa.

A continuación se muestran los mensajes en la pantalla de las acciones de control que podemos realizar y la solicitud de ingreso de parámetros necesarios para su control.

Luego se procede a la programación de todas y cada una de las puertas en los puertos de entrada/salida de los PIA.

Una vez que se han recibido todos los parámetros necesarios del usuario se habilita la interrupción de 1/60 de seg que es lo que nos permite estar receptando en todo momento las señales provenientes de los sensores y tomar luego la desición adecuada a la programación del usuario, así como también incrementar el reloj digital y de tiempo real que se muestra en la pantalla de TV.

Posterior a la activación de las interrupciones empezamos el control obteniendo desde las variables 04, 06, y 07 los bytes que contienen el código de control adecuado, generado en las subrutinas de Servicio de Interrupción que es donde se leen los datos y se comparan con los parámetros fijados por usuario. Se leen desde el puerto de entrada, el contador de Kwh, se comparan con los establecidos por el usuario, si es mayor se empiezan a desactivar cargas hasta que el consumo de energía sea menor.

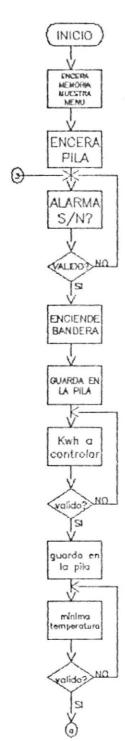


FIG. 6.1 Diagrama de Flujo PROGRAMA PRINCIPAL parte 1

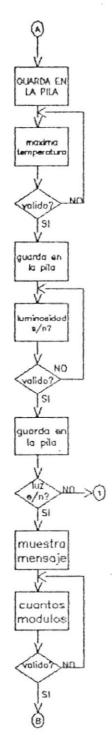


FIG. 6.2 Diagrama de Flujo PROGRAMA PRINCIPAL parte 2

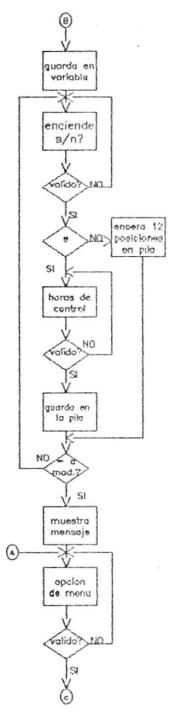


FIG. 6.3 Diagrama de Flujo PROGRAMA PRINCIPAL parte 3

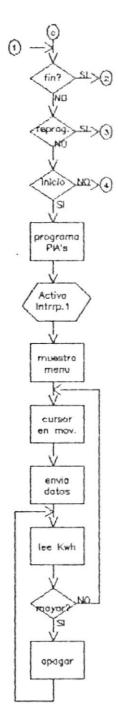


FIG. 6.4 Diagrama de Flujo PROGRAMA PRINCIPAL parte 4

Mientras se realiza el proceso de control, en la pantalla del TV, se mostrará un Menú con 2 opciones que permitan en cualquier momento detener el control u observar los parámetros establecidos, el estado del reloj de tiempo real así como también iquala: lo.

Además se mostrará un cursor en movimiento que indicará que el sistema está trabajando.

### 6.2.2 SUBRUTINA 1 DE SERVICIO DE INTERRUPCION.-

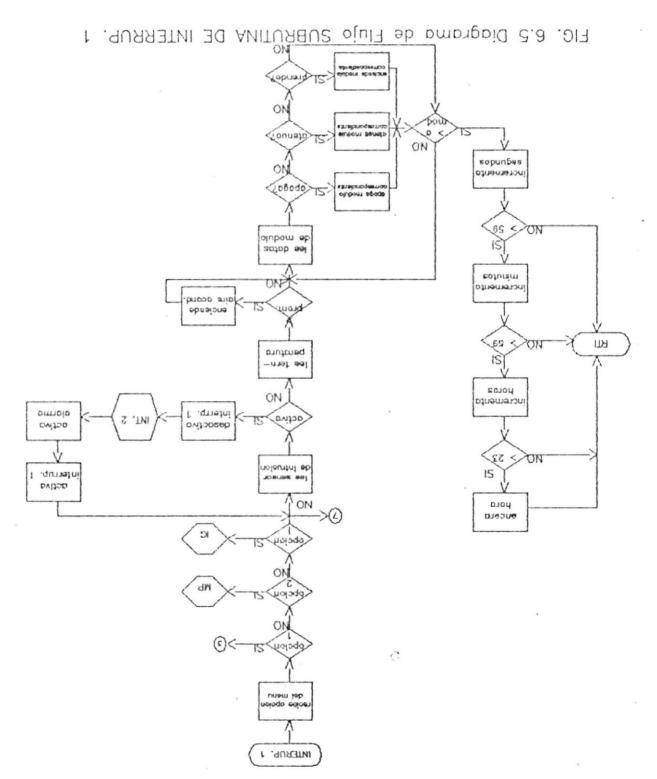
Esta rutina de servicio a la interrupción se activada en el programa principal, primeramente verifica si fué presionada alcuna de las teclas que se ofrecen en el menú.

Si es tecla 1 detiene el control, permitiendo reestablecer los parámetros fijados anteriormente.

Si es tecla 2 llama a la subrutina MP que muestra los parámetros fijados.

Si es I llama a la subrutina IG que permite igualar el reloj de tiempo real que se muestra en la pantalla de TV.

En esta subrutina además se leen los puertos de entrada dando prioridad al sensor infrarojo que detecta intrusión o apertura de



puertas. Si está activada enciende la interrupción 2 y activa la alarma audible.

Si no lo está, toma la lectura de temperatura y compara con el valor fijado por usuario. Si es mayor guarda en la variable 06 el codigo 00 que indican encendido de lo contrario 08 que indicarán apagado.

Además verifica si algún Módulo o foco de los programados debe ser encendido, atenuado o apagado en esta hora. Luego incrementa el reloj y retorna. En la figura 6.5 se muestra un diagrama de flujo que corresponde a esta Rutina de Servicio de interrupción.

### 6.2.3.- SUBRUTINA 2 DE SERVICIO DE INTERRUPCION.-

Esta rutina de servicio a la interrupción luego de ser detertada una apertura de puerta o ventana donde se encuentre el senso infrarojo, sirve para activar la alarma audible e incrementar el reloj, luego de lo cual retorna al programa principal. Un discrama de flujo de esta rutina se muestra en la figura 6.6.



FIG. 6.6 Subrutina de interrupcion 2

### 6.2.4 SUBRUTINA MP.-

Esta rutina nos permite mostrar los parámetros fijados por el usuario en la pantalla de TV.

Primeramente se activa la interrupción 3 que incrementará el reloj mientras se observan los parámetros.

además muestra los datos contenidos en la pila, y se queda en un estado de espera hasta que sea precionada la tecla ENTER, luego de la cual retorna. Un diagrama de flujo de esta rutina se muestra a continuación.

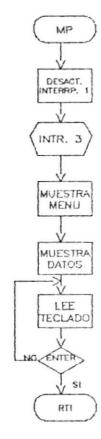


FIG. 6.7 diagrama de Flujo SUBRUTINA MP

### 6.2.5 SUBRUTINA IG .-

Esta rutina nos permite igualar el reloj de tiempo real recibiendo la hora desde el teclado en formato de 24 horas. Retorn al programa luego de precionar enter.

Un diagrama de flujo de esta rutina se muestra en la figura 6.8.

FIG. 6.8 Diagrama de Flujo SUBRUTINA IG

#### 6.2.6 SUBRUTINA 3 DE SERVICIO DE INTERRUPCION.-

Esta rutina sirve para incrementar el reloj mientras se muestran los datos de la Pila en la pantalla.

Un diagrama de flujo de esta rutina se muestra a continuación.

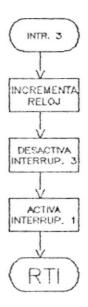


FIG. 6.9 Diagrama de Flujo SUBRUTINA DE INTERRUP. 3
6.3 CONSTRUCCION DEL SISTEMA.-

El circuito de Interfase con el Microcomputador, circuitos que reciben las señales desde los sensores y los circuitos de control para activación de cargas que se muestra en las figuras 6.10 6.11, 6.12, 6.13, 6.14, 6.15 y 6.16, estan ensamblados sobre tarjetas de bakelita en donde los circuitos integrados se encuentran montados sobre sockets con la finalidad de facilitar el reemplazo

en caso de mal funcionamiento; las resistenias, capacitores y sockets usados se encuentran interconectados utilizando la técnica de wire-wrapping. Se utiliza una fuente de volțaje continuo de salida constante a +/- 5v y +/- 12v para la alimentación de los circuitos de control de activación de cargas de patencia.

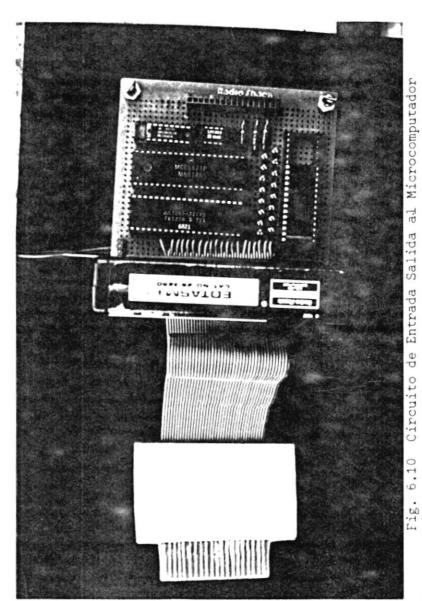






Fig. 6.11 Circuito Contador de Kwh Consumidos

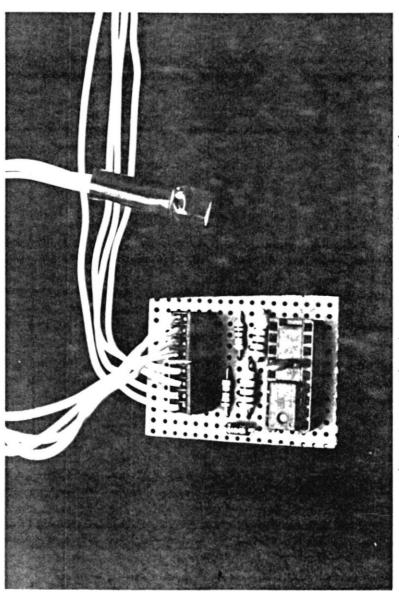


Fig., 6.12 Circuito Detector de Intrusión

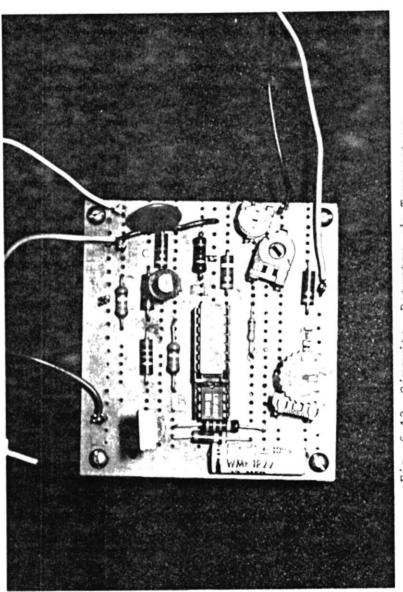


Fig. 6.13 Circuito Detector de Temperatura

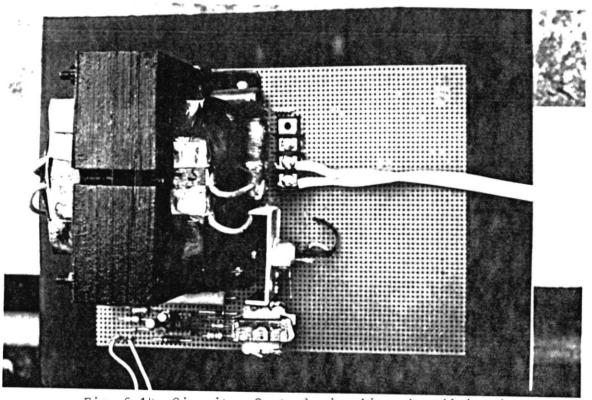
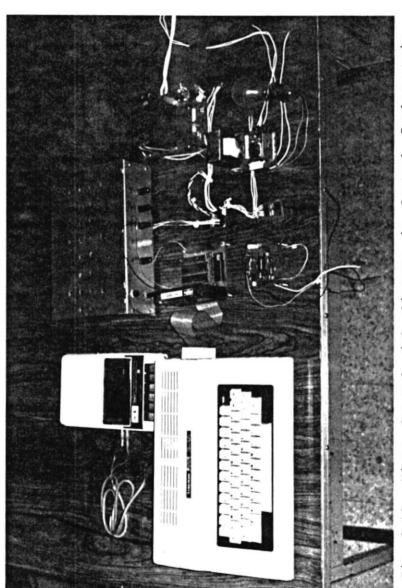
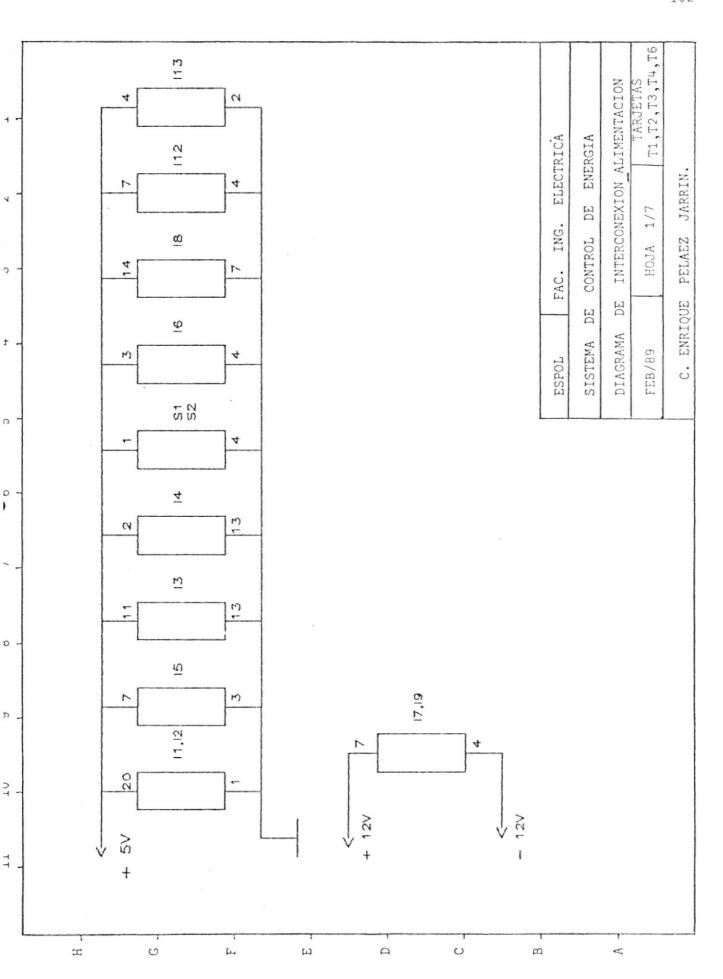


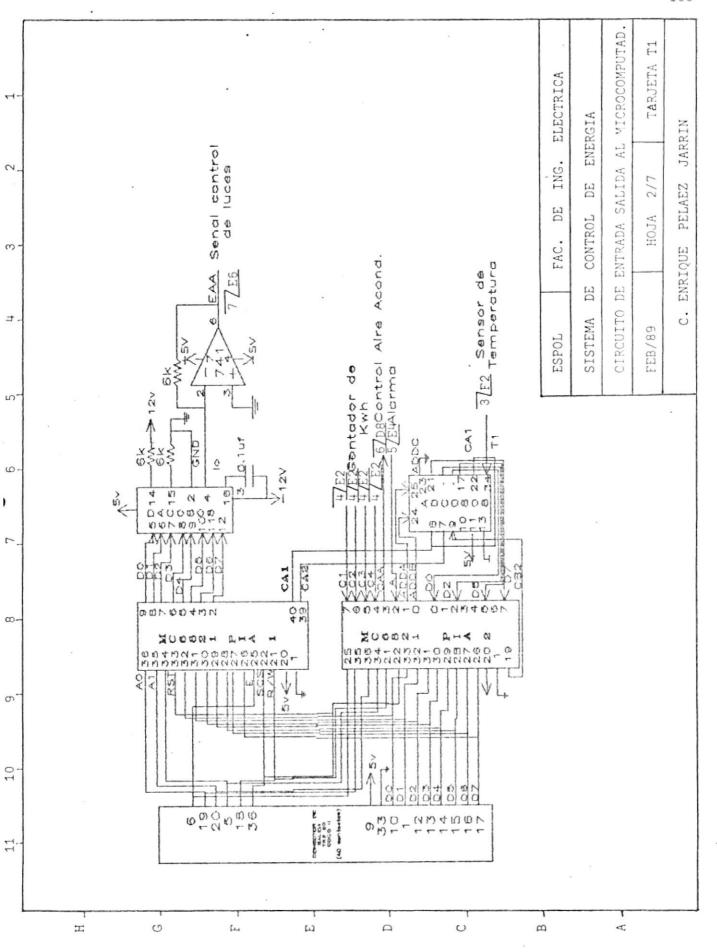
Fig. 6-14 Circuito Control de Aire Acondicionado

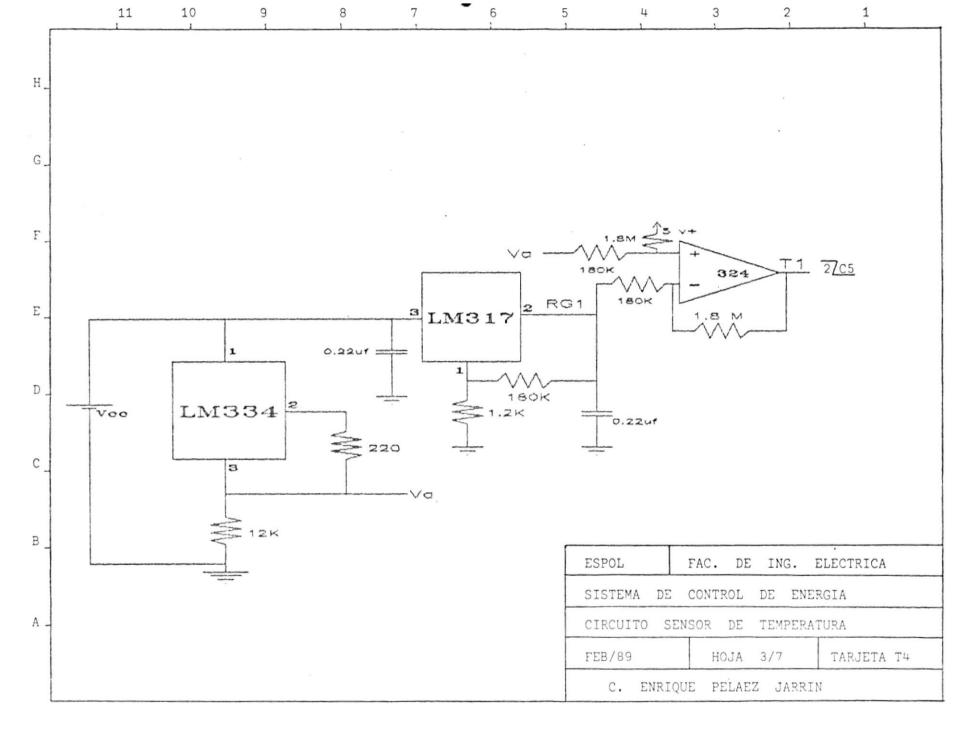
Fig. 6.15 Circuito Control de Luces

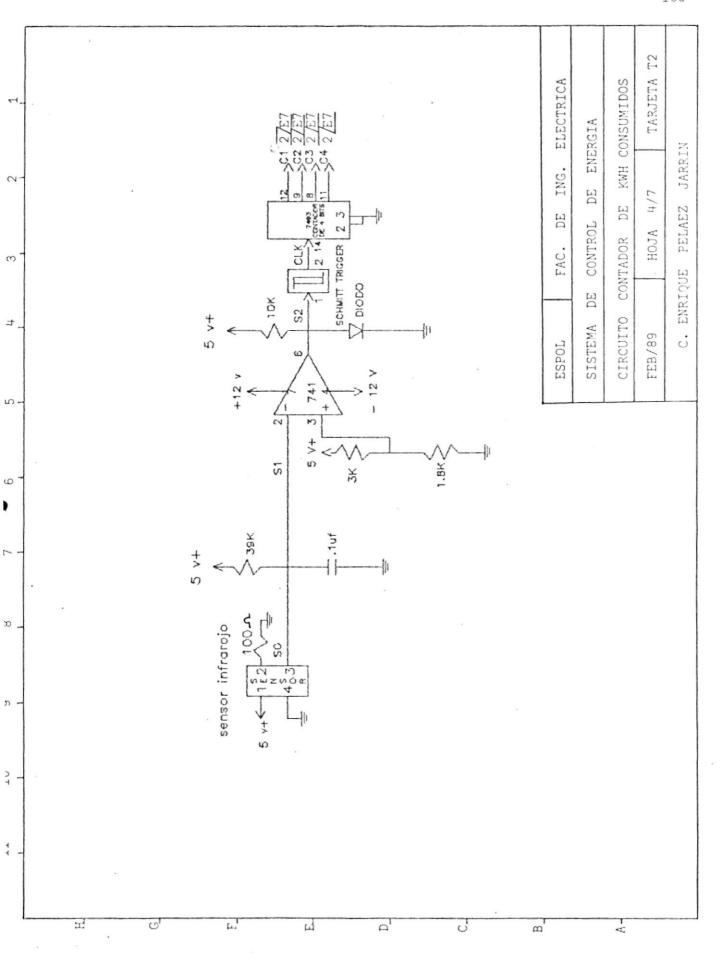


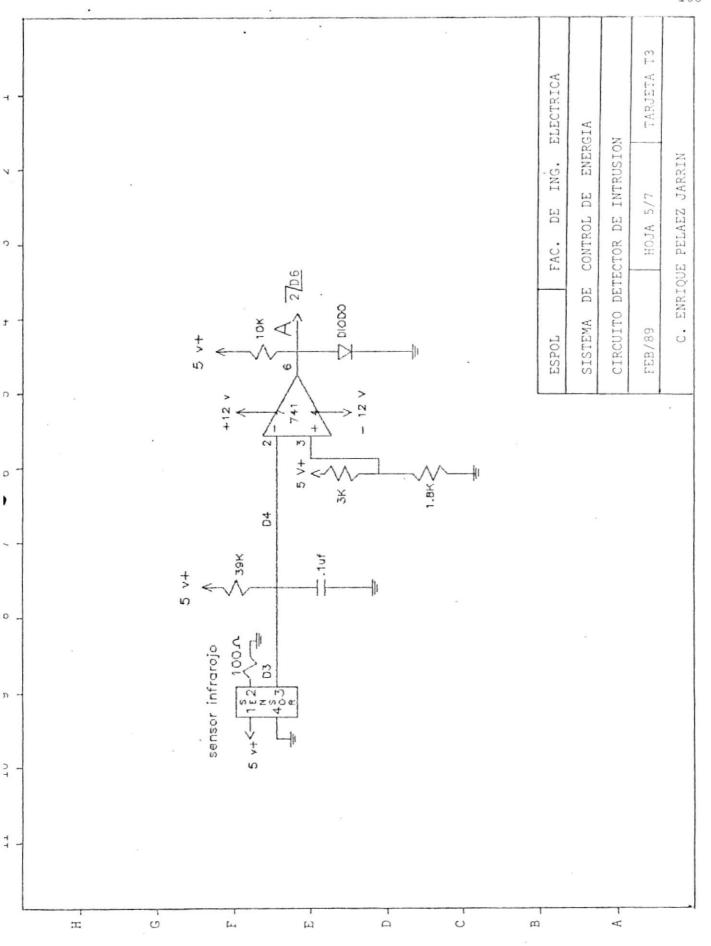
Control Implementado. de Sistema del General

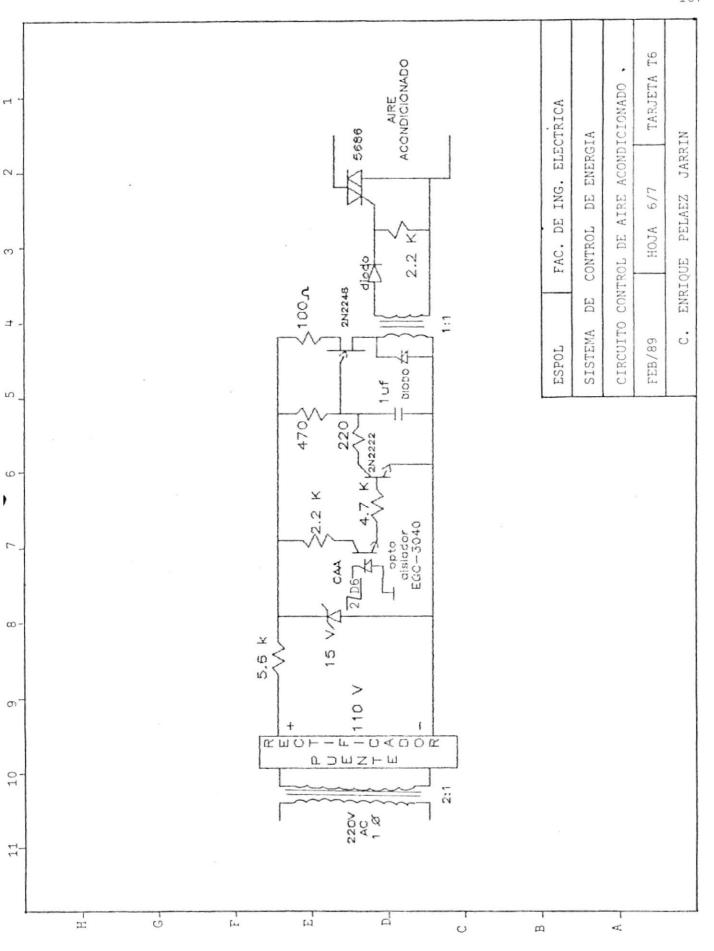


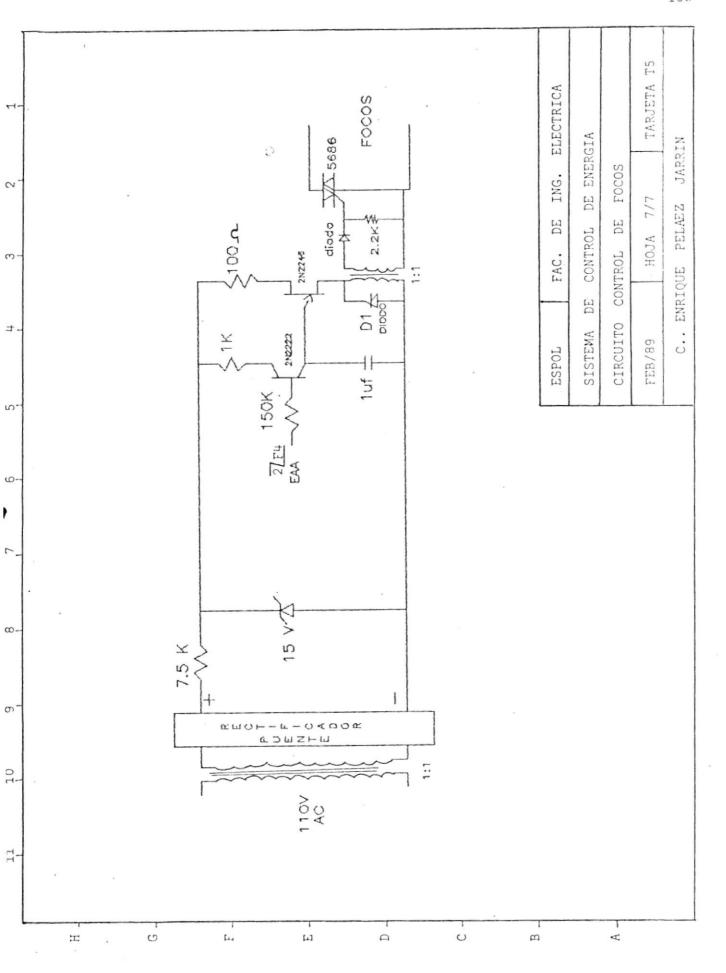


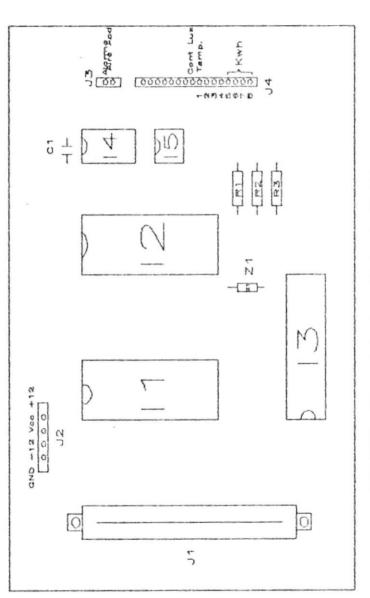




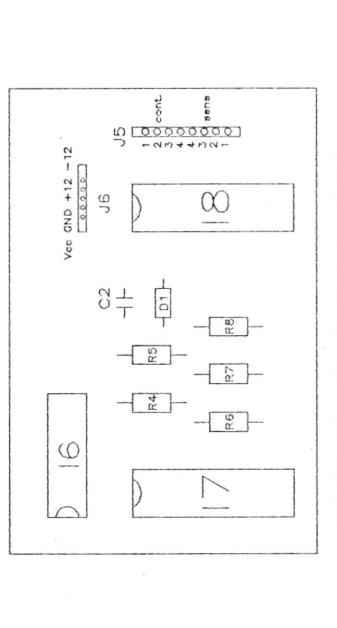








TARJETA T1 — Interfase Entrada/Salida

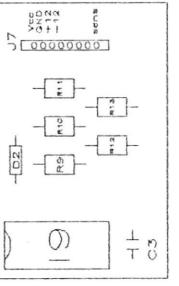


;)

TARJETA T2 - Circuito Contador de Kwh

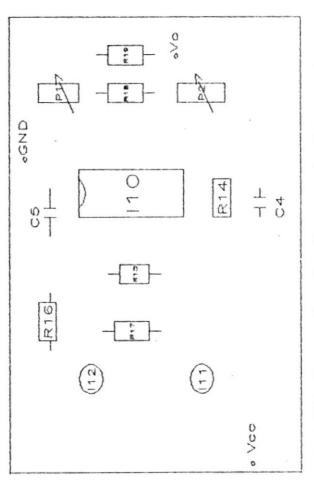




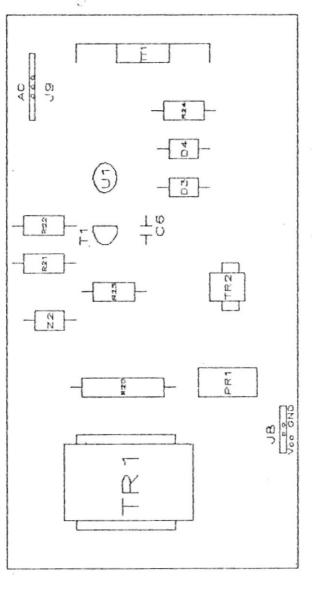


TARJETA T3 - Circuito Alarma

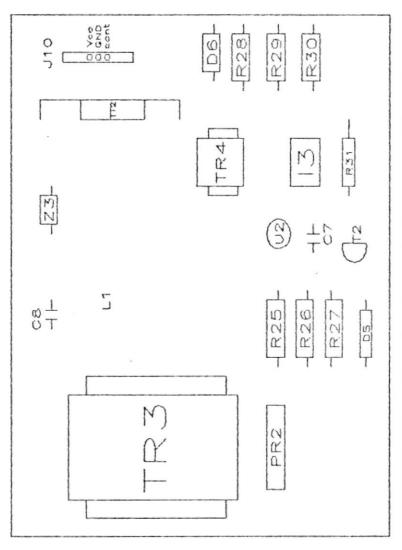
•



TARJETA T4 — Circuito Sensor de Temperatura



Circuito Cantral Encendido/Apagado/Atenuacían de Facos TARJETA TS -



)

TARJETA T6 — Circuito Control Aire Acondicionado

# "STUFF SHEET"

I1 MC6	821
A 2F8	D —
В ——	Е
c —	F

12 M		MC6821 -
Α	208	D
В		Е
С		F

I3 ADC	0808
A 2C6	D
В ——	Е
с ——	F

I4 DAC	0808
A 2G7	D
В ——	Е
c	F

I5 LM7	741
A 2F4	D
В	E
С	F

I6 LM	7398
A 4E4	D
В —	Е
С ——	F

141	Ω	Ш	[L4	_
LM741	4E5			
17	7	1	1	

D -	<u>ы</u> }	[14
ES		
5	-	1
	5E5 D	

34	D	E	
I11 LM334	A 3D10	В —	

93	D	E	F	
18 74193	A 4E3	В		

LM324	Q	ш.	ļ	
110 · L	3E3			
	<	М	O	_

9	D —	Ε	£4	
2N46	7	1		
113	6D7			
	A	B	0	

LISTA DE CABLEADO DE LA TARJETA T1

JO-19	4	DESDE	+ HACIA	! NEMONICO	+-
JO-20	1	J0-19	1 11-36	1 A0	!
JO-5	!				,
JO-10	į				
JO-11	;				,
JO-12	,				,
JO-13	,				1
JO-14	,				,
J0-15	,				,
JO-16	1				,
JO-17	i				1
JO-6	i				1
JO-36	i				
JO-18	í				
	;				i
I1-1	;				,
12-25	1	11-20			ì
12-35	1	7.75	1 1-1		î
12-36	1		1 JO-6	I RZW	:
12-34	1	12-35	1 JO-20	R/W	,
12-21	1	12-36	J019	I AO	1
12-22	1	I2-34	JO-5	RESET	1
I2-33	1	12-21	JO-18	₹/	1
12-32	,	12-22	1 JO-36	i ns	1
I2-31	1	12-33	1 30-0	i DO	,
I2-30	2	12-32	: JO-11	i Di	,
I2-30	1		( JO-12	.D2	,
I2-29	i				,
I2-28	;				:
I2-27	i				
I2-26	,				i
I2-20	;				,
I2-1	,		District Control of the Control of t		,
I2-19	,				,
I1-9	,				,
I1-8	,				
I1-7	,				
I1-6	,				,
I1-5	,				,
I1-4	,				,
I1-3					1
I1-2	•				
I1-40	1				ŧ
I1-39	1				
I4-14	ì				
I4-15	!			CA2	•
IA-2	1			1	i
I4-4	1			1	!
1 14-16   C1   .	:	14-2			į
	1	14-4		! Io	1
1 14-3   VE   -VE	1	14-16	: C1	1 .	1
	1	14-3	: VE	- AE	1
15-3	ţ	15-3	GND	GND	1

LISTA DE CABLEADO DE LA TARJETA TI

4				+		
;	DESDE	!	HACIA	. !	NEMONICO	!
-4	15-2	F	3	1	and the court many tree to the court many their many date of the court many tree court many tr	!
1	R3		5-6			;
!	12-7		5-1	1	Ci	;
1	12-6	; J	5-2	1	C2	1
1	12-5		5-3	;	C3	:
2	12-4	1 J	5-4	1	C4	;
,	12-3	1 R	31	1	CAA	1
;	12-2	; J	7-4	;	A	1
1	12-1	: I	3-24	1	ADDA	?
1	12-0	: I	3-25	1	ADDB	2
1	13-9.	1 1	2-19	1	CB2	1
!	13-11	: V	CC	;	Vcc	1
1	13-13	! G	ND	1	GND	1
1	13-21	: I	2-7		DO	:
1	13-20	1 I	2-6	1	. D1	1
,	13-19	; . I	2-5	ï	D2	1
1	13-18	l I	2-4	ł	DB	1
1	13-17	: I	2-3	1	D4	;
1	13-15	; I	2-2	1	D5	,
1	13-13	! I	2-1	1	D6	!
1	13-10	! I	2-0	ţ	D7	1
;		ł		1	<i>3</i> 4	,
4						-+-

LISTA DE CABLEADO DE LA TARJETA T2

DESDE : HACIA : NEMUNICO	:
1	
1 15-1 ! Vec ! Vec	1
1 J5-1 1 Vcc 1 Vcc	1
I V to to	1
J5-2	
J5-3	1
J5-4	
I R4 I Vcc I Vcc	,
R4   J5-3   S0	1
R4   I7-2   S1	1
I7-3	;
17-3   C2	1
I CZ   GND   GND	
1 C2   1 T7-2	1
1 17-3   R6   .	!
17-3   R7	1
1 R6   Vcc   Vcc	1
R7 GND : GND	
I7-7	
17-4 : -VE	1
17-6   R8	1
I R8   Vcc   Vcc	1
1 17-6 1 16-1 1 52	1
17-6   Di	1
D1 GND GND	1
: 16-2 : 18-14 : CLK	1
18-12	,
1 18-9 1 12-6 1 C2	1
18-8   12-5   C3	1
I8-11	1
! 18-2	1
: 18-3	ì
	1

LISTA DE CABLEADO DE LA TARJETA T3

+		4				{
;	DESDE	;	HACIA	! ME	MONICO	i,
+		+-				
;	37-1	1	Vcc	{	Vcc	!
ì	J7-2	;	R9	1		1
ì	37-3	!	19-2	ţ.	DB	1
;	37-4	;	GND	1	GND	1
;	J7-3	1	R10			,
1	R10	1	Vcc	1	Vcc	,
!	19-3	;	C3	;		1
1	C3	1	GND	*	GND	!
1	R10	1	19-2	1	D4	!
1	C3	1	19-2	1	D4	1
1	13-3	- 1	R11	{		1
;	R11-Vcc	;	Vcc	l	Vcc	1
ì	19-3	3	R12	1		!
;	R12	;	GND	1 .	GND	,
ŀ	19-7	;	+VE		+VE	1
1	19-4	1	-VE	1	-VE	1
;	19-6	1	R13	(		1
1	R13	1	Vcc	1	Vec	3
1	19-6	ŧ	D2		F:	1
1	D2	1	GND	į.	GND	1
!		1				1
4.						

LISTA DE CABLEADO DE LA TARJETA TA

-4-	W. F. F. F. W.	-+			- 4
í	DESDE	;	HACIA	NEMONICO	i
+	I 1 1 - 1	+-	Vcc	l Vcc	
,	I 1 1 1	,	110-3	· Vet	1
2	I 1 1 - 1	,	C4 .	1	,
,	C4	,	110-3	,	
,	C4	,	GND	GND	,
,	111-2	1	P1	£ C547	;
,	111-3	,	P2		
•	P2	,	GND	GND	,
,	111-3	,	R14	l VA	,
•	R14	,	R17		,
,	R14	ì	I12-3		,
1	I10-3	1	C4	1	1
,.	110-1	,	R17	!	
i	R17	1	GND	GND :	,
;	I10-1		R18	1	
:	R18	:	C5		
?	C5	1	GND	END .	
1	110-2	1	R19	RG1	1
1	110-2	1	R18	RG1	;
1	112-3	1	R18	1	
1	R16	1	111-3	1	!
1	R16	?	R13	1	*
1	R14	1	Vcc	Vec	:
;	R18	1	112-6	1	1
1	112-6	1	14-34	T 1	,
:	tracted 80 01	1	500Y 20 255Y 51	1	
4		-+-		4	- {

LISTA DE CABLEADO DE LA TARJETA T5

DESDE	;	HACIA	!	NEMONICO
TR1+	;	R20	;	
R20	?	7.2	1	9
Z 1	;	TR1-	;	
Z 1.	1	R20	ť	
Z 1	1	C6	1	;
R21	;	T.1-C	1	
R22	;	T1-B	1	1
T1-B	1	R22	:	
I5-6	?	R22	1	EAA
T1-E	,	C6	1	
C6	3	Z1	:	
C6	;	D1	1	*
C6	1	TR2-	1	;
D 1.	1	TR2+	,	
T1-E	;	U1-G	1	G
R21	ł	R22	1	)
. K50	,	R21	1	
R20	1	R22	1	
R22	,	U1-A	1	
U1-K	;	DE	1	1
D4	1	R25	1	;
D4	1	TT1-6	;	•
R25	3	TT1-K	;	
	;		;	
-			-+	

LISTA DE CABLEADO DE LA TARJETA TA

1		!	7-211	1 12	H 1
<u> </u>	-	1	112-B	1 12	
i	*	1	471	1 12	
}		1	BRI		d !
1		1	DR	1 3-2	
1		1	A-SU	: 87	
1	£	1	9-20	1 8	: CS
1	£	;	ns-e	1 02	
1	t,	1	ns-e	1 43	
1			CB	1 47	
1		1	J-21	1 72	1 BC
1	Set .	1	-281	3-E	
1		1	H-21	1 02	
. 1	еир	;	CND	12-2	
1	CAA	1	112-5	1 2-2	
1		1	B20	12-4	
1		1	1-211	1 63	
		1	RZR	1 97	
SIBLIOTECA		1	KZZ	1 92	
1		1	826	1 . 92	
1 1		1	. £Z	1 92	I EC
10		1	-28I	425-	
[2]		}	DQ	45-	11 :
		1	CS	-25	17 1
1		1	TZ-E	1 -25	
1		1	ΩZ	45- 1	
1		1	RZ5	1 +22	17 1
}	NEWDNICO	1	HACIA	DE2DE :	1



LISTA DE COMPONENTES

#	+	4 DECORPTED TO A COLUMN
+ COMPONENTE	; # DE IC	DESCRIPCION :
1 11		FIA
1 12		: PIA
1 13		CONVER. ANALOGICO/DIGITAL
14		CONVER. DIGITAL/ANALOGICO:
15	140 140 150-51	CPAMP :
I R1		RESISTENCIA 1/2 W
! R2		RESISTENCIA 1/2 W
1 R3		RESISTENCIA 1/2 W
1 Z1	1 6N45	ZENER 5V
1 C1		CAPACITOR 10V
1 16	1 7398 1 741	SMITH TRIGGER
1 17	E 1150 1450 E	CONTADOR DE 4 RITS
1 02		CONTENSADOR 10 V
1 R4		RESISTENCIA 1/2 W
1 R5	1 3 K	RESISTENCIA 1/2 W
1 R6	1.8 K	RESISTENCIA 1/2 W
1 R7	1 100	RESISTENCIA 1/2 W
1 R8	1 39 K	RESISTENCIA 1/2 W
D1	1	DIGDO
1 19	741	OPAME
1 C3	1 1 uf	CAPACITOR 10V
1 D2	1	DIODO
1 R9	1 10 K	RESISTENCIA 1/2 W
: R10	1 3 K	RESISTENCIA 1/2 W
R11	1 1.8 K	RESISTENCIA 1/2 W
1 R12	100	RESISTENCIA 1/2 W
R13	1 39 K	RESISTENCIA 1/2 W
110	: LM317	REGULADOR DE VOLTAJE :
1 1 1 1	L LM334	SENSOR DE TEMPERATURA
1 112	LM324	COUAD AMPLIFI
R14	1 1.8 M	RESISTENCIA 1/2 W
1 R15		RESISTENCIA 1/2 W
R16	1 150 K	RESISTENCIA 1/2 W
1 R17		RESISTENCIA 1/2 W
R18		RESISTENCIA 1/2 W
R19		RESISTENCIA 1/2 W
P1   P2		RESISTENCIA 1/2 W RESISTENCIA
1 C4		CAPACITOR 10V
1 05		CAPACITOR 10V
TR1	!	TRANSFORMADOR 1:1
1 R20	1 7.5 K. 5M	RESISTENCIA SW
FR1		FUENTE RECTIFICADOR 10V
1 72	i	ZENER 15V
1 R21	1 1 K	RESISTENCIA 1/2 W
I R22		RESISTENCIA 1/2 W
FR23	1 100	RESISTENCIA 1/2 W
TR2		TRANSFORMADOR DE PULSOS
1 C6	1 1 uf	CAPACITOR LOV
1		

LISTA DE COMPONENTES

4			4	
1	COMPONENTE !	# DE IC	1	DESCRIPCION
+ -	C7 :	0.1.05	1	CAPACITOR 10V
ì				TRANSISTOR
,	U1	2N2246		
!	D3	21442210		DIODO
	D4 :			DIODO
;	R24	2.2 K		RESISTENCIA 1/2 W
!	TT1			TIRISTOR 20 Amp, 400V
1	TR3			TRANSFORMADOR 2:1
1	PR2			PUENTE RECTIFICADOR 10V
1	CB !	1 uf	1	CAPACITOR 10V
1	1_1			INDUCTOR 35 mH
:	R25	5.6 k, 5	1	RESISTENCIA 5W !
1	R26 !			RESISTENCIA 1/2 W
1	R27 I	4.7 K	1	RESISTENCIA 1/2 W
1	D5 :			DIODO :
. !	U2 I	2N2246	!	UJT :
;	C7 :			CAPACITOR 10V
9	T2 :	2N2222	1	TRANSISTOR :
!	Z3 !	15 V	1	ZENER
1	TR4			TRANSFORMADOR DE PULSOS !
1	113	2N46	1	OPTO AISLADOR
1	R31 !	2.2 K	,	RESISTENCIA 1/2 W
!	TT2	5686	1	TIRISTOR 25 Amp. 600V
1	D6 !		1	DIDDO
;				RESISTENCIA 1/2 W
1				RESISTENCIA 1/2 W
1	R30 1	100	į	RESISTENCIA 1/2 W
1	. 1		ť	
4.			-4-	

#### 6.4 PRUEBAS REALIZADAS .-

Durante la ejecución de las pruebas del sistema se han realizado 2 tipos de experiencias: Pruebas experimentales con los sensores y pruebas experimentales con el controlador del sistema.

Las pruebas experimentales con los sensores comprenden, calibración de los mismos, determinación del punto de óptima operación,
ajustes de sensitividad y calibración con respecto al ruido e interferencias.

Sensor de temperatura. - En este sensor podemos, establecer el voltaje de temperatura de referencia y su sensitividad, mediante el potenciamiento Pt1 como se muestra en la Fig. 5.4.

Sensor Infrarojo para Medir Kwh Consumidos. - En este sensor el único ajuste necesario es la distancia apropiada al "plato o tambor" rotativo en el medidor de energía. Ubicado a una altura de 1 cm aproximadamente, este sensor es 100% confiable.

Sensor Infrarojo para detección de Intrusión. El tipo de calibración en este sensor es el mismo utilizado en el sensor anterior, esto es el sensor debe ser colocado a una distancia de 1cm. o menos para mayor confiabilidad.

Pruebas Experimentales con el Controlador del Sistema.- Estas

pruebas incluyen la operación del programa de control del sistema con sus interrupciones y circuitos periféricos de control.

En la operación del programa de control del sistema y sus interrupciones fueron consideradas las salidas y activación de sensores, así como la detección en el microcomputador.

En las pruebas con los circuitos periféricos de control consi — deramos la operación simultanea del Sistema con los circuitos de control y ejecución de ordenes y los sensores receptores de parámetros desde el medio exterior.

En las pruebas experimentales se constató que la ativación de cargas, eran atendidas con cierto retardo debido a que las rutinas de servicio de interrupción para cada acción eran atendidas en secuencia, de manera que cuando llega un pedido de interrupción las otras deben esperar para ser atendidas.

# 6.5 COSTOS

Tabla 6.1 Lista de componentes y materiales usados en el diseño de las tarjetas construídas en esta tesis y sus costos.

Cant.	Descripción	Precio Unit.	Precio Tot.
2	PIA's MC6821 . s/.	2.500,00	5.000,00
1	ADCOBOB	3.000,00	3.000,00
1	DACOSOS	1.800,00	1.800,00
4	Opamp 741	280,00	1.120,00
1	Contador de 4 bits 7493	520,00	520,00
1	Schmitt Trigger 74C14	500,00	500,00
1	Quad Amplif. Operacional EM324	280,00	280,00
1	Sensor de Temperatura LM334	720,00	720,00
1	Regulador de Voltaje LM317	300,00	300,00
1	Opto-aislador 4N26	300,00	300,00
1	Triac 15 Amp. 400 V. ECG5685	5.000,00	5.000,00
. 1	Triac 25 Amp. 600 V. ECG5687	6.500,00	6.500,00
2	Optosensores, infrarojos	400,00	800,00
2	Zener de 15 V.	350,00	700,00
4	Zener de 5 V.	280,00	1.120,00
2	UJT 2N2646	620,00	1.240,00
3	Transistores 2N2222	180,00	540,00
6	Diodos	120,00	720,00
2	Transformadores de Pulso	200,00	400,00

Cant.	Descripción	Precio Unit.	Pecio Tot.
1	Transformador 110 V, 5 Amp.	2.000,00	2.000,00
1	Transformador 220 V, 7 Amp.	5.000,00	5.000,00
2 .	Puentes Rectificadores 110 V.	400,00	800,00
8	Sockets 18 pines, wire-wrapping	300,00	2.400,00
1	Socket 8 pines, wire-wrapping	200,00	200,00
2	Sockets 40 pines, wire-wrapping	500,00	1.000,00
1	Socket 40, pines para soldar	400,00	400,00
2	Sockets 4 pines para transistor	150,00	300,00
1 .	Conector de 40 pines	800,00	800,00
1	Inductor de 10 uH	20,00	20,00
	Cable Flano de 40 hilos	1.000,00	1.000,00
4	Rollos de cable, wire-wrapping	1.000,00	4.000,00
100	Postes T49 para wire-wrapping	0,30	300,00
2	Resistencias 7.5 K, 5 W	60,00	120,00
1	Resitencia de 470 , 1/2 W	20,00	20,00
3	Resistencias de 100 , 1/4 W	20,00	60,00
3	Resistencias de 2.2 K, 1/2 W	20,00	60,00
1	Resistencia de 4.7 K, 1/4 W	20,00	20,00
2	Resistencias de 220 , 1/4 W	20,00	40,00
2	Resistencias de 1 K ,1/4 W	20,00	40,00
1	Resistencia de 150 K, 1/2 W	20,00	20,00
2	Resistencias de 39 K, 1/4 W	20,00	40,00
2	Resistencias de 3 K, 1/4 W	20,00	40,00
2	Resistencias de 1.8 K, 1/4 W	20,00	40,00

Cant.	Descripción	Precio Unit.	Precio Tot.
2	Resistencias de 10 K, 1/4 W	20,00	40,00
1	Resistencia de 12 K, 1/4 W	20,00	20,00
2	Resistencias de 180 , 1/4 W	20,00	40,00
2	Resistencias de 1.8 M, 1/2 W	20,00	40,00
1	Resistencia de 750 , 1/4 W	20,00	20,00
1	Resistencia 1.2 K, 1/4 W s/.	20,00	20,00
2	Potenciómetros de 10 K,	150,00	300,00
2	Capacitores 0.22 uf 100 V	80,00	160,00
2	Capacitores 0.1 uf 400 V	120,00	240,00
2	Capacitores de 1 uf 10 V	60,00	120,00
3	Placas de backelita	300,00	900,00
1	Microcomputador TRS 80 COCO II	45.000,00	45.000,00
1	Grabadora Tandy	48.000,00	48.000,00
1	Cartucho, ensamblador, 6809.	6.000,00	6.000,00

Total..... s/.

149.980,00

#### CONCLUSIONES Y RECOMENDACIONES

La implementación de un sistema que controle dentro de los ran gos establecidos para el ahorro en el consumo de energía electrica mediante el control de las variables ambientales, como luz, temperatura. etc. hacen de este sistema una opción aceptable para el ahorro de energía y a la larga económica.

La rapidez de procesamiento y flexibilidad de los sistemas mi - croprocesadores, dan inportantes ventajas sobre otros sistemas de este tipo.

Esto es: seguridad de que eventos simultáneos no sean ignorados, facilidad en el manejo de señales provenientes de sensores de cualquier tipo sin variar el hardware.

#### Se recomienda:

- 1.- Que la implementación del sistema sea realizado, en ambientes (Departamentos, casas) cuyo consumo mensual de energia,
  justifiquen su implementación y costo.
- 2.- Fomentar e incentivar a los estudiantes la importancia de realizar proyectos prácticos.

- 3.- La implementación de los circuitos utilizados en este diseño fueron realizados con los elementos y dispositivos, disponibles en el mercado local, por lo que su implementación podría
  ser hecha usando elementos o dispositivos que signifiquen menor
  dimensión y costo.
- 4.-. Optimizar el proceso de medición de la energía consumida quizá usar un método más directo, generalizado para cualquier ambiente, usando un tipo de medidor o contador de Kwh digital, por ejemplo.

# APENDICE A

# SISTEMA MICROPROCESADOR



## A.1.- INTRODUCCION

En general todo sistema computador consta de 5 elementos funcionales:

Unidad de control (UC); Unidad Aritmético Lógica (ALU); Memoria y Unidades de entrada y salida (I/O).

Estos 5 elementos funcionales están interconectados por 3 barras: Barra de Datos; Barra de Direcciones y Barra de Control.

En la Fig. A.1. podemos ver el diagrama esquemático de un computador de proposito general.

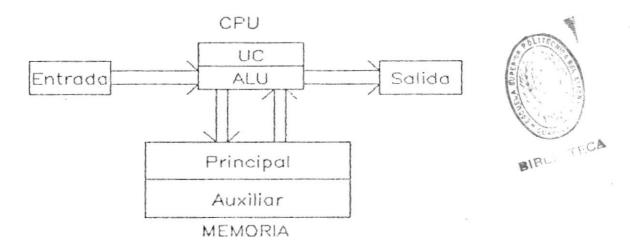


Fig. A.1 Esquema de las Unidades Funcionales de un Sistema Computador

El microprocesador es una implementación de integración a gran escala (LSI) en un sólo paquete que consta al menos
de dos unidades características de cualquier sistema computador:

La ALU que es la que realiza los cálculos y la UC que es quien sincroniza las acciones del sistema.

Según el número de barras de datos de que disponga el microprocedor podemos clasificarlos en su estructura interna en:

Sistemas de Barra Unica, Sistemas de Barra Doble y Sistemas de Barra Triple. El mayor número de barras define la exactitud de cálculo y la mayor velocidad de operación.

## A.2.- CARACTERISTICAS BASICAS DE ALGUNOS SISTEMAS CONSIDERADOS

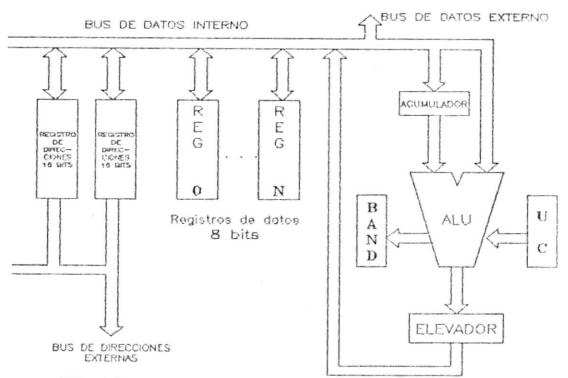


FIG. A.2 Diagrama esquematico de la Arquitectura de un microprocesador estandar

En la Fig. A.2. podemos ver el esquema de la arquitectura interna del microprocesador estandar.

La arquitectura presentada de una sola barra, hace uso eficiente del área del chip.

La ALU, ejecuta operaciones aritméticas y básicas, en ésta, una de las entradas posee un registro especial llamado: Acumulador, pueden ser usados varios acumuladores y dentro de una misma instrucción puede referenciarse al acumulador como entrada o salida.

La desventaja de esta arquitectura está en el retardo que se produce al accesar a la entrada izquierda de la ALU.

La ALU proporciona además operaciones de rotación y desplazamiento lo cual agilita la eficiencia de los cálculos arit-

La UC, es la unidad que sincroniza la operación de todo el sistema, esta se comunica con el mundo externo por medio de las lineas I/O que forman la barra de control que es quien se encarga de la busqueda, de codificación y ejecución de las ins-

trucciones, que especifican la secuencia de ordenes y acciones dadas al sistema.

El registro de Banderas, o de Estado, almacena las condiciones que ocurren dentro de la ALU pues la mayoría de instrucciones ejecutadas por el procesador modifican alguna o todas las condiciones o indicadores (Banderas) en el registro.

Los registros internos, son generalmente implementados en un banco RAM de memoria y pueden ser: Registros de proposito general y de direcciones.

Los registros de propósito general son memorias de acceso rápido de manera que la ALU pueda manipular los datos a alta velocidad. Debido a las restricciones en el número de bits proporcionado por una instrucción, el número de registros directamente direccionables está limitado de 8 a 16 registros. Cada uno de estos registros, es un conjunto de Flip-Flop's, conectados a la barra de datos bidireccional interna y que pueden ser transferidos en forma simultánea hacia y desde la barra de datos.

Los registros de direcciones también conocidos como punteros, son registros de, dedicados para el almacenamiento de direcciones. El contenido de estos registros son cargados por dos transferencias desde la barra de datos.

Todo microprocesador contiene al menos el contador de programa (CP) que indica la dirección de la siguiente instrucción a ser ejecutada.

. Otros registros como los de tipo direcciones son: El puntero de pila (SP) que contiene la dirección del tope de la pila y el registro indice (IX) que es usado para accesar bloques de datos en memoria usando una sola instrucción.

En la actualidad el microprocesador estandar tiene 3 barras: Barra de Datos, Barra de Direcciones y Barra de Control.

La Barra de Datos bidireccional se propaga en la salida por medio de un circuito compensador (buffer). Generalmente
es una barra de 8 bits. La barra de direcciones es unidireccional
de 16 bits, que se propaga del microprocesador a los dispositivos
que este puede direccionar y hacia el exterior por medio de un
circuito compensador de direcciones.

La Barra de Control lleva la información de control y de estado desde y hacia la unidad procesadora.

A continuación podemos ver un cuadro comparativo de los UP de 8 bits.

	Motorola	Intel	Zilog	Mos Tech
	6809	8085	Z-80	6502
Tipo de	estándar	estándar	estándar	eständar
Tecnologia	NMOS	NMOS	NMOS	NMOS
Número de				
Instrucciones	74	71	158	71
Tiempo de ciclo				
(useg)	0.117	1.3	1.6	date non-
Direccionamiento				
directo (bits)	16	8	16	12-16
Registros	11	7	17	3 '
Implementación	por	por	por	por
de la pila	programa	programa	programa	programa
Interrupciones	4	4	3	1
Reloj interno	Si	Si	Si	Si
Lineas I/O	3	2	-	~
Número de pines	40	40	40	28/40
Fuente de poder	+5	+5	+5	

De esta comparación podemos concluir que:

# A.2.1.- MOTOROLA 6809

Es una de los más poderosos microprocesadores de 8 bits disponibles. Su arquitectura proporciaona 6 modos de di-

reccionamiento, tipo indexado lo cual implica mayor velocidad y más cortos programas. Mayor velocidad de proceso, 3 líneas de entrada y salida y mayor versatilidad en sus aplicaciones.

#### A.2.2.- INTEL 8085

Dentro de los sistemas pequeños proporciona, reducido número de componentes, 5 niveles de interrupción, 2 lineas de entrada y salida en serie, facilidad en su programación y aplicación y gran cantidad de circuitos de soporte desarrollados por la Intel.

#### A.2.3.- ZILOG Z - 80

Con arquitectura muy especial, posee un set de instrucciones muy grande lo cual le da versatilidad en su programación, direccionamiento indexado, lo cual redunda en mayor velocidad en la ejecución de programas. Posee refrescamiento de memorias RAM dinámicas.

# A.2.4.- MOS TECHNOLOGY 6502

Posee gran velocidad de ejecución y un gran número de circuitos de soporte a bajo precio, lo cual permite implementar sistemas pequeños de considerable capacidad de procesamiento.

# A.3.. - CIRCUITOS DE APOYO

Los microprocesadores que hemos considerado, poseen 16 líneas de dirección, de manera que puede direccionarse un máximo de 65535 localidades de memoria diferentes.

En cuanto al sistema mismo, cada microprocesador tiene su propia familia de circuitos de soporte, diseñados para satisfacer los réquerimientos de interfase del microprocesador.

Haremos referencia muy general de algunos de los circuitos de apoyo para los microprocesadores de 8 bits que se han
considerado.

Primeramente nos referiremos a aquellos circuitos de apoyo de funciones múltiples.

Motorola 6846.-

- 2 Kbytes de memoria ROM
- 1 puerta de entrada/salida de 8 bits
- 1 temporizador/contador programable

Intel 8355.-

2 Kbytes de memoria ROM

2 puertas de entrada/salida de 8 bits pro-

gramables

Intel 8755.-

2 Kbytes de memoria EPROM

2 puertas de entrada/salida de 8 bits pro-

gramables

Motorola 90072C .-

16 Kbytes de RAM estática

2 puertas entrada/salida de 8 bits

1 temporizador/contador

Intel 8155.-

256 Bytes de memoria RAM estática

2 puertas de entrada/salida programable

Mos Technology 6530.- 1 Kbytes de memoria ROM

64 Kbytes de memoria RAM

2 puertas entrada/salida de 8 bits

1 temporizador/contador

Mos Technology 6532.- 128 Kbytes de memoria RAM

2 puertas de entrada/salida de 8 bits

1 temporizador/contador

Todos los dispositivos y circuitos de soporte para el Intel 8080 son compatibles al Zilog Z - 80 cuya compañía no fabrica circuitos multifunción que incluyan memoria.

#### CIRCUITOS DE APOYO PARA TRANSMISION DE DATOS

Motorola MC 6820 - 6821 (PIA).- Es un dispositivo de I/O de propósito general provee 16 pines de I/O, configurados como 2 puertas de 8 pines cada uno. Cada pin puede ser programado y usado separadamente como entrada o salida. Cada puerta tiene 2 señales de control en la cual una es de salida unicamente y la otra es bidireccional.

Motorola 6850 y 6852.- Son dispositivos para comunicación en serie de modo sincrono (MC 6852) y modo asíncrono (MC 6850) son aplicados a sistemas con aplicación a uno de los modos de comunicación, con gran facilidad de programación.

Intel 8251.- Conocido como Transmisor - Receptor Universal sincrónico/Asincrónico (USART). Posee un canal I/O para
datos en paralelo y de 2 señales de control y de interfase al CPU.

Zilog Z - 80 (SIO).- Es un USART muy versátil tiene 2 canales para I/O serie cada una puede recibir y/o transmitir datos en serie puede ser programado su modo de operación sincrónico o Asincrónico

# DISPOSITIVOS DE SOPORTE

Controladores de Acceso Directo a Memoria (DMAC).—

Dentro de el control de acceso a memoria estos dispositivos aceleran la transferencia de información entre periféricos y memoria
generando una señal que hace que el CPU se desconecte del sistema
de barras de forma que la lógica externa puede accesar directamente a memoria.

Intel 8257.- Proporciona 4 canales DMA, lo cual le permite controlar 4 dispositivos, requiere de un circuito externo (latch), para conservar los 8 bits de direcciones, nos permite asignar prioridades fijas y/o rotativas a los 4 canales o utilizar un canal DMA para transferencia recursiva de datos en cadena.

Zilog Z - 80 (DMA).- Este dispositivo de acceso a memoria diseñado por la Zilog posee un sólo canal DMA y cada uno de ellos puede ser ejecutado en uno de 4 modos, las operaciones de datos son controladas por gran variedad de opciones programables que abarcan tanto los bloques de datos sobre los que opera como con las señales de control.

A diferencia del anterior, el cual se desconecta de la barra de datos, durante la transferencia, el zilog DMA, retiene

los datos en la barra de datos mientras dura el ciclo de escritura lo cual lo hace más versátil y muy eficiente.

#### DISPOSITIVOS DE SOPORTE PARA INTERFACE CON PERIFERICOS

Motorola 6835.- Es sencillo de programar, pues posee un set de instrucciones reducido, además posee registro de pluma luminosa y el uso del DMAC es opcional.

Motorola 6845.- Es un controlador de tubo de rayos catódicos (CRTC) compatible terminal a terminal con el MC 6835. No utiliza DMAC y sus capacidades alfanuméricas y gráficas son limitadas, posee registro de captura para entrada de pluma luminosa.

Motorola 6847.- Conocido como Generador para pantalla de video (VDG), proporciona una interface para televisor convencional, cuya función es la de generar a partir de datos localizados en memoria una señal compuesta de video que puede ser modulada a una frecuencia libre dentro del rango de frecuencias de la televisión comercial.

Intel 8275.- Es un CRTC programable que permite controlar desde el cursor, barra total de modos de la pantalla, de atributos visuales y con capacidad alfanumérica y gráfica.

Para interfase con la memoria del microprocesador utiliza un DMAC, posee un registro de pluma, luminosa lo cual permite almacenar la dirección del caracter señalado desde la pantalla con una pluma luminosa especial en este registro.

Intel 8276.- Es un CRTC, no utiliza DMAC es programado por el microprocesador mediante la barra de datos, con iguales opciones de programación que el 8275 pero carece de registro de pluma luminosa.

Intel 8279.- Es una interfase programable para teclado y visualización la sección de teclado registra la interfase a
na matriz de 64 contactos que activan una linea de interrupción al
CPU.

La sección de visualización proporciona interface para diodos emisores de luz incandescente y otros de tipo alfanuméricos y numéricos como simples indicadores.

#### A.4. INTERRUPCIONES

Veamos La capacidad de interrupción que nos proporcionan los microprocesadores estandar de 8 bits que hemos analizado hasta ahora.

Motorola 6809. - Posee 4 interrupciones, RESET, NMI, IRQ y FIRQ po-

see un orden de prioridad que es el mismo en que han sido nombradas. Las interrupciones IRQ y FIRQ son enmascarables, la interrupción Reset, con máxima prioridad, es utilizada por el sistema y no es enmascarable, NMI es usado o está disponible en el conector para expansión de la barra de datos y direcciones del sistema y no es enmascarable.

IRQ y FIRQ son interrupciones vectorizadas esto es tienen una dirección de respuesta de interrupción prefijada en memoria, están disponibles solamente para software, mientras que NMI es sensitiva al flanco positivo de una señal.

Intel 8085.- Posee 5 interrupciones: TRAP, RST 7.5 RST 6.5, RST 5.5, e INTR con igual orden prioritario, RST 7.5, RST 6.5 y RST 5.5 son enmascarables vectorizadas, RST 6.5 y RST 5.5 son sensitivas a nivel, mientras que RST 7.5 es sensitiva a flanco positivo. TRAP debe ser activada por flanco y por nivel para poder ser reconocida, INTR por otro lado genera una señal de reconocimiento de interrupción INTA y espera por medio de la barra de datos, la entrada de una instrucción cualquiera, la cual es una instrucción de direccionamiento a memoria en forma general como RST adquiriendo capacidad de vectorización a cualquiera de las 8 direcciones determinadas por RST 0 a RST 7, de ahí que mediante esta interrupción puede servirse a tantos dispositivos como se desee simplemente utilizando un multiplexor de prioridad, vectorizado a travéz de la barra de datos, la instrucción RST adecuada y como

señal de habilitación del multiplexor, la señal de reconocimiento a la interrupción, aún cuando existe un controlador de interrupciones programable que realiza esta función y que es el INTEL 8259.

Zilog Z - 80.- Este microprocesador posee 2 señales de entrada de interrupción NMI con la mayor prioridad y la INT.

La interrupción NMI no es enmascarable una vez detectada no puede ser deshabilitada. Por otro lado INT posee 2 señales de reconocimiento de interrupción M1 e IORQ las cuales permiten operar en 3 modos luego de detectada la interrupción.

Modo O.- El vector de interrupción colocado en la barra de datos es considerado una instrucción de una palabra de longitud.

Modo 1.- La vectorización es realizada en memoria y prefijada, además no se requiere vector de interrupción.

Modo 2.- En este modo de operación se utiliza un registro auxiliar, que es el registro IV, donde se localizan los bits más significativos de la dirección del servicio de interrupción localizada en memoria, los bits menos significativos de la dirección son proporcionados externamente, luego entonces el Z - 80 ejecuta un CALL a esta dirección.

La interrupción NMI opera unicamente en el Modo 1 vectorizada a una posición específica de la memoria.

MOS technology 6502.- Posee 2 interrupciones IRQ y NMI. La interrupción NMI no es enmascarable, aunque esta serie no posee señal de reconocimiento de interrupción.

#### APENDICE B

### B.5 MANUAL DEL USUARIO. -

Una vez realizada la interconexión de todos los sensores y dispositivos a controlar, a los puertos correspondientes, como se indican en el equipo, luego de encender las fuentes de alimentación a los circuitos y la microcomputadora debe cargarse desde la grabadora el programa "SICOEN" (Sistema de Control de Energía).

Para cargar el programa a la memoria del computador, debe procederse de la siguiente manera:

Una vez encendido el microcomputador y estando en el prompt "\*"

del EDITOR el usuario debe pasar al zbug del ensamblador, para

ello digite z y presione enter, entonces cambiará el prompt a "#"

lo cual indica que está listo para cargar el programa.

Presione PLAY en la grabadora y digite el comando L SICOEN en el prompt del ZBUG del ensamblador.

Una vez finalizado el proceso de carga del programa a la memoria del microcomputador, podemos ejecutarlo, para ello digite el comando: G 934 que corresponde a la dirección de la primera instrucción ejecutable. Inmediatamente se verá en la pantalla un mensaje como el que se muestra en la Fig. B.1 donde el usuario

debe establecer los parámetros que desea controlar. El sistema preguntará si activará o no la alarma cuando detecte obstrucción, además debe fijarse el número de Kwh que desea controlar, esto es si la lectura puntual del contador de Kwh proyectados a 1 hora es mayor al establecido entonces el sistema procederá a desactivar cargas hasta que el consumo de energía sea menor a este dato fijado por el usuario.

El usuario debe fijar el nivel máximo y minimo de temperatura, cuyo promedio el sistema debe controlar.

Luego debe indicarse si el sistema va a controlar o no el ensendido, apagado o atenuación de luces. Si la respuesta es S (si)
el sistema mostrará otra pantalla con un mensaje como el que se
muestra en la Fig. B.2 donde se debe indicar cuántos módulos
(focos) va a controlar.

Si va a encender, a que hora debe hacerlo, si va atenuar la luminocidad a que hora y si va apagar a que hora, dependiendo del número de módulos a controlar el sistema solicitará estos datos para su programación respectiva.

Luego el sistema muestra otra pantalla con 3 opciones como la que se mostra en la Fig. B.3. que nos permiten reestablecer los parámetros fijados, con la opción R. Iniciar el control con los parámetros ya establecidos con la opción I, o terminar y

salir al zbug con la opción S.

Si se escoge la opción R de reestablecer parámetros el sistema mostrará las mismas pantallas que nos permitieron establecerlos con la diferencia de que ahora se muestran los parámetros fijados.

Si la opción escogida es I el sistema inicia el control y mues — tra una pantalla como la que se muestra en la Fig. B.4 con un menú con 2 opciones, un sensor movimiento y el estado del reloj de tiempo real. La opción i nos permite detener el control, reestablecer parámetros o salir al zbug como se muestra en la figura B.5 y la opción 2 observar los parámetros fijados durante el establecimiento de los mismos. Con esta opción el sistema muestra una pantalla como la que se muestra en la Fig. B.6 con los datos de consumo de energía fijados y temperatura a controlar además otra pantalla como la que se mostra en la Fig. B.7 con los datos relacionados con la hora de encendido apagado y atenuación de los focos a controlar.

Para salir de esta opción basta con precionar ENTER, entonces el sistema muestra la pantalla anterior con el menú.

# SICOEN

## SISTEMA DE CONTROL DE ENERGIA

### FIJAR PARAMETROS

- 1.- ACTIVA ALARMA (S/N):
- 2.- FIJAR NIVEL MAX. ENERGIA(KWH):
- 3.- FIJAR NIVEL MIN. TEMPERATURA:
- 4.- FIJAR NIVEL MAX. TEMPERATURA:
- 5.- CONTROL DE LUMINOSIDAD (S/N):

ERROR EN OPCION # (S/N) <ENTER>

FIG. B.1 Menu para fijar parametros

## CONTROL DE LUMINOSIDAD

# CUANTOS MODULOS A CONTROLAR



(1 - 8):

# ERROR EN SELECCION (1-8)

MODULO # .- ENCENDER (S/N):

ENCENDER EN (HH/MM):

APAGAR EN (HH/MM):

ATENUAR EN (HH/MM):





# ERROR EN SELECCION (S/N)

FIG. B.2 Menu para programar modulos

# OPCIONES

- R.- REESTABLECER PARAMETROS
- I.- INICIAR CONTROL
- S.- SALIR

OPCION:

<ENTER>

# ERROR EN OPCION

FIG. B.3 Menu Iniciar Control

SICOEN

SISTEMA CONTROLANDO

1.- DETENER CONTROL

2.- OBSERVAR PARAMETROS FIJADOS

HH:MM:SS

FIG. B.4 Pantalla Sistema Controlando

## REESTABLECER PARAMETROS

SALIR (S/N):

ERROR (S/N)

- 1.- ACTIVA ALARMA (S/N):
- 2.- FIJAR NIVEL MAX. ENERGIA(KWH):
- 3.- FIJAR NIVEL MIN. TEMPERATURA:
- 4.- FIJAR NIVEL MAX. TEMPERATURA:
- 5.- CONTROL DE LUMINOSIDAD (S/N):

ERROR EN OPCION # (S/N) <ENTER>

FIG. B.5 Menu Reestablecer Parametros

## PARAMETROS FIJADOS

ALARMA ACTIVADA o DESACTIVADA

NIVEL DE ENERGIA FIJADO EN: - -

NIVEL MIN. TEMP. FIJADO EN:- - 'C

NIVEL MAX. TEMP. FIJADO EN:- - 'C

LUMINOSIDAD CONTROLADO O NO CONTROLADA

<ENTER>

FIG. B.6 Pantalla Parametros Fijados

## CONTROL DE LUMINOSIDAD

MODULO	ENCENDER	APAGAR	ATENUAR
1	HH/MM	HH/MM	HH/MM
2 .	HH/MM	HH/MM	HH/MM
3	HH/MM	HH/MM	HH/MM
4	HH/MM	HH/MM	HH/MM
5	HH/MM	HH/MM	HH/MM
6	HH/MM	HH/MM	HH/MM
7	HH/MM	HH/MM	HH/MM
8	HH/MM	HH/MM	HH/MM

<ENTER>

FIG. B.7 Programacion de modulos

### AFENDICE C

Listado del Programa Principal y sus Subrutinas de Servicio.

01000		URG	\$900	Origen del Programa	
00020	POLCAT	EQU	\$A000	Direccion de la Rutina POLCAT	
00030	IP	RMB	1	Separa I byte para variable IP	
00040	IΧ	RMB	1	Separa 1 byte para variable IX	0
00050	IY	RMB	1	Separa 1 byte para variable IV	
00060	17	RMB	1	Separa 1 byte para variable II	1 37
00070	XO	RMB	1	Separa 1 byte para variable XO	
00080	XX	RMB	1	Separa 1 byte para variable XX	1
00090	IT	RMB	1	Separa 1 byte para variable IT	
00100	CUR	RMB	1	Separa 1 byte para variable CUR	
00110	ÇUS	RMB	i	Separa 1 byte para variable CUS	1.0
00120	DIX	RMB	1	Separa 1 byte para variable DIX	
00130	91	RMB	1	Separa 1 byte para variable 01	[F]
00140	02	RMB	1	Separa 1 byte para variable 02	
00150	62	RMB	2	Separa 2 byte para variable 03	
00150	₽4	RMB	1	Separa 1 byte para variable Q4	
00170	Q5	RMB	1	Separa 1 byte para variable 95	
00180	₽6	RMB	1	Separa 1 byte para variable 06	
00190	97	RMB	1	Separa 1 byte para variable 07	
00200	07	EMB	1	Separa i byte para variable 09	
00210	R9	RMB	1	Separa 1 byte para variable R9	
00220	RX	RMB	1	Separa 1 byte para variable RX	
00230	51	RMB	1	Separa 1 byte para variable S1	
00240	52	RMB	1	Separa 1 byte para variable S2	
00250	H1	RMB	1	Separa 1 byte para variable M1	
00260	M2	RMB	1	Separa 1 byte para variable M2	
00270	HI	RMB	1	Separa 1 byte para variable H1	
00280	H2	RMB	1	Separa i byte para variable H2	
00290	TI	RMB	1	Separa 1 tyte para variable TI	
00300	R1	RMB	1	Separa i byte para variable Ri	,
00310	A!	RMB	1	Separa 1 byte para variable Al	7.5y St
00320	C4	RMB	1	Separa 1 byte para variable C4	13/11
00330	C5	RMB	1	Separa 1 tyte para variable C5	
00340	63	RMB	1	Separa 1 byte para variable C6	
00350	3B	RMB	1	Separa 1 byte para variable JB	1
00360	YO	RMB	2	Separa 2 byte para variable YO	14
00370	NI	RMB	1	Separa 1 byte para variable N1	
00380	Y1	RMB	2	Separa 2 byte para variable Y1	7.
00390	Y2	RMB .	2	Separa 2 byte para variable Y2	
00400	X 1	RMB	2	Separa 2 byte para variable X1	
00410	X5	RMB	2	Separa 2 byte para variable X5	
00420	16	RMB	2	Separa 2 byte para variable X6	
00430	Y3	RMB	2	Separa 2 byte para variable Y3	
00440	TE	RMB	1	Separa I byte para variable TC	
00450	QAA	RMB	1	Separa 1 byte para variable QAA	
00460	***************************************	LDA	#\$0	Carga el acumulador A con O	
00470		STA	QAA	Guarda O en la bandera DAA	
* * * *				and the second second second	

00480		STA	96	Guarda O en la variable 96
00490		STA	IX	Guarda O en la bandera IX
00050		STA	IA	Guarda O en la bandera IY
00510		STA	ΧO	Guarda O en la bandera XO
00520		STA	IP	Guarda O en la bandera IP
00530		LDA	#\$30	Carga el acumulador A con O en ASCII
00540		STA	TI	Guarda O en el contador II
00550		STA	TC	Guarda O en el contador TC
00560		LOX	#\$6900	Encera la memoria desde 5900 hasta 69FF
00570	AA	STA	, X+	que sera utilizada como pila
00580		CMPX	#\$69FF	
00590		BNE	AA	
00600		LBSR	B1	Limpia la pantalla
00610		LDY	#F1	Carga el registro Y con los mensajes que se
00620		LDX	#\$40D	encuentran en la dirección apuntada por F1
00630	AB	LDA	, Y+	Muestra el mensaje en la pantalla desde la
00640		LBSR	SS	direccion 40D hasta SFF.
00650		STA	, X +	Lee cada caracter desde donde se encuentra
00660		CMPX	#\$413	en mensaje y lo va mostrando en la pantalla
00670		BNE	AB	en una posicion determinada.
00680		LDX	#\$42D	Verifica si se encuentra en la linea de pan-
00690	AC	LDA	,Y+	talla determinada para esta seccion de men-
00700		LBSR	SS	saje, si no esta carga el apuntador con una
00710		STA	, χ+	nueva direccion.
00720		CMPX	#\$433	
00730		BNE	AC	
00740		LDX	#\$441	
00750	AD	LDA	,Y+	
00760	ND	LBSR	SS	
00770		STA	, X ÷	
00780		CMPX	#\$45E	
00790		BNE	AD	
00800		LDX	#\$488	
	AE	LDA		
00810	HE	LBSR	,Y+ SS	
00B20 00B30		STA		
00840		CMPX	,X+ #\$498	
00850		BNE	AE ACCO	
00860	15	FDX	#\$4A0	
00870	AF	LDA	, 44	
00880		LBSR	SS	
00890		STA	, 14	
00900		CMPX	#\$488	
00910		BNE	AF	
00920		FDX	表字4BF	
00930		LDA	, Y+	
00940		LBSR ·	SS	
00950		STA	, X+	
00960	4.0	LDX	#\$4E0	
00970	AG	LDA	, ۲+	
00980		LBSR	SS	
00990		STA	, X+	
000010		CMPX	<b>非</b> \$500	
01010		ENE	AB	
01020		LDX	#\$51E	

01030	AH	LDA	, 4+	
01040		LBSR	53	
00105		STA	, X +	
01060		CMPX	#\$520	
01070		BNE	AH	
01080	AI	LDA	, Y+	g ====================================
01090		LBSR	SS	*
01199		STA	, X +	
01110		EHPX	#\$53F	
01120		BNE	AI	
01130		LDX	#\$55E	
01140	AJ	LDA	, Y+	
01150		LBSR	SS	
01160		STA	, X ÷	
01170		CMPX	#\$560	
01180		BNE	AJ	
01190	AK	LDA	, Y+	
01200		LBSR	SS	
01210		STA	, X +	
01220	*	CMPX	₹\$57F	
01230		BNE	AK	
01240		LDX	#\$59E	
01250	AL	LDA	, Y+	
01260		LBSR	53	
01270		STA	, X +	
01280		CMPX	#\$5A0	
01290		BNE	AL	
01300	AM	LDA	, Y+	
01310	mi	LBSR	SS	
01320		STA	, X+	
01330		CMPX	#\$5BF	
01340		BME	AM	
01350		LDX	#\$5DF	
01350		LDA	, Y+	
01370		LBSR	SS	
01380		STA	, 1.4	
01390		LDX	#\$5F8	u .
01400	AN	LDA	, Y+	
01410		LBSR	SS	
01420		STA	, X+	
01430		CMPX	#\$5FF	
01440		BNE	AN	
01450		LDA	#\$00	Carga el acumulador A con O
01460		STA	R1	Guarda O en la bandera RI
01470		LDA	#\$30	Carga el acumulador A con O en ASCII
01480		STA	25	Guarda O en la variable C5
01490	AO	LDY	#\$6900	Mostragos el contenido de la pila
01500	nu	LDA	,Y+	en la pantalla, en el lugar correspondiente
01510		STA	\$4BF	a cada dato.
01520		LDX	#\$51E	b bagg obtor
01530	AP	LDA	,Y+	
01540	ere	STA	, X+	
01550		CMPX	#\$520	
01560		BNE	49320 AP	
01570		LDX	##55E	
01010		LUA	44975	

A FRA	AD	2.00	V	
01580	Ag	LDA	, Y+	
01590		STA	, X+	
00160		CMPX	#\$560	
01610		BNE	AQ	
01620		LDX	#\$59E	Tage
01630	AR	LDA	, Y+	
01640		STA	, X+	
01650		CMPX	#\$5A0	
01660		"pNE	AR	
01670		LDA	, Y+	
01680	4.0	STA	\$5DF	Control of the Control of the ACCIT
01690	AS	LDB	#\$31	Carga el acumulador B con 1 en ASCII
01700		STB	N1	Guarda 1 en la bandera N1
01710		LDY	#\$6900	Carga el registro Y con la dirección
01720		LDA	, Y	donde empieza la pila y lo mostramos
01730		ADDA	#\$40	en imagen reverso.
01740	AT	STA	\$4BF	
01750	AU	JSR	[POLCAT]	Recibimos un caracter desde el teclado
01760	620	BEQ	AU	
01770		CMPA	#\$0D	comparamos si es Enter
01780		BME	AV	Si no es va a AV
01790		ADDA	R1	Si es, encendemos la bandera R1
01800		CMPA	#\$0E	Comparamos si fue encendida antes
01810		BNE	AW	Si no es va a AW
01820		LDA	\$6907	Si es, Cargamos A con otro dato de la pila
01830		CMPA	#\$0E	Comparamos si es el caracter "N"
01840		LBME	€2	Si no es va a C2
01850		LDY	#\$6908	Si es carga el registro Y con otra direccion
01860		LDA	<b>*</b> \$30	de la pila y enceramos hasta el tope.
01870	A9	STA	, Y+	
01830		CMPY	#\$69FF	
01890		BNE	A9	
01900		LDA	#\$30	Carga el acumulador A con O en ASCII
01910		STA	C5	Enceranos la bandera C5
01920		LBRA	01	Va a 01
01930	AV	CMPA	#\$09	Compara si no es la flecha a la derecha
01940		ENE	A₩	Si no es, va a AW
01950		LDA	, Y	Si es, carga la siguiente posicion de la pila
01960		ADDA	#\$40	y lo muestra en imagen reverso.
01970	AW	LBSR	B2	Llama a subrutina B2
01980		CMPA	#\$53	Compara si es "S"
01990		BNE	AX	Si no es va a AX
02000		SUBA	#\$40	Si es lo muestra en imagen reverso.
02010		STA	\$4BF	
02020		STA	, Y+	y lo guarda en la pila
02030		LBRA	BA	Va a EA
02040	AX	CMPA .	#\$4E	Compara si es "NO"
02050		BNE	AY	Si no es va a AY
02060		SUBA	#\$40	Si es lo nuestra en imagen reverso
02070		STA	\$4BF	and the state of t
02080		STA	, Y+	y lo quarda en la pila
02090		LBRA	BA	Va a BA
02100	AY	CMPA	#\$3F	Compara si es mayor a 9 em ASCII
02110		REE	AZ	Si es va a AZ
02120		ADDA	#\$40	Si no es lo muestra en imagen reverso
		TAKE B.		*

02130	AZ	STA	\$4BF	
02140	HL	LBSR	E2	Llama a la subrutina E2
00215		LERA	AU	Va a AU
02160	DA	LDX	#\$51E	
	BA			Carga el registro X con la dirección 51E Carga el acumulador A con la siguiente
02170	BB	LDA	, Y	
02180		ADDA	#\$40	posicion de la pila y lo muestra en imagen
02190	20	STA	, X	reverso.
02200	BC	JSR	[POLCAT]	Recibe un caracter desde teclado
02210		REO	BC	
02220		CMPA	#\$0D	comparance si es Enter
02230		BME	BD	Si no es va a BD
02240		ADDA	R1	Si es, encendemos la bandera RI
02250		CNPA	#\$0E	Comparamos si fue encendida antes
02260		BNE	BE	Si no es va a BE
02270		LDA	\$6907	Si es, Cargamos A con otro dato de la pila
02280		CMPA	#\$0E	Comparados si es el caracter "N"
02290		LBNE	C2	Si no es va a C2
02300		LDY	#\$6908	Si es carga el registro Y con otra direccion
02310		LDA	<b>#</b> \$30	de la pila y enceramos hasta el tope.
02320	B9	STA	, 44	
02330		CMPY	#\$69FF	
02340		BNE	B9 #\$30	Carga el acumulador A con O en ASCII
02350 02360		LDA STA	£\$30 C5	Enceranes la bandera C5
02350		LBRA	01	Va a DI
02370	BD	CMPA	#\$09	
02390	DIJ	BNE	BE	Compara si no es la flecha a la derecha Si no es, va a BE
02370		LDA		Si es, carga la siguiente posicion de la pila
02410	BE	LBSR	,Y B2	Llama a subrutina #2
02420	D.L.	CMPA	<b>\$\$08</b>	Compara si es la flecha a la izquierda
02430		BNE	B6	Si no es va a BG
02440		LDA	, Y	Si es carga el acumulador A con el dato de la
02450		STA	, x	pila y lo muestra en la direccion dada por X
02460		LEAY	-1,Y	Restamos 1 al apuntador de la pila
02470		LEAX	-1,X	Restamos i al apuntador de pantalla
02480		CMPX	#\$51E	nestados i di apaneasor de panearia
02490		BEQ	88	*
02500		LBRA	AS	Va a AS
02510	BF	STY	Y2	Guarda el apuntador Y temporalmente en Y2
02520	2.	STX	X1	Guarda el apuntador X temporalmente en XI
02530		LBSR	E5	Llama a E5
02540		LBRA	BC	Va a EC
02550	BG	CMFA	#\$2F	Compara si es menor a 0 en ASCII
02560		BLE	BF	Si es va a BF
02570	40	CMPA	#\$3A	Si no es compara si es mayor a 9 en ASCII
02580		BGE	BF	Si es va EF
02590		STA	, Y+	Si no es guarda el acumulador A en la pila
02600		STA	, X +	y lo muestra en la pantalla
02610		CMPX	<b>#</b> \$520	· · · · · · · · · · · · · · · · · · ·
02620		BNE	BB	
02630	BH	LDX	#\$55E	
02640	BI	LDA	, Y	Carga el acumulador A con la siguiente
02650		ADDA	<b>#</b> \$40	posicion de la pila y lo muestra en imagen
02660		STA	, X	reverso.
02670	BJ	JSR	[POLCAT]	Recibe un caracter desde teclado

02750         CMA         \$50E         Comparanos si es el caracter "N"           02760         LBNE         C2         Si no es va a C2           02770         LDY         \$\$690B         Si es carga el registro Y con otra dire           02780         LDA         \$\$30         de la pila y enceramos hasta el tope.           02790         Z9         STA         ,Y+           02800         CMPY         \$\$59FF           02810         BNE         Z9           02820         LDA         \$\$30         Carga el acumulador A con 0 en ASCII           02830         STA         C5         Enceramos la bandera C5           02840         LBRA         01         Va a 01           02850         BK         CMPA         \$\$09         Compara si no es la flecha a la derecha           02860         BNE         BL         Si no es, va a BL           02870         LDA         ,Y         Si es, carga la siguiente posicion de l           02890         CMPA         \$\$08         Compara si es la flecha a la izquierda           02900         BNE         BN         Si no es va a BN           02910         LDA         ,Y         Si es carga el acumulador A con el dato					
O270	02680		BEQ	ВЈ	
O2710					· ·
O2770					
O2730					· ·
O2740	02720		CNPA	#\$0E	Comparamos si fue encendida antes
02750         CYTA         \$50E         Copparamos si es el caracter "N"           02760         LBRE         C2         Si no es va a C2           02770         LDV         \$4509         Si es carga el registro Y con otra dire de la pila y enceramos hasta el tope.           02770         79         STA         ,Y+           02800         DME         19           02800         DME         19           02800         DME         19           02820         LDA         \$4509F           02830         STA         C5         Enceramos la bandera C5           02830         STA         C5         Enceramos la bandera C5           02840         LBRA         01         Va a 01           02850         PK         CMPA         \$509         Compara si no es la flecha a la derecha           02860         BNE         BL         LBSR         B2         Llama a subrutina B2           02870         LDA         ,Y         Si es, carga el acumulador A con el dato           02890         BL         LBSR         B2         Llama a subrutina B2           02890         BNE         BN         Si no es va a BN           02930         LBA         ,X         p	02730		BNE		Si no es va a BL
02760					Si es, Cargamos A con otro dato de la pila
O2770	02750		CKUU	#\$0E	Comparanos si es el caracter "N"
O2780	02760		LBNE	C2	Si no es va a C2
OZP70			LDY	#\$6908	Si es carga el registro Y con otra direccion
OZBOO	02780		LDA	#\$30	de la pila y enceramos hasta el tope.
O2810		19			
02820         LDA         \$\$30         Carga el acumulador A con 0 en ASCII           02830         STA         C5         Enceramos la bandera C5           02840         LBRA         01         Va a 01           02850         PK         CMPA         \$109         Compara si no es la flecha a la derecha           02860         BNE         BL         Si no es, va a BL           02870         LDA         ,Y         Si es, carga la siquiente posicion de la           02880         BL         LBSR         B2         Llama a subrutina B2           02890         CMPA         \$608         Compara si es la flecha a la izquisrda           02900         BNE         BN         Si no es va a BN           02910         LDA         ,Y         Si es carga el acumulador A con el dato           02920         STA         ,X         pila y lo muestra en la dirección data           02930         LEAX         -1,X         Restamos I al apuntador A con el dato           02940         LEAX         -1,X         Restamos I al apuntador de la pila           02950         DEX         \$\$55E           02970         BS         BS         Va a EB           02970         LBX         \$\$15F	02800		CMPY	#\$69FF	
02830         STA         C5         Enceramos la bandera C5           02840         LBRA         01         Va a 01           02850         BK         CMPA         \$109         Coepara si no es la flecha a la derecha 02860           02860         BL         SINE         BL         Si no es, va a BL           02870         LDA         ,Y         Si es, carga la siguiente posicion de la 02870           02890         CMPA         \$108         Coepara si es la flecha a la izquierda           02900         BNE         BN         Si no es va a BM           02910         LDA         ,Y         Si es carga el acusulador A con el dato           02920         STA         ,X         pila y lo muestra en la dirección dada           02920         STA         ,X         pila y lo muestra en la dirección dada           02920         LEAX         -1,X         Restamos I al apuntador A con el dato           02930         LEAX         -1,X         Restamos I al apuntador de pantalla           02940         LEAX         -1,X         Restamos I al apuntador Y temporalmente en           02950         CMPX         \$\$51F           02940         LBRA         BB         Va a EB           02970         LDX	02810		BNE	19	
02840         LBRA         01         Va a 01           02850         PK         CMPA         #109         Compara si no es la flecha a la derecha 02860           02860         BNE         BL         Si no es, va a BL           02870         LDA         Y         Si es, carga la siguiente posicion de 1           02880         BL         LBSR         B2         Llama a subrutina B2           02890         CMPA         #108         Compara si es la flecha a la izquierda           02900         BRE         BN         Si no es va a BN           02910         LDA         ,Y         Si es carga el acumulador A con el dato           02920         STA         ,X         pila y lo muestra en la dirección dada           02930         LERY         -1,Y         Restamos I al apuntador A con el dato           02930         LERY         -1,X         Restamos I al apuntador de la pila           02940         LERY         -1,X         Restamos I al apuntador de la pila           02950         CMPX         #\$55E           02960         BEO         BI           02970         LDX         #\$51F           02990         BM         STY         Y2         Guarda el apuntador X temporalmente en <td>02820</td> <td></td> <td>LDA</td> <td>#\$30</td> <td>Carga el acumulador A con O en ASCII</td>	02820		LDA	#\$30	Carga el acumulador A con O en ASCII
02850         PK         CMPA         \$509         Compara si no es la flecha a la derecha           02860         BNE         BL         Si no es, va a BL           02870         LDA         ,Y         Si es, carga la siguiente posicion de l           02880         BL         LBSR         B2         Llama a subrutina B2           02890         CMPA         \$108         Compara si es la flecha a la izquisrda           02900         BNE         BN         Si no es va a BN           02910         LDA         ,Y         Si es carga el acumulador A con el dato           02920         STA         ,X         pila y lo muestra en la direccion dato           02930         LEAY         -1,X         Restamos I al apuntador de la pila           02940         LEAX         -1,X         Restamos I al apuntador de pantalla           02950         CMPX         \$155E           02970         LDX         \$151F           02970         LDX         \$151F           02970         BM         SIY         Y2         Guarda el apuntador Y temporalmente en           03010         LBSR         E5         Llama a E5           03020         LBRA         BJ         Ya a BI           03030<	02830		STA	C5	Enceramos la bandera C5
02860         BNE         BL         Si no es, va a BL           02870         LDA         ,Y         Si es, carga la siquiente posicion de la compana si es la flecha a la izquierda           02890         CMPA         #\$08         Compana si es la flecha a la izquierda           02900         BNE         BN         Si no es va a BN           02910         LDA         ,Y         Si es carga el acumulador A con el dato           02920         STA         ,X         pila y lo muestra en la dirección dada           02930         LEAY         -1,Y         Restamos I al apuntador de la pila           02940         LEAX         -1,X         Restamos I al apuntador de pantalla           02950         DEG         BI           02970         LDX         #\$51F           02980         LBRA         BB         Va a FB           02970         LBX         #\$51F           02990         BM         STY         Y2         Guarda el apuntador X temporalmente en           03000         STX         X1         Guarda el apuntador X temporalmente en           03010         LBSR         E5         Llama a E5           03020         LBRA         BJ         Va a BJ           03040         BLE<	02840		LBRA	01	Va a 01
02870 LDA ,Y Si es, carga la siguiente posicion de l 02880 BL LBSR B2 Llama a subrutina B2 02890 CMFA #\$08 Compara si es la flecha a la izquierda 02900 BNE BN Si no es va a BN 02910 LDA ,Y Si es carga el acumulador A con el dato 02920 STA ,X pila y lo muestra en la direccion dada 02930 LEAY -1,Y Restamos I al apuntador de la pila 02940 LEAX -1,X Restamos I al apuntador de pantalla 02950 CMFX #\$55E 02960 BEB BI 02970 LDX #\$51F 02980 LBRA BB Va a EB 02990 BM STY Y2 Guarda el apuntador Y temporalmente en 03000 STX XI Buarda el apuntador X temporalmente en 03000 STX XI Buarda el apuntador X temporalmente en 03010 LBSR E5 Llama a ES 03020 LBRA BJ Va a BJ 03030 BN CMFA #\$5F Compara si es menor a 0 en ASCII 03040 BLE BN Si es va BM 03050 CMFA #\$5A Si no es compara si es mayor a 9 en ASC 03060 STA ,X+ y lo muestra en la pantalla 03070 STA ,X+ y lo muestra en la pantalla 03090 CMFX #\$560 03110 BD LDX #\$59E 03120 BP LDA ,Y Carga el acumulador A con la siguiente 03130 ADDA #\$440 posicion de la pila y lo muestra en iso 03140 STA ,X reverso. 03150 BB DA STA ,X reverso. 03160 BB BB SI no es va a BR 03170 CMFA #\$00 comparamos si es Enter 03180 BB BR Si no es va a BR 03190 ADDA R1 Si no es va a BR 03190 ADDA R1 Si no es va a BR 03190 ADDA R1 Si no es va a BR 03190 ADDA R1 Si no es va a BR 03190 ADDA R1 Si no es va a BR 03190 ADDA R1 Si es, encendemos la bandera R1 03200 CMFA #\$00 Comparamos si fue encendida antes 03210 BNE BS Si no es va a BS	02850	BK	CMPA	#\$09	Compara si no es la flecha a la derecha
02880         BL         LBSR         B2         Llama a subrutina B2           02890         CMPA         #\$08         Compara si es la flecha a la izquierda           02900         BNE         BN         Si no es va a BM           02910         LDA         ,Y         Si es carga el acusulador A con el dato           02920         STA         ,X         pila y lo questra en la dirección dada           02930         LEAY         -1,Y         Restamos i al apuntador de la pila           02940         LEAX         -1,X         Restamos i al apuntador de pantalla           02950         CMPX         #\$55E           02960         BED         BI           02970         LDX         #\$51F           02970         LBX         #\$51F           02970         LBX         BB         Va a BB           02970         LBX         #\$51F           02970         BM         STY         Y2         Guarda el apuntador Y temporalmente en           03000         STX         X1         Buarda el apuntador Y temporalmente en           03010         LBSR         E5         Llama a ES           03020         LBRA         BJ         Va a BJ           03030	02860		BNE	BL	Si no es, va a BL
OZB90	02870		LDA	, Υ	Si es, carga la siguiente posicion de la pila
D2900	02880	BL	LBSR	B2	Llama a subrutina 82
02910         LDA         ,Y         Si es carga el acumulador A con el dato           02920         STA         ,X         pila y lo muestra en la dirección dada           02930         LERY         -1,Y         Restamos i al apuntador de la pila           02940         LEAX         -1,X         Restamos i al apuntador de pantalla           02950         CMPX         #\$55E           02960         BEG         BI           02970         LDX         #\$51F           02980         LBRA         BB         Va a BB           02970         LBRA         BB         Va a BB           02990         BM         STY         Y2         Guarda el apuntador X temporalmente en           03000         STX         X1         Buarda el apuntador X temporalmente en           03010         LBSR         E5         Llama a E5           03020         LBRA         BJ         Va a BJ           03030         BN         CMPA         #\$5F         Compara si es menor a 0 en ASCII           03040         BLE         BM         Si es va a BM           03050         CMPA         #\$3A         Si no es compara si es mayor a 9 en ASC           03060         STA         ,X+	02890		CMPA	#\$08	Compara si es la flecha a la izquierda
02920         STA         ,X         pila y lo muestra en la direccion dada           02930         LEAY         -1,Y         Restamos 1 al apuntador de la pila           02940         LEAX         -1,X         Restamos 1 al apuntador de la pila           02950         CMPX         #\$55E           02960         BEG         BI           02970         LDX         #\$51F           02970         LBRA         BB         Va a FB           02970         LBRA         BB         Va a FB           02970         BM         STY         Y2         Guarda el apuntador Y temporalmente en           03000         STX         X1         Buarda el apuntador Y temporalmente en           03010         LBSR         E5         Llama a E5           03010         LBSR         E5         Llama a E5           03020         LBRA         BJ         Va a BJ           03040         BLE         BM         Si es va a BM           03050         CMPA         #\$3A         Si no es compara si es mayor a 9 en ASC           03060         BGE         BM         Si es va a BM           03070         STA         ,X+         y lo muestra en la pantalla           030	02900		BME	BN	Si no es va a BN
Description   Carry   Carry   Restamos 1 al apuntador de la pila	02910		LDA	, Y	Si es carga el acumulador A con el dato de la
O2940	02920		STA	, χ	pila y lo muestra en la dirección dada por X
02950         CMPX         \$\$55E           02960         BEB         BI           02970         LDX         \$\$51F           02980         LBRA         BB         ValarB           02990         BM         STY         Y2         Guarda el apuntador Y temporalmente en           03000         STX         X1         Guarda el apuntador X temporalmente en           03010         LBSR         E5         Llama a E5           03020         LBRA         BJ         Vala BJ           03030         BN         CMPA         \$\$2F         Compara si es menor a 0 en ASCII           03040         BLE         BM         Si es vala BM           03050         CMPA         \$\$3A         Si no es compara si es mayor a 9 en ASCII           03060         BGE         BM         Si es vala BM           03070         STA         ,Y+         Si no es compara si es mayor a 9 en ASCII           03090         STA         ,Y+         Si no es quarda el acumulador A en la p           03100         BNE         BI           03110         BD         LDX         \$\$59E           03120         BP         LDA         ,Y         Carga el acumulador A con la siguiente	02930		LEAY		
02950         CMPX         #\$55E           02960         BEB         BI           02970         LDX         #\$51F           02980         LBRA         BB         Valain           02990         BM         STY         Y2         Guarda el apuntador Y teaporalmente en           03000         STX         X1         Buarda el apuntador Y teaporalmente en           03010         LBSR         E5         Llama a E5           03020         LBRA         BJ         Vala BJ           03020         LBRA         BJ         Vala BJ           03040         BLE         BM         Siles vala BM           03050         CMPA         #\$3A         Silno es compara si es mayor a 9 en ASC           03040         BGE         BM         Siles vala BM           03040         BGE         BM         Siles vala           03040         BGE         BM         Siles vala           03070         STA         ,Y+         Silno es guarda el acumulador A en la pla pla           03100         BNE         BI         BI           03110         BD         LDX         #\$59E           03120         BP         LDA         ,Y <t< td=""><td>02940</td><td></td><td>LEAK</td><td></td><td></td></t<>	02940		LEAK		
C2970	02950		CMPX		·
Description   Comparation	02960		BEQ	BI	
02990         BM         STY         Y2         Guarda el apuntador Y temporalmente en 03000           03010         LBSR         E5         Llama a E5           03020         LBRA         BJ         Va a BJ           03030         BN         CMPA         \$\$2F         Compara si es menor a 0 en ASCII           03040         BLE         BM         Si es va a BM           03050         CMPA         \$\$3A         Si no es compara si es mayor a 9 en ASCII           03060         BGE         BM         Si es va EM           03070         STA         ,Y+         Si no es guarda el acumulador A en la pantalla           03090         CMPX         \$\$560           03110         BD         LDX         \$\$59E           03120         BP         LDA         ,Y         Carga el acumulador A con la siguiente           03130         ADDA         \$\$40         posicion de la pila y lo muestra en ima           03140         STA         ,X         reverso.           03150         BQ         JSR         [POLCAT]         Recibe un caracter desde teclado           03160         BEQ         BQ           03170         CMPA         \$\$0D         comparamos si es Enter	02970		LDX	#\$51F	*
02990         BM         STY         Y2         Guarda el apuntador Y temporalmente en 03000           03000         STX         X1         Guarda el apuntador X temporalmente en 03010           03010         LBSR         E5         Llama a E5           03020         LBRA         BJ         Va a BJ           03030         BN         CMPA         \$\$2F         Compara si es menor a 0 en ASCII           03040         BLE         BM         Si es va a BM           03050         CMPA         \$\$3A         Si no es compara si es mayor a 9 en ASCII           03060         BGE         BM         Si es va EM           03070         STA         ,Y+         Si no es guarda el acumulador A en la pantalla           03090         CMPX         \$\$560           03100         BNE         BI           03110         BD         LDX         \$\$59E           03120         BP         LDA         ,Y         Carga el acumulador A con la siguiente           03130         ADDA         \$\$40         posicion de la pila y lo muestra en ima           03140         STA         ,X         reverso.           03150         BQ         JSR         [POLCAT]         Recibe un caracter desde teclado	02980		LBRA	BB	Va a PB
03000	02990	BM	STY		Guarda el apuntador Y temporalmente en Y2
O3010					
D3020					
03030					
O3040		BN			
O3050 CMPA #\$3A Si no es compara si es mayor a 9 en ASC O3060 B6E BM Si es va BM O3070 STA ,Y+ Si no es guarda el acumulador A en la p O3080 STA ,X+ y lo muestra en la pantalla O3090 CMPX #\$560 O3100 BNE BI O3110 BD LDX #\$59E O3120 BP LDA ,Y Carga el acumulador A con la siguiente O3130 ADDA #\$40 posicion de la pila y lo muestra en isa O3140 STA ,X reverso. O3150 B9 JSR [POLCAT] Recibe un caracter desde teclado O3160 BEQ BQ O3170 CMPA #\$0D comparamos si es Enter O3180 BNE BR Si no es va a BR O3190 ADDA R1 Si es, encendemos la bandera R1 O3200 CMPA #\$0E Comparamos si fue encendida antes O3210 BNE BS Si no es va a BS					
03040         B6E         BM         Si es va BM           03070         STA         ,Y+         Si no es guarda el acumulador A en la parte pa					
03070         STA         ,Y+         Si no es guarda el acumulador A en la p           03080         STA         ,X+         y lo muestra en la pantalla           03090         CMPX         #\$560           03100         BNE         BI           03110         BD         LDX         #\$59E           03120         BP         LDA         ,Y         Carga el acumulador A con la siguiente           03130         ADDA         #\$40         posicion de la pila y lo muestra en ina           03140         STA         ,X         reverso.           03150         BQ         JSR         [POLCAT]         Recibe un caracter desde teclado           03160         BEQ         BQ           03170         CMPA         #\$0D         comparamos si es Enter           03180         BNE         BR         Si no es va a BR           03190         ADDA         R1         Si es, encendemos la bardera R1           03200         CMPA         #\$0E         Comparamos si fue encendida antes           03210         BNE         BS         Si no es va a BS					
03080         STA         ,X+         y lo muestra en la pantalla           03090         CMPX         #\$560           03100         BNE         BI           03110         BD         LDX         #\$59E           03120         BP         LDA         ,Y         Carga el acumulador A con la siguiente           03130         ADDA         #\$40         posicion de la pila y lo muestra en ima           03140         STA         ,X         reverso.           03150         BQ         JSR         [POLCAT]         Recibe un caracter desde teclado           03160         BEQ         BQ           03170         CMPA         #\$0D         comparamos si es Enter           03180         BNE         BR         Si no es va a BR           03190         ADDA         R1         Si es, encendemos la bardera R1           03200         CMPA         #\$0E         Comparamos si fue encendida antes           03210         BNE         BS         Si no es va a BS					
03090					
03100         BNE         BI           03110         BD         LDX         #\$59E           03120         BP         LDA         ,Y         Carga el acumulador A con la siguiente           03130         ADDA         #\$40         posicion de la pila y lo muestra en isa           03140         STA         ,X         reverso.           03150         BQ         JSR         [POLCAT]         Recibe un caracter desde teclado           03160         BEQ         BQ           03170         CMPA         #\$0D         comparamos si es Enter           03180         BNE         BR         Si no es va a BR           03190         ADDA         R1         Si es, encendemos la bandera R1           03200         CMPA         #\$0E         Comparamos si fue encendida antes           03210         BNE         BS         Si no es va a BS					7
03110         BD         LDX         #\$59E           03120         BP         LDA         ,Y         Carga el acumulador A con la siguiente           03130         ADDA         #\$40         posicion de la pila y lo muestra en isa           03140         STA         ,X         reverso.           03150         BB         JSR         LPOLCATI         Recibe un caracter desde teclado           03160         BEQ         BQ           03170         CMPA         #\$0D         comparamos si es Enter           03180         BNE         BR         Si no es va a BR           03190         ADDA         R1         Si es, encendemos la bandera R1           03200         CMPA         #\$0E         Comparamos si fue encendida antes           03210         BNE         BS         Si no es va a BS					
O3120 BP LDA ,Y Carga el acumulador A con la siguiente O3130 ADDA #\$40 posicion de la pila y lo muestra en isa O3140 STA ,X reverso. O3150 BB JSR [POLCAT] Recibe un caracter desde teclado O3160 BEQ BQ O3170 CMPA #\$0D comparamos si es Enter O3180 BNE BR Si no es va a BR O3190 ADDA R1 Si es, encendemos la bandera R1 O3200 CMPA #\$0E Comparamos si fue encendida antes O3210 BNE BS Si no es va a BS		BO			
O3130 ADDA #\$40 posicion de la pila y lo muestra en isa O3140 STA ,X reverso. O3150 BB JSR [POLCAT] Recibe un caracter desde teclado O3160 BEQ BQ O3170 CMPA #\$0D comparamos si es Enter O3180 BNE BR Si no es va a BR O3190 ADDA R1 Si es, encendemos la bandera R1 O3200 CMPA #\$0E Comparamos si fue encendida antes O3210 BNE BS Si no es va a BS					Caroa el acumulador A con la siguiente
03140 STA ,X reverso. 03150 B9 JSR [POLCAT] Recibe un caracter desde teclado 03160 BEQ BQ 03170 CMPA #\$0D comparamos si es Enter 03180 BNE BR Si no es va a BR 03190 ADDA R1 Si es, encendemos la bardera R1 03200 CMPA #\$0E Comparamos si fue encendida antes 03210 BNE BS Si no es va a BS				100000000000000000000000000000000000000	
O3150 B9 JSR [POLCAT] Recibe un caracter desde teclado O3160 BEQ BQ O3170 CMPA #\$0D comparamos si es Enter O3180 BNE BR Si no es va a BR O3190 ABDA R1 Si es, encendemos la bandera R1 O3200 CMPA #\$0E Comparamos si fue encendida antes O3210 BNE BS Si no es va a BS					
03160 BEQ BQ 03170 CMPA #\$0D comparamos si es Enter 03180 BNE BR Si no es va a BR 03190 ABDA R1 Si es, encendenos la bandera R1 03200 CMPA #\$0E Comparamos si fue encendida antes 03210 BNE BS Si no es va a BS		88		•	
03170 CMPA #\$00 comparamos si es Enter 03180 BNE BR Si no es va a BR 03190 ADDA R1 Si es, encendemos la bandera R1 03200 CMPA #\$0E Comparamos si fue encendida antes 03210 BNE BS Si no es va a BS					
03180 BNE BR Si no es va a BR 03190 ADDA R1 Si es, encendenos la bandera R1 03200 CMPA #\$0E Comparamos si fue encendida antes 03210 BNE BS Si no es va a BS					comparamos si es Enter
03190 ABDA R1 Siles, encendemos la bandera R1 03200 CMPA #\$0E Comparamos si fue encendida antes 03210 BNE BS Silno es vala BS					
03200 CMPA #\$0E Comparanos si fue encendida antes 03210 BNE BS Si no es va a BS					
03210 BNE BS Sinces vala BS					
					·
Total and an analysis of the sales of the sa					
	0.00		L-411	+0.701	er and on demand a competition one of the bire

03230		CMPA .	#\$0E	Comparamos si es el caracter "N"
03240	•	LBNE .	C2	Si no es va a C2
00325		LDY	#\$690B	Si es carga el registro Y con otra direccion
03260		LDA	#\$30	de la pila y enceramos hasta el tope.
03270	19	STA	,Y+	de la pira y enteranos nasta el tope.
	K 7	CMPY	#\$69FF	
03280				
03290		BNE	X9	C\\\ \ ACCII
03300		ŁDA	<b>#\$</b> 30	Carga el acumulador A con O en ASCII
03310		STA	C5	Enceranos la bandera C5
03370		LBRA	01	Va a 01
03330	BR	CMPA	#\$09	Compara si no es la flecha a la derecha
03340		BNE	BS	Si no es, va a BS
03350		LDA	, Y	Si es, carga la siguiente posicion de la pila
03360	BS	LBSR	B2	llama a subrutina B2
03370		CKPA	#\$0B	Compara si es la flecha a la izquierda
03380		BME	BU	Si no es va a BU
03390		LDA	, Y	Si es carga el acumulador A con el dato de la
03400		STA	٠, ٢	pila y lo muestra en la direccion dada por X
03410		LEAY	-1,Y	Restamos 1 al apuntador de la pila
03420		LEAX	-1,X	Restamos 1 al apuntador de pantalla
03430		CMPX	#\$59E	,
03440		BEQ	BP	
03450		LDX	#\$55F	
03460		LBRA	BI	Va a BI
03470	BT	STY	Y2	Guarda el apuntador Y temporalmente en Y2
03480		STX	X 1	Guarda el apuntador X temporalmente en X1
03490		LBSR	E5	Liana a E5
03500		LBRA	BQ	Va a B9
03510	BU	CMPA	#\$2F	Compara si es menor a 0 en ASCII
03520		BLE	BT	Si es va a BT
03530		CMPA	#\$3A	Si no es compara si es mayor a 9 en ASCII
03540		BGE	BŢ	Si es va BT
03550		STA	, X+	Si no es guarda el acumulador A en la pila
03560		STA	, Y+	y lo muestra en la pantalla
03570		CMPX	#\$5A0	,
03580		BNE	BP	
03590		LDB	<b>#</b> \$35	6
03600		STB	N1	-
03610		LDA	, Y	Carga el acumulador A con la siguiente
03620		ADDA	<b>\$</b> \$40	posicion de la pila y lo muestra en imagen
03630	BV	STA	\$5DF	reverso.
03640	BW	JSR	[POLCAT]	Recibe un caracter desde teclado
03650		BEQ	BW	neerbe un caracter desde teerbob
03660		CMPA	#\$0D	comparamos si es Enter
03670		BNE	BX	Si no es va a PX
03680		ADDA	R1	Si es, encendemos la bandera Ri
03690		CMPA	#\$0E	Comparamos si fue encendida antes
03700		BNE	BY	Si no es va a BY
03710		LDA	\$6907	Si es, Cargamos A con otro dato de la pila
03710		CMPA	#\$0E	Comparamos si es el caracter "N"
03730		LBNE	C2 .	Si no es va a C2
03740		LDY	<b>\$</b> \$6908	Si es carga el registro Y con otra direccion
03750		LDA	#\$5708	de la pila y enceramos hasta el tope.
03750	19	STA		oe ia pila y enteranos nasta el tope.
03770	1.7	CMPY	,Y+ #\$69FF	
03/10		Line I	840755	

03780		BNE	19	
03790		LDA	#\$30	Carga el acumulador A con O en ASCII
00380		STA	C5	Enceramos la bandera C5
03810		LBRA	01	Va a 01
03820	BX	CMPA	#\$09	Compara si no es la flecha a la derecha
03830	£- N	BNE	BY	Si no es, va a BY
03840		LDA	,γ	Si es, carga la siguiente posicion de la pila
03850		ADDA	#\$40	at es, corga la significa posicion de la pire
03860	BY	CMPA	#\$0B	Compara si es la flecha a la izquierda
03870	51	BNE	BZ	Si no es va a BZ
03880		LDA	, Y	Si es carga el acumulador A con el dato de la
03890		STA	\$5DF	pila y lo muestra en la dirección SDF
03900		LEAY	-1,Y	Restamos 1 al apuntador de la pila
03910		LDX	#\$59F	Cargamos el apuntador de pantalla con 59F
03720		LBRA	BP	Va a BP
03930	87	LBSR	B2	Llama a la subrutina B2
03730	DL	CMPA	#\$53	Compara si es "Y"
03950		BNE	CD	Si no es va a CD
03960		SUBA	#\$40	Si es lo auestra en imagen reverso en 5DF
03970				SI es lo muestra en imagen reverso en sur
		STA	\$5DF	Cuarda el agueulador A en la eila
03980		STA	, Y+	Guarda el acumulador A en la pila
03990		LDA	#\$60	8
04000	0.0	STA	\$5FF	Recibe un caracter desde teclado
04010	CA	JSR	[POLCAT]	MACTINE ON CALACTEL DESCRIPTION
04020		BED	CA	Passes at as 1s flooks a la inquienda
04030		CMPA	#\$0B	Compara si es la flecha a la izquierda
04040		BNE	CB	Si no es va a CB
04050		LDA STA	#\$20 \$5FF	Si es cambiamos el color del cursor y lo ponemos en SFF
04050 04070		LPA		Cargamos el acumulador A con el contenido
		ADDA	,-Y #\$40	de una posicion menos de la pila
04080 04090			BV	Va a BV
	CD	LBRA	#\$0D	Comparamos si es Enter
04100	CB	DMPA BNE	CA CA	Si no es va a CA
04110				Si es guardamos el apuntador de la pila en Y0
04120		STY	Y0	
04130	CD	LBRA	C2	Va a C2
04140	CD	CMPA	#\$4E	Comparamos si es "NO"
04150		BNE	C6	Si no es va CS
04160		SUBA	#\$40	Si es lo mostramos en imagen reverso en 5DF
04170		STA	\$5DF	Considerate all assessibility A and In aile
04180		STA	, Y+	Guardamos el acumulador A en la pila
04190		LDA	#\$60	
04200	55	STA	\$5FF	Franks on secondary deads health
04210	£E	JSR	[POLCAT]	Recibe un caracter desde teclado
04220		BED	CE	Conservation to Heater a la territoria
04230	*	CMPA	#\$08	Compara si es la flecha a la izquierda
04240		BNE	CF	Si no es va a CF
04250		EDA CIA	#\$20 #FFF	Si es cambiamos el color del cursor y lo
04260		STA	\$5FF	ponemos en SFF
04270		LDA	,-Y	Cargamos el acumulador A con el contenido
04280		ADDA	#\$40 P//	de una posicion menos de la pila
04290	C.F.	LBRA	BV	Va a BV
04300	CF	CMPA	#\$0D	Comparamos si es Enter
04310		BNE	CE	Si no es va a CE
04320		STY	YO	Si es guardamos el apuntador de la pila en YO

04330		LBRA	01	Va a 01
04340	CG	CMPA	##3F	Comparados si es mayor a 9 ASCII
00435		BGE	СН	Si es va CH
04360		ADDA	#\$40	Si es lo mostramos en imagen reverso en 5DF
04370	CH	STA	\$5DF	
04380	011	LBSR	E2	Llama a la subrutina E2
04390		LBRA	BM	Va a BW
04400	E2	STY	Y1	Guarda el apuntador de pila en YI
04410	L 2	LDÝ	₩E6	Carga el registro Y con la direccion del men-
04410		LDX	#\$5E1	saje E6, y el apuntador de pantalla con SEI
04420	13	LDA	,Y+	y lo muestra.
04440	C s	LBSR	SS	y to suestra.
04450		STA		
		CKPX	,X+ #\$5F8	
04460				
04470		BNE	CI	Casaa al cauculadas A san Ni
04430		LDA	N1 \$5F1	Carga el acumulador A con N1
04490		STA		y lo muestra en 5F1
04500		LDY	Y1	Recupera Y la direccion de la pila -
04510		RIS	T: 4	Retorna
04520	C2	LBSR	B1	Llama a la subrutina Bi
04530		LDY	#C7	Carga el registro V con la direccion del men-
04540		FDX	#\$405	saje C7, y el apuntador de pantalla con 405
04550	CJ	LDA	, ¥+	y lo muestra.
04560		LBSR	SS	
04570		STA	, X+	
04580		CMPX	#\$41B	
04590		BNE	CJ	
04600	r.u	FDX	秦\$461	
04610	CK	LDA	, 4+	
04620		LBSR	SS.	·
04630		STA	, X+	
04640		CMPX	#\$480 EK	
04650		BNE	CK	
04660	<b>5</b> )	LDX	#\$4CB	
04670	CL	LDA	, Y+	
04680		LBSR	SS	
04690		STA	, X+	
04700		CMPX	#\$4D4	
04710		BNE	CL **ED/	
04720	CH	LDX	#\$5B6	
04730	EM	LDA	, 4+	
04740		LBSR	SS	
04750		STA	, 1+	
04760		CMPX	#\$58D	*
04770	CN	BNE	CM	Francisco de FE
04780	CN	LDA	C5	Carga el acumulador A con el contenido de C5
04790		ADDA '	#\$40 ##D7	y lo muestra en imagen reverso en 403
04800		STA	\$403 400/0013	Deside we assert deads to be a
04810	CO	JSR	[POLCAT]	Recibe un caracter desde teclado
04820		REQ	00	B
04830		STA	A1	Guarda temporalmente A en la variable A1
04840		LDA	#\$20 ##507	Cambia el color del cursor, y muestra desde
04850	r.o.	LDX	<b>#</b> \$507	507 hasta 51E
04860	CP	STA	, X+	
04870		CMPX	#\$51E	

04880			CP	
04890			A1	Recupera el acumulador A su valor desde Al
04990			#\$0D	Compara si el contenido de A es Enter
04910			Cő	Si no es va a CQ
04920			CS	Va a CS
04930	Cā		#\$08	Compara si es la flecha a la izquierda
04940			CR	Si no es va a CR
04950			CN	Va a CN
04960	CR		#\$09	Compara si es la Flecha a la derecha
04970			CT	Si no es va a CT -
04980	CS		C5	Si es recupera el contenido desde CS
04990	CT		#\$30	Compara si es O ASCII
05000			M11	Si es senor va a MII
05010			#\$39	Compara si es 9 ASCII
05020			M11	Si es mayor va a MII
05030			\$4D3	Muestra el contenido de A en 4D3
05040			C5	Guarda A en C5
05050		INCA		Incrementa en 1 el contenido de A
05060			C6	Guarda A en la variable Có
05070			#\$60	
05080	611		\$5BD	
05090	CA		[PGLCAT]	Recibe un valor desde teclado
05100			CU	December 1 on No Decker 1 to January
05110			#\$0B	Compara si es la flecha a la izquierda
05120			CV A430	Si no es va a CV
05130			#\$20	Cambia el color del cursor
05140			\$5BD	He - CN
05150	CII		EN	Va a CN
05160	CA	EMPA	#\$0D	Compara si es Enter
05170			CU	Si no es va a CU
05180			#\$20 \$5BD	Cambia le color del cursor
05190	ru			Corre al registes V con la dispersion de la
05200 05210	CM	LDY STY	#\$690B YO	Carga el registro Y con la dirección de la pila 6908 y lo guarda temporalmente en YO v
05210			Y3	en Y3.
05230			#\$31	Carga el acumulador B con 1 en ASCII
05240			##31 C4	Buarda el acumulador en C4
05250	CX	LBSR	C3	Llama a la subrutina C3
05260	LX		C4	Recupera el valor desde C4
05270		INCB	L7	Increpenta en 1 el valor de B
05280			C4	Guarda el acumulador B en C4
05290			C6	Compara B con el contenido de C6
05300			CX	SI no es va a CX
05310			YO	Si es guarda el apuntador de pila en YO
05320			01	Va a 91
05330	M11		#\$3F	Compara si el acumulador A es mayor que 9
05340			CY	en ASCII, si es va a CY
05350			#\$40	SI no es lo muestra en imagen reverso en 403
05360	CY		\$4D3	
05370			#\$20	Cambia el color del cursor
05380			\$580	
05390			#M22	Carga el registro Y con la dirección del men-
05400		LDX	<b>\$</b> \$507	saje M22, y el apuntador de pantalla con 507
05410	CZ	LDA	,Y+	Muestra el mensaje en la pantalla, desde la
05420	71F	LESR	SS	la posicion 507

2002				
05430		STA	, X+	
05440	•	CMPX	#\$51E	
05450		ENE	CI	
05460		LBRA	CO	Va a CO
05470	C3	LDY	#CB	Carga el registro Y con la dirección del men-
05480		LDX	<b>*</b> \$520	saje C8 , y el apuntador de pantalla con 520
05490	DA	LDA	, Y+	Muestra el mensaje en la pantalla, desde la
05500		LBSR	SS	la posicion 520
05510		STA	, X +	
05520		CMPX	<b>\$</b> \$539	
05530		BNE	DA	
05540		FDX	#\$542	
05550	DB	LDA	, ۲+	
05560		LBSR	SS	
05570		STA	, X +	
05580		CMPX	<b>*</b> \$555	
05590		BNE	DB	
05600		LDX	#\$564	
05610	DC	LDA	, Y+	
05620		LBSR	SS	
05630		STA	, X+	
05640		CMPX	<b>#</b> \$575	,
05650		BNE	00	
05660		LDX	#\$583	
05670	DE1	LDA	, Y+	
05680		LBSR	SS	
05690		STA	, X+	
05700		CMPX	#\$595 PD4	
05710		BNE	DC1	
05720	**	LDX	#\$5B6	,
05730	DD	LDA	, 4+	
05740		LESR	SS.	
05750		STA	, X+	
05760		CMPX	#\$5BD	
05770		BNE	DD	Cases A see al sistela 5/8 y la susstan an
05780		LDA STA	#\$2F	Carga A con el simbolo "/" y lo muestra en
05790			\$55B	la posicion 558,578 y 598.
05800 05810		STA STA	\$578 \$598	
05820		LDB	≥370 C4	El acumulador B recupera el valor desde C4
05830		STB	\$527	y lo muestra en la pantalla
05840		LDY	¥327	Recupera el apuntador de la pila desde Y3
05850		LDA	, Y +	Muestra la pila desde 5D3
05860		STA	\$53D	nuestra la pira desde ono
05870		LDX	#\$556	
05880	DE	LDA	,Y+	
05890		STA	χ÷	
05900		CMPX	#\$558	
05910		BNE	DE	
05920		LEAX	1,1	
05930	130	LDA	, Y+	
05940		STA	χ+	
05950		CMPX	#\$558	
05960		BNE	DEI	
05970		LDX	#\$576	
		UT-101	committee and	*,

05980		STY	Y3	
05990	DF	LBA	, Y+	
06000		STA	, X +	
06010		CMPX	<b>\$</b> \$578	
06020		BNE	DE	
06030		LEAX	1, X	
06040	DF1	LDA	,Y+	
06050	21.2	STA	, X +	
06060		CMPX	#\$57B	
06070		BNE	DF1	
06080		LDX	#\$596	
06090		STY	A2	
06100	DE2	LDA	, Y+	
06110		STA	, X +	
06120		CMPX	#\$598	
06130		BNE	DE2	
06140		LEAX	1, X	
06150	DF2	LDA	, Y+	× ×
06160		STA	, X+	
06170		CMPX	#\$59B	
06180		BNE	DF2	
06190		STY	Y3	Buarda el apuntador de la pila en Y3
06200	00	LDY	Y0	Recupera el registro Y el valor desde YO
06210	DG	LDA	, Y	Muestra la pila en imagen reverso desde 5D3
05270	00	ABBA	*\$40	thesere in pila en imagen reverso desde sos
06230	DH	STA	\$53D	
06240	DI	JSR	[POLCAT]	Recibe un valor desde el teclado
06250	D1	BEO	DI	Weethe du valor desde et tertado
06260		CMPA	#\$0D	comparamos si es Enter
06270		BNE	DJ	Si no es va a DJ
06280		ADDA	R1	Si es, encendemos la bandera R1
06290		CMPA	#\$0E	Comparamos si fue encendida antes
06300		BNE	DK	Si no es va a DK
06310		LDA	, Y	Si es, Cargamos A con otro dato de la pila
06320		CMPA	#\$30	Comparamos si es el 0 en ASCII
06330		BEQ	DK	Si es va a DK
05340		LEAY	13,Y	Si no es carga el registro Y con otra direccion
06350		STY	Y0	de la pila, y retorna.
06360		RTS		oc la pira, y recornar
06370	DJ	CMPA	#\$09	Compara si no es la flecha a la derecha
09280		BNE	DK	Si no es, ya a DK
06390		LDY	YO	Si es, carga la siguiente posicion de la pila
06400		LDA	, y	pone en imagen reverso y lo guarda en la var-
06410		ADDA	#\$40	riable A1
06420	DK	STA	A1	Trapic ni
06430	D IV	LDA	#\$20	Cambia el color del cursor y lo muestra desde
06440		FDX .	#\$5E7	5E7 hasta SFE
06450	DL	STA	, 1 +	
06460	-	CMPX	#\$5FE	
06470		PNE	DL	
06480		LDA	AI	El acumulador Al recupera su valor desde Al
05490		CMPA	#\$53	Compara si es "Y"
06500		BNE	DM	Si no es va a DM
06510		SUBA	#\$40	si es lo muestra en inagen reverso en 503
06520		STA	\$53D	ST ES TO POLSETA EN Tragen reverso en obs
V-01-V		V-11	1000	

		0.00		
06530		LDY Y		Recupera el apuntador de pila desde YO
06540		BRA . D		Va a DO
06550	DM	CMPA #	\$4E C	ompara si es "N"
06560		LBNE E	3	Sino es va a E3
06570		SUBA #	\$40	Si es lo muestra en imagen reverso en 530
06580		STA \$	53D	
06590		LDY Y	0 !	Recupera el apuntador de pila desde YO
06600				Guarda el acumulador en la pila.
06610				Carga los acumuladores A y B con O ASCII y
06620				To incrementa hasta 13 3n ASCII.
06630	DR	INCB		
06640	D 11		Y+ (	Guarda en la pila el contenido del acumulador
06650			\$30	oddiod en 14 pria er concentos ser dedudados
			N	
06660				Coards at sountains on VA
06670				Suarda el apuntador en YO
08680		RIS		Retorna
06690	DO			Guarda el acumulador en la pila
06700				Carga el apuntador de pantalla con 556
06710				Guarda el apuntador en X5
06720	<b>D</b> δ	1.00		Recupera un nuevo valor de la pila y lo
06730		ADDA #	\$40	nuestra en imagen reverso.
06740		STA ,	X	
06750	DR	JSR [	POLCATI	Recibe un valor desde teclado
06760		BEB D	R	
06770		CMPA #	\$00	comparamos si es Enter
06780		BME D	Τ :	Sino es va a DT
06790		ADDA R	1	Si es, encendemos la bandera RI
06800		CMPA #	\$0E	Comparamos si fue encendida antes
06810		BNE D		Si no es va a BU
06820				Comparamos el apuntador con 556
06830				Si no es va a DS
06840				Si es carga el registro Y con otra direccion
06850				de la pila, guarda en YO y retorna
09890		RTS		or in pira, good an en 10 y recons
06870	DS		\$557	Comparamos el apuntador con 557
08880	20			Si no es va a DS1
06890				Si es carga el registro Y con otra direccion
06900				de la pila, guarda en YO y retorna
			V	be la pila, guarda en to y recorna
06910	nc.	RTS	+E50	Comparamos el acuntador con 559
06920	051			
06930				Si no es va a DSZ
04940				Si es carga el registro Y con otra direccion
06950			10	de la pila, guarda en YO y retorna
06960		RTS		
06970	DS2			Carga el registro Y con otra direccion
04980			0	de la pila, guarda en YO y retorna
06990		RTS		
07000	DT			Compara si A contiene la flecha a la derecha
07010				Si no es va a DU
07020				Si es carga un nuevo valor desde la pila
07030	טם		-	Llama a B2
07040		CMPA #	\$0B	Compara si A contiene la flecha a la izquierda
07050		BNE D		Si no es va a DW
07060		LDA ,	Υ	Si es carga un nuevo valor desde la pila
07070				Lo muestra en la pantalla

07080		LEAY	-1.Y	Regresa una posicion en la pila
07090		CMPX	#\$557	Verifica la posicion en la pantalla
07100		BEG	DUI	
07110		CMPX	#\$55B	
07120		BEQ	DUI	
07130		BRA	DU2	Va a DU2
07140	DU1	LEAX	-2, X	Regresa dos posiciones en la pantalla
07150	201	STX	X6	Guarda el apuntador de pantalla en X6
07160		LDX	X5	Carga el registro apuntador con X5
07170		LEAX	-3,X	Regresa tres posiciones en la pantalla
07180		STX	X5	Guarda el apuntador en X5
07170		LDX	XE	Recupera el apuntador desde X6
07200		BRA	DU3	Va a DU3
07210	DU2	LEAX	-1,X	Regresa una posicion en la pantalla y veri-
07220	DU3	CMPX	#\$555	fica su posicion
07230	203	LBEQ		Tita sa posteton
07240		LBRA	DO DQ	Va a D9
	7.11			
07250	DV	STA	. , 1	Muestra el acumulador en la pantalla
07260		STY	Y2	Guarda el apuntador de pila en Y2
07270		STX	X1	Guarda el apuntador de pantalla en XI
07280		LBSR	E5	Llama a ES
07290	P.11	LBRA	DR	Va a DR
07300	DW	CWEX	#\$556	Verifica la posicion en la pantalla
07310		BNE	DV1	
07320		CMPA	#\$2F	Compara si es manor que 0 en ASCII
07330		BLE	DV	Si es va DV
07340		CMPA	##22	Si no compara si es dayor que 3 en ASCII
07350		BGE	ΒV	Si es va a DV
07360		LBRA	DW1	Si no va a DWI
07370	DVI	CMPX	#\$557	Verifica la posicion en la pantalla
07380		ENE	DV2	
07390		LEAY	-1,Y	Regresa una posicion en la pila
07400		LDB	, Υ	Carga el acumulador B con un dato de la pila
07410		LEAY	1,Y	Carga una nueva posicion de la pila
07420		CMPB	#\$32	Compara con 2 en ASCII
07430		BNE	DA3	Si no es va a DV3
07440		CMPA	##2F	Cospara si es menor que 0 en ASCII
07450		BLE	DΥ	Si es menor va a DV
07460		CMPA	#\$34	Si no compara con 4 en ASCII
07470		BSE	DV	Si es mayor va a DV
07480		LBRA	D₩1	Va a D₩1
07490	DV3	CMPA	#\$2F	Compara si es menor que O en ASCII
07500		PLE	DV	Si es menor va a DV
07510		CMPA	#\$3A	Si no compara con 9 en ASCII
07520		BSE	DV	Si es mayor va a DV
07530		LERA	DW1	Va a DW1
07540	DV2	CMPX	#\$559	Verifica la posicion en la pantalla
07550		BNE	DV4	
07560		CMPA	#\$2F	Compara si es cenor que O en ASCII
07570		BLE	DV	Si es menor va a DV
07590		CMPA	#\$36	Si no compara con 6 en ASCII
07590		BBE	DV	Si es mayor va a DV
07600		LBRA	DWI	Va a DW1
07610	DV4	CMPX	#\$55A	Verifica la posicion en la pantalla
07620		BNE	DW2	

07630		CMPA	#\$2F	Compara si es menor que O en ASCII
07640		BLE	DV	Si es menor va a DV
07650		CMPA	<b>\$\$</b> 3A	Si no compara con 9 en ASCII
07660		LBGE	DV	Si es mayor va a DV
07670	DWI	STA	, X +	Muestra el acumulador en la pantalla
07680		STA	, Y+	Guarda el acumulador en la pila
07690		STX	X.6	Guarda el apuntador de pantalla en Xá
07700		LDX	15	Recupera el valor desde X5
07710		LEAX	2, X	Regresa dos posiciones en la pantalla
07720		CMPX	X.6	Verifica su posicion en la pantalla
07730		BEQ	DW2	
07740		LDX	Х.6	Recupera el apuntador desde X6
07750		CMPX	#\$558	Verifica su posicion en la pantalla
07760		PEQ	DW2	
07770		CMPX	#\$55B	
07780		BEQ	DΧ	
07790		LBRA	DO	Va a CO
07800	DW2	LEAX	1,1	Regresa una posicion en la pantalla
07810		STX	X5	Guarda el apuntador en X5
07820	3.	CMPX	#\$55C	Verifica su posicion en la pantalla
07830		LBNE	DQ	Si no es va a DQ
07840	DX	LDX	#\$576	Carga nuevo valor a apuntador
07850		STX	X5	Guarda el valor en X5
07850	DY	LDA	, Y	Carga el A con nuevo valor desde pila
07870		ADDA	#\$40	Lo muestra en imagen reverso
07880		STA	, χ	,
07890	DZ	JSR	[POLCAT]	Recibe un valor desde el teclado
07900		BEQ	DZ	
07910		CMP'A	#\$0D	comparamos si es Enter
07920		BNE	GB	Si no es va a GB
07930		ADDA	R1	Si es, encendemos la bandera Ri
07940		CMPA	#\$0E	Comparamos si fue encendida antes
07950		BNE	90	Si no es va a GC
07960		CMPX	₫\$576	Comparanos el apuntador con 576
07970		BNE	6A	Si no es va a GA
07980		LEAY	8,Y	Si es carga el registro Y con otra direccion
07990		STY	Y0	de la pila, guarda en YO y retorna
08000		RTS		
08010	GA	CMPX	#\$577	Comparamos el apuntador con 577
08020		BNE	6A1	Si no es va a GA1
08030		LEAY	7.Y	Si es carga el registro Y con otra direccion
08040		STY	YO	de la pila, guarda en YO y retorna
08050		RTS		
08060	6A1	CMPX	#\$579	Comparamos el apuntador con 579
08070		BNE	6A2	Si no es va a GA2
08080		LEAY	6,4	Si es carga el registro Y con otra direccion
08090		STY -	YO	de la pila, guarda en YO y retorna
08100		RTS		
03110	GA2	LEAY	5,Y	Carga el registro Y con otra direccion
03120		STY	YO	de la pila, guarda en YO y retorna
08130		RTS		
08140	GB	CMPA	#\$09	Compara si A contiene la flecha a la derecha
08150		BNE	23	Si no es va a GC
08150		LDA	, Υ	Si es carga un nuevo valor desde la pila
08170	60	LBSR	B2	Llama a B2

08160	)	CHPA	#\$08	Compara si A contiene la flecha a la izquierda
08190	)	BNE	6E	Si no es va a GE
08200		LDA	, Y	Si es carga un nuevo valor desde la pila
08210		STA	, X	Lo muestra en la pantalla
08220		LEAY	-1,Y	Regresa una posicion en la pila
08230		CMPX	#\$579	Verifica la posicion en la pantalla
08240		BEQ	GC1	, vertical to position to to position
08250		CMBX	#\$57B	
08260		REQ	GC1	
08270		BRA	6C2	Va a GC2
. 08280		LEAX	-2, X	Regresa dos posiciones en la pantalla
08230		STX	Х6	Guarda el apuntador de pantalla en X6
08300		LDX	X5	Carga el registro apuntador con %5
08310		LEAX	-3,X	Regresa tres posiciones en la pantalla
08320		STX	X5	Guarda el apuntador en 75
08330		LDX	X6	Recupera el apuntador desde X6
08340		BRA	GC3	Va a GC3
08350		LEAX	-1,X	Regresa una posicion en la pantalla y veri-
08360		CMPX	#\$575	fica su posicion
08370		LBNE	D.A.	Tica so postcion
08380		LDX	#\$55A	
08390		LBRA	D8 #300H	Va a DQ
08400		STA		Muestra el acumulador es la pantalla
08410		STY	, X Y2	Guarda el apuntador de pila en Y2
		STX		Buarda el apuntador de pantalla en X1
09420			X1	
08430		LBSR	E5	Llama a E5
0B440		LBRA	DZ	Va a D7
08450		CMPX	#\$576	Verifica la posicion en la pantalla
08460		BNE	601	C
08470		CMPA	#\$2F	Compara si es menor que 0 en ASCII
09480		BLE	GD	Si es va GD
08490		CMPA	#\$33	Si no compara si es mayor que 3 en ASCII
08500		BGE	GD.	Si es va a SD
08510		LBRA	BE1	Si no va a GE1
08520		CWEX	#\$577	Verifica la posicion en la pantalla
08530		BNE	SD2	
08540		LEAY	-1,Y	Regresa una posicion en la pila
08550		FDB	, Υ	Carga el acumulador B con un dato de la pila
09290		LEAY	1,Y	Carga una nueva posicion de la pila
0B570		CMPB	#\$32	Compara con 2 en ASCII
08580		BNE	6D3	Si no es va a GD3
08590		CMPA	#\$2F	Compara si es menor que 0 en ASCII
08600		BLE	6D	Si es menor va a GD
08610		CNPA	#\$34	Si no compara con 4 en ASCII
08620		BGE	GD	Si es mayor va a GD
08630		LBRA	BE1	Va a 6E1
08640		CMPA	#\$2F	Compara si es menor que 0 en ASCII
08650		BLE	60	Si es menor va a GD
09980		CMPA	#\$3A	Si no compara con 9 en ASCII
08670		BGE	60	Si es mayor va a GD
08980		LBRA	GE 1	Va a GE1
08690		CMPX	#\$579	Verifica la posicion en la pantalla
08700		BNE	6D4	
08710		CMPA	#\$2F	Compara si es menor que 0 en ASCII
08720	)	BLE	GD	Si es cenor va a GD

08730		CMPA	<b>#\$</b> 36	Si no compara con 6 en ASCII
08740		RGE	60	Si es mayor va a GD
08750		LBRA	GE1	Va a GEI
08750	GD4	CMPX	#\$57A	
	604			Verifica la posicion en la pantalla
08770		ENE	SE2	
08780		CMPA	#\$2F	Compara si es menor que 0 en ASCII
0B790		BLE	8D	Si es menor va a GD
08800		CNDA	#\$3A	Si no compara con 9 en ASCII
08810		LBGE	60	Si es mayor va a GD
08820	GE1	STA	, X+	Muestra el acumulador en la pantalla
08830		STA	, Y+	Guarda el acumulador en la pila
08840		STX	16	Guarda el apuntador de pantalla en %6
08850		LDX	X5	Recupera el valor desde X5
08880		LEAX	2, X	Regresa dos posiciones en la pantalla
08870		CMPX	X 6	Verifica su posicion en la pantalla
08880		BEQ	SE2	
08890		FDX	16	Recupera el apuntador desde X6
08900		CMPX	#\$578	Verifica su posicion en la pantalla
03910	r.	BEQ	8E2	
08920		CMPX	#\$57B	
08930		BEQ	653	
08940		LBRA	DY	Va a DY
08950	682	LEAX	1,X	Regresa una posicion en la pantalla
	052			
08960		SIX	X5	Guarda el apuntador en X5
08970		CMPX	#\$57C	Verifica su posicion en la pantalla
08980		LBNE	DY	Si no es va a DY
03990	6E3	LDX	#\$596	Carga nuevo valor a apuntador
09000		STX	X.5	Guarda el valor en X5
09010	GE4	LDA	, Y	Carga el A con nuevo valor desde pila
09020		ADDA	#\$40	Lo muestra en imagen reverso
09030		STA	, χ	•
09040	671	JSR	[POLCAT]	Recibe un valor desde el teclado
09050		BEQ	GZ1	The state of the s
09060		CMPA	#\$0D	comparamos si es Enter
09070		BNE	KB	Si no es va a KB
09080		ADDA	R1	Si es, encendemos la bandera Ri
09090		CNPA	#\$0E	Comparamos si fue encendida antes
09100		BNE	KC	Si no es va a KC
09110		CMPX	#\$596	Comparamos el apuntador con 596
09120		BNE	KA	Si no es va a KA
09130		LEAY	4,Y	Si es carga el registro Y con otra direccion
09140		STY	YO	de la pila, guarda en YO y retorna
09150		RTS		
09160	KA	CMPX	#\$597	Comparamos el apuntador con 597
09170		BNE	KAI	Si no es va a KA1
09180		LEAY	3,Y	Si es carga el registro Y con otra direccion
09190		STY	YO	de la pila, guarda en YO y retorna
09200		RTS	1.0	oc za prze, genoa ch iv y recorna
	VAT		##E00	Consequence of soundarder and EDD
09210	KA1	CMPX	#\$599	Cosparados el apuntador con 599
09220		BNE	KA2	Si no es va a KAZ
09230		LEAY	2, Y	Si es carga el registro Y con otra direccion
09240		STY	Y0	de la pila, guarda en YO y retorna
09250		RTS		
09260	KA2	LEAY	1,Y	Carga el registro Y con otra direccion
09270		STY	YO	de la pila, guarda en YO y retorna

09280		RTS		
09290	KB	CMPA	#\$09	Compara si A contiene la flecha a la derecha
09300		BNE	KC	Si no es va a KC
09310		LDA	, γ	Si es carga un nuevo valor desde la pila
09320	KC	LBSR	B2	Llama a F2
09330	NO	CMPA	#\$0B	Compara si A contiene la flecha a la izquierda
07340		BNE	KE	Si no es va a KE
07340		LDA	, Y	Si es carga un nuevo valor desde la pila
07350		5/A	, X	Lo muestra en la pantalla
09370		LEAY	-1,Y	Regresa una posicion en la pila
09380		CMPX	#\$599	Verifica la posicion en la pantalla
09390		BEQ	KC1	vertited to posicion er in pantalis
07370		CMPX	#\$59B	
		BEQ	KC1	
09410				D VC2
09420	VD4	BRA	KC2	Va a KC2
09430	KC1	LEAX	-2,X	Regresa dos posiciones en la pantalla
09440		STX	Х6	Guarda el apuntador de pantalla en X6
09450		LDX	X5	Carga el registro apuntador con X5
09460	Si .	LEAX	-3,X	Regresa tres posiciones en la pantalla
09470		STX	X5	Guarda el apuntador en X5
09480		LDX	Х6	Recupera el apuntador desde X6
09490		BRA	KC3	Va a 1:03
09500	KC2	LEAX	-1,X	Regresa una posicion en la pantalla y veri-
09510	KC3	CMRX	#\$595	fica su posicion
09520		LBNE	6E4	
09530		LDX	#\$57A	
09540		LBRA	DA	Va a DY
09550	KD	STA	, χ	Muestra el acumulador en la pantalla
09560		STY	Y2	Guarda el apuntador de pila en Y2
09570		STX	X 1	Guarda el apuntador de pantalla en XI
09580		LBSR	E5	Llama a E5
09590		LBRA	671	Va a GD1
09600	KE	CMPX	#\$576	Verifica la posicion en la pantalla
09610		BNE	KD1	
09620		CMPA	#\$2F	Compara si es menor que 0 en ASCII
09630		RLE	KD	Si es va KD
09640		CMPA	#\$33	Si no compara si es mayor que 3 en ASCII
09650		REE	KD	Si es va a KD
07660		LBRA	KE1	Si no ya a KE1
09670	KD1	CMPX	<b>8</b> \$597	Verifica la posicion en la pantalla
09680		BNE	KD2	
09690		LEAY	-1,Y	Regresa una posicion en la pila
09700		LDB	, Y	Carga el acumulador E con un dato de la pila
09710		LEAY	1 , Y	Carga una nueva posicion de la pila
09720		CMPB	#\$32	Compara con 2 en ASCII
09730		BNE	KD3	Si no es va a KD3
09740		CMPA -	#\$2F	Compara si es menor que 0 en ASCII
09750		BLE	KD	Si es meror va a KD
09760		CMPA	#\$34	Si no compara con 4 en ASCII
09770		PGE	KD	Si es mayor va a KD
09780		LBRA	KE1	Va a KEI
09790	KD3	CMPA	#\$2F	Compara si es menor que 0 en ASCII
07800		BLE	KD	Si es menor va a KD
09810		CMPA	#\$3A	Si no compara con 9 en ASCII
09820		BGE	KD	Si es mayor va a KD
01010				100

09830		LBRA	KE1	Va a KE1
09840	KD2	CMPX	#\$599	Verifica la posicion en la pantalla
	KD2			verifica la posicion en la pancalla
09850		RNE	KD4	C
09860		CMPA	#\$2F	Compara si es monor que O en ASCII
09870		BLE	KD	Si es menor va a KD
09880		CMPA	#\$36	Si no compara con 6 en ASCII
09890		BGE	KD	Si es mayor va a KD
09900		LBRA	KE!	Va a KE1
09910	KD4	CMPX	#\$59A	Verifica la posicion en la pantalla
09920		BNE	KE2	
. 09930		CMPA	#\$2F	Compara si es menor que O en ASCII
09940		BLE	KD	Si es menor va a KO
07950		CMPA	#\$3A	Si no compara con 9 en ASCII
09960		LBGE	KD	Si es mayor va a FD
09970	KE1	STA	, X+	Muestra el acumulador en la partalla
09980		STA	,Y+	Guarda el acumulador en la pila
09990		SIX	X.6	Guarda el apuntador de pantalla en Xó
10000		LDX	X5	Recupera el valor desde X5
10010		LEAX	2, X	Regresa dos posiciones en la pantalla
10070		CMPX	X6	Verifica su posicion en la pantalla
10030		BEQ	KE2	The second secon
10040		LDX	X6	Recupera el apuntador desde X6
10050		CMPX	#\$598	Verifica su posicion en la pantalla
10060		BEQ	KE2	vertice of posteron en la pantolla
10070		CMPX	<b>#\$</b> 598	
10080		BEQ	KE2	
10090		LERA	SE4	Va a GE4
10100	KE2	LEAK		
	NE Z		1, X	Regresa una posicion en la pantalla
10110		STX	Y.5	Suarda el apuntador en X5
10120		CMPX	<b>\$\$590</b>	Verifica su posicion en la pantalla
10130		LBNE	GE4	Si no es va a GE4
10140		LDA	#\$60	Si es lo muestra en imagen reverso en 580
10150		STA	\$5BD	
10160	6F	JSR	[POLCAT]	Recibe un caracter desde teclado
10170		BEQ	6F	
10180		CMPA	#\$08	Compara si es la flecha a la izquierda
10170		BNE	66	Sino es va a 66
10200		LDA	#\$20	Si es lo muestra en imagen reverso
10210		STA	\$5BD	
10220		LEAY	-1,Y	Cambia el apuntador de pila un posicion mercs
10230		FDX	#\$59A	Cambia el apuntador de pantalla con 59A
10240		LBRA	SE4	Va a 6E4
10250	66	CMPA	#\$00	Compara si es enter
10260		BNE	GF	Si no es va a GF
10270		LDA	#\$20	Si es cambia el color del cursor en 580
10280		STA	\$5BD	
10270		STY	YO	Guarda el apuntador de pila en YO
10300		RTS		Retorna
10310	E3	CMPA	#\$3F	Compara si A es mayor que 9 ASCII
10320		BBE	БН	Si es ba a SH
10330		ADDA	#\$40	Si no lo muestra en imagen reverso
10340	BH	STA	\$53D	
10350		LDY	#E7	Carga Y con la direccion del mensaje E7
10360		LDX	#\$5E7	Carga el apuntador de pantalla con 5E7
10370	GI	LDA	,Y+	Muestra el mensaje en la pantalla
			1.	The second of the policies

10380		LBSR	SS		
10390		STA	, X +		
10400		CMPX	#\$5FE		
10410		BNE	61		
10420		LBRA	DI	Va a DI	
10430	10	LBSR	B1	Llama a Bi	
10440		LDY	#02	Carga Y con la direccion del mensaj	e G2
10450		LDX	#\$44C	Carga el apuntador de pantalla con	440
10460	63	LDA	, Y+	Muestra el mensaje en la pantalla	
10470		LBSR	SS		
. 10480		STA	, X +		
10470		CMPX	#\$454		
10500		BNE	GJ		. 1
10510		FDX	#\$46C		1.
10520	GK	LDA -	, Y+		31 151
10530		LBSR	55		3
10540		STA	, X ÷		V PONER V
10550		CHPX	#\$474		land .
10560			6K		Carried .
10570			#\$4A1		mann, correct A
10580	GL	LDA	, Y+		BIBLIOTECA
10590			SS		
10500			, X +		
10610	2		#\$4BC		
10620			GL		
10630			#\$4E1		
10640	GM		, ¥+		
10650			SS		
10660			, X +		
10670			#\$4F4		
10980			GM		
10690			#\$521		
10700	SN		, Y+	*	
10710			SS		
10720			, 1 +		
10730			#\$52A		W W
10740			6N		201118
10750			#\$576		The state of the s
10760	60		, Y+		(8)
10770			SS		2
10780			, χ +		1
10790			#\$57E		1
10800			60		
10810	55		#\$5D5		811
10820	6P		, Y+		
10830			SS .		
10840			, X+		
10850			#\$5DC 6P		
10860				Cashia al calas del accesio de 570	
10870			#\$60 #570	Cambia el color del mensaje en 57D	
10280	co.		\$57D	Oneibe up exerctor deads tooled-	
10890	GØ		[POLCAT]	Recibe un caracter desde teclado	
10900 10910			64 ≢\$3F	Coanges of A se court out a Apolt	
10910			#\$3F 6R	Compara si A es mayor que 9 ASCII Si es va a BR	
10120		DUL	ON.	31 62 48 8 DU	

10930		ADDA	#\$40	Ci on la munches on 570
				Si no lo muestra en 57D
10940	GR	STA	\$570	***************************************
10950		LBSR	B2	Llaga a B2
10960		CNPA	#\$52	Compara si A es "Y" en ASCII
10970		BNE	GT	Si no es va a GT
10980	GS	JSR	[POLCAT]	Si es recibe un caracter desde teclado
10990		BED	GS	
11000		CMPA	#\$0D	Compara si es enter
11010		BNE	BR	Si no es va a GR
11020		LBRA	R2	Si es va a R2
11030	GT	CMPA	#\$4P	Compara si es "I" en ASCII
	01			
11040	511	BNE	SV CATA	Si no es va a GV
11050	GN	JSR	[POLCAT]	Si es recibe un caracter desde teclado
11060		BEG	GU	
11070		CMPA	#\$OD	Compara si es enter
11080		BNE	GR	Si no es va a ER
11090		LBRA	I 1	Si es va a II
11100	64	CMFA	#\$53	Compara si es "R" en ASCII
11110		BNE	6X	Si no es va a EX
11120	BW	JSR	[POLCAT]	Si es recibe un caracter desde teclado
11130		BEQ	6₩	
11140		CMPA	#\$0D	Compara si es enter
11150		BNE	GR	Si no es va a BR
11160		SWI		Si es Sale al prompt
11170	GX.	LDY	#E8	Carga Y con direccion del mensaje EB
11180	07.	LDX	\$\$5E7	Carga apuntado de pantalla con 5E7
11190	GY	LDA	, Y+	Muestra el mensaje en la pantalla
11200	U (	LBSR	SS	intestia et mensaje en la pantalla
11210		STA	, X+	
		CMPX	, ∧ • #\$5F6	
11220				
11230		BNE	GY	H = 00
11240		LBRA	69	Va a GD
11250	R2	LBSR	Bi	Liama a Bi
11260		LDY	#R3	Carga Y con el mensaje R3
11270	0200	LDX	#\$404	Carga el apuntador de pantalla con 404
112B0	61	LDA	, Y+	Muestra el mensaje en la pantalla
11290		LBSR	SS	
11300		STA	, X +	
11310		CMPX	#\$41B	
11320		BNE	67	
11330		LDX	#\$463	
11340	EA	LDA	, Y+	
11350		LBSR	SS	
11360		STA	, X +	
11370		CMPX	#\$470	
11380		BNE	EA	
11390		LDX	#\$4A0	
11400	EB	LDA	, Y+	
11410	-	LBSR	SS	
11420		STA	, X +	
11430		CMPX	#\$4BB	
11440		BNE	EB	
11450		LDX	#\$4BF	
11460		LDA	, Y+	
11470		LBSP	SS	
11770		LDSP	JJ	

11480		STA	, X +	
11490		LDX	#\$4E0	
11500	EC	LDA	, Y+	
11510		LBSR	SS	
11520		STA	, χ +	
11530		CMPX	#\$4F0	
11540		BNE	EC	
11550		LDX	#\$51E	
11560	ED	LUA	,Y+	
11570	LU	LBSR	SS	
11580		STA	, X+	
11590		CMPX	#\$520	
11600		ENE	ED	
11610	EE	LDA	,Y+	
	E.C.		SS	
11620		LBSR		
11630		STA	1 1 +	
11640		CMPX	#\$540	
11650		BNE	EE	
11660		LDX	#\$55E	
11670	EF	LDA	, Y+	
11680		LBSR	55	
11670		STA	, X+	
11700		CMPX	<b>*</b> \$560	
11710		BNS	EF	
11720	ES	LDA	, Y+	
11730		LBSR	SS	
11740		STA	, X +	
11750		CMPX	#\$580	
11760		BNE	E8	
11770		LDX	#\$59E	*
11780	EH	LDA	, Y+	
11770		LBSR	SS	
11800		STA	, <u>Y</u> +	
11810		CMPX	#\$5A0	
11820		BNE	EH	
11830	EI	LDA	, Y+	
11840		LBSR	SS	
11850		STA	, X +	
11860		CMPX	#\$5BE	
11970		BNE	El	
11880		FDX	#\$50F	
11890		LDA	, Y+	
11900		LBSR	SS	
11910		STA	, X +	120
11920		LDX	#\$5FB	
11930	EJ	LDA	, Y+	
11940		LBSR -	SS	
11950		STA	, 1 +	
11960		CMPX	#\$5FF	
11970		BNE	EJ	B. 10
11980		LDA	#\$60	Cambia el color del cursor en 46F
11990	FU	STA	\$46F	B-04
12000	EK	J5R		Recibe un caracter desde teclado
12010		BEO	EK	
12020		STA	A1	Guarda temporalmente A en Al

12030		LDA	#\$20	Cambia el color del cursor en 476
12040		LDX .	#\$476	hasta 47F
12050	EL	STA	, X +	
12060		CMPX	#\$480	
12070		BNE	EL	
12080		LDA	A1	Recupera el contenido do A
12090		CMPA	8\$53	Compara si es "S" en ASCI!
12100		BNE	EM	Si no es va a EM
12110		STA	\$46F	Si es muestra en 46F y
12120		SWI	4401	Sale
12130	EM	CMPA	#\$4E	Compara si no es "N" en ASCII
12140	Lii	BNE	EN	Sind es va a EN
12150		SUPA	#\$40	Si es lo muestra en imagen reverso en 46F
12160		STA	\$46F	St es to adesti a en tragen reverso en 401
12170		LDA	#\$1	Carna acumulados eso 1
		STA	R1	Carga acumulador con 1 Guarda A en R1
12180 12190		LBRA	A0	Va a AO
	EN			
12200	EN		. #13F	Compara si A es mayor que 9 en ASCII
12210		BGE	EO	Si es va a EQ
12220	50	ADDA	#\$40	Si no es lo muestra en idagen reverso en 457
12230	EO	STA	\$46F	11 51
12240		LBSR	E4	Llama a E4
12250	F. 6	LBRA	EK.	Va a EK
12260	E4	LDY	#E9	Carga Y con la dirección del gensaje E9
12270	FD.	LDX	#\$476	Carga el apuntador de pantalla con 476
12280	EP	LDA	, Y+	Muestra el mensaje
12270		LBSR	55	
12300		STA	, X+	
12310		CMPX	#\$480	i .
12320		BNE	EP	Reteres
12330	71	RTS	٧n	Retorna
12340	11	LDY	YO	Recupera Y con desde Y0
12350		LDA	#\$0	Carga A con O
12360		STA	IX	carga IX con 0
12370		STA	IA	carga IV con 0
12380		STA	XO AdZO	carga XO con O
12390		LDA	#\$30 70	Carga A con O en ASCII
12400	rn.	STA	TC ,	Suarda O en ASCII en TC
12410	E8	STA CMPY	,Y+ #\$69FF	Encera hasta fin de pila
12420				
12430		BNE	EQ E1	Guarda O en ASCII en H!
12440		STA STA		Guarda O en ASCII en H2
12450			H2	Buarda O en ASCII en MI
12460		STA	M1 M2	Guarda O en ASCII en MZ
12470 12480		STA STA	S1	Buarda O en ASCII en SI
12480		STA	52	Guarda O en ASCII en S2
12500		LBRA	511	Va a S11
12510	E5	CMPA	#\$3F	Compara si es mayor que 9 an ASCII
12520	LU	BBE	ER .	Si es va a ER
12520		ADDA	#\$40	Si no lo muestra en imagen reverso
12540	ER	STA	#340 ,X	or no to seepli a el tamadan tensigo
12550	£n	LDY	#E0	Carga el Y con la dirección del mensaje E'
12550		FDX	#\$5E7	Carga el apuntador de pantalla con 587
12570	ES	LDA	,Y+	Muestra el mensaje en la pantalla
12317		E. W 11	, , ,	messia et nensaje en la panealla

12580		LBSR	SS	
12590		STA	, χ+	
12600		CMPX	#\$5F8	
12610		BNE	ES	
12620		LDY	Y2	Recupera el apuntador desde Y2
12630		LDX	XI	Recupera el apuntador desde X1
12640		RTS	Y.7	Retorna
	no.		v 1	
12650	B2	STX	X1	Guarda el apuntador de pantalla en X1
12660		STY	Y2	Buarda el apuntador de pila en Y2
12670		STA	81	Guarda el acusulador en Al
12680		LDX	#\$5E1	Carga el apuntador de pantálla con 5E1
12690		LDA	#\$20	Cambia el color del cursor hasta 5F8
12700	ET	STA	, X +	
12710		CMPX	#\$5F8	
12720		BNE	ET	
12730		FDX	). 1	Recupera el apuntador desde X1
12740		LDY	Y2	Recupera el apuntador desde Y2
12750			. A1	Recupera el apuntador desde A1
12760		RTS		Retorna
12770	511	LDA	#\$A0	Carga A con el color verde y pinta la
12780		LDX	#\$400	pantalla desde 400 hasta 5FF
12790	50	STA	, X +	
12800		CMPX	#\$600	
12810		BNE	50	
12820		LDA	#\$3A	Carga A con el caracter "/" en ASCII y lo
12830		STA	\$5CE	nuestra en 5CE y en 501
12840		STA	\$5D1	
12850		LDA	H1	Carga el acumulador con la hora y lo suestra
12850		STA	\$500	en 500
12870		LDA	H2	Carga el acumulador con la hora y lo muestra
12880		STA	\$5CD	en 5CD
12870		LDA	M1	Carga el acumulador con el minuto y lo muestra
12900		STA	\$50F	en 5CF
12910		LDA	M2	Carga el acumulador con el minuto y lo muestra
12920		STA	\$500	en 500
12930		LDA	51	Carga el acumulador con el segundo y lo «Jestra
12940		STA	\$502	en 502
12950		LDA	52	Carga el acumulador con el segundo y lo evestra
12960		STA	\$503	en 503
12970		LDY	#S22	Carga Y con la direccion del mensaje S22
12980		LDX	#\$40D	Carga el apuntador de partalla con 400
12990	EU	LDA	,Y+	Muestra el mensaje ne la pantalla
13000	20	SUBA	#\$40	en imagen reverso.
13010		STA	, %+	en imagen reverso.
13020		CMPX	#\$413	
13030		BNE	EU	
	9		#\$42D	
13040 -	EV	LDX	515 (55 5) <del>(1</del> 1 H.)	
13050 13060	EA	LDA STA	,Y+	
			, X+	
13070		CMPX	#\$433	
13080		BNE	EV	
13090	ru	LDX	#\$486	
13100	EM	LDA	, Y+	
13110		CMPA	#\$60	
13120		BEQ	EX	

		A CO	del PIA que todos sus pines s "07", para indicar a la puert s tres pines menos significati da y el resto entrada. 52, del PIA es solo de entrad con 04 para programar los puer del PIA.	Va a PO Lee el puerto de entrada FFSO Enwascera los bits mas significativos Rotamos 4 veces para tenerlos como bits menos significativos
番字40 サネスタ 日本 1 X+ サネスタタ サキス02 サキス1 日本 1 X+ サキス1 日本 1 X+ サキス2 日本 1 X+ 日本 1 X+ 日 1 X+	# X + 40 # \$552 # \$552 FB 552 FB 556 FB 556 FB 556 FB 566 FB 566	# # \$ 1	# # # # # # # # # # # # # # # # # # #	*FF48 P0 *FF50
SUBA STA CNPX BNE LDX LDA CMPA BEQ CNPA PEQ CNPA EEQ	STA CMPA CMPA CMPA CMPA CMPA CMPA CMPA CMP	STA CMPX BME CMPA CMPA CMPA LDA STA STA STA STA STA	518 518 518 518 518 518 518 518 518	STA BRA LDA ANDA LSRA LSRA LSRA
£	F .	co		្ន
13130 13140 13150 13160 13180 13190 13200 13200 13230 13240	13260 13280 13280 13280 13310 13320 13380 13380 13380	13380 13380 13400 13420 13420 13450 13460 13480 13480 13480	13520 13520 13530 13540 13560 13570 13590 13590	13610 13620 13630 13640 13650 13660

13680		LSRA		
13690		STA	RX	Suardamos temporalmente este byte en RX
13700		LDY	#0	Cargamos el puntador de pila con O
13710		LDX	#\$0	Cargamos el apuntador de pantalla con O
13720		LDB	RX	Recuperamos el dato leido desde RX en B
13730	₩2	ABX	RX	Multiplicanos el contenido 360 veces y
13740	WZ	LEAY		Muttipiteamos el tontellos 380 veces y
			1,Y	
13750		CMF1		
13760		BNE	W2	Patana
13770 13780	AHI	RTS LDA	V.	Retorna
13790	Hn1		, X+	Carga el acumulador A cen el dato contenido
		SUBA	#\$30	en la dirección apuntada por X y lo conver- timos en notación hexadecimal
13800		CMPA	#10	timos en notation nexametimal
13810		BLT	P3	
13820		SUBA	#\$07	
13830	P3	STA	, Y÷	y guardamos el dato en la dirección apuntada
13840		RTS		por Y y retorna
13850	RS.	LDA	, X+	Carga el acumulador A con el dato contenido
13860		LSLA		en la direccion apuntada por X, rotagos el
13870		LSLA		byte para tener los bits menos significativos
13880		LSLA		como mas significativos, y lo sumamos con el
13890		LSLA		dato que se encuentra en la siguiente direc-
13900		ADDO	, χ	cion, y retorna
13910		RTS		
13920	CVI	LDA	#\$36	Enviamos el pulso de Start (36) alto (3E) bajo
13930		STA	\$FF51	por la puerta de control FF51
13940		LDB	#\$3E	
13950		STB	\$FF51	
13960		STA	\$FF51	
13970		LDA	#\$10	Produce un retardo de 1 milisegundo, para ase-
13980	57	DECA		gurar que el dato en el convertidor se encuen-
13990		CMPA	<b>#\$0</b>	tre lista
14000		BNE	ST	
14010		LDA	#\$36	Desabilita el convertidor, enviando un nivel
14020		STA	\$FF4B	bajo al convertidor por la puerta de control
14030		LDA	#\$3E	FF4B
14040		STA	\$FF4B	
14050		RTS		Retorna
14060	P0	LDA	\$6900	Carga el acumulador A con el primer dato de la
14070		CMPA	#\$13	pila y comprueba si es "S" en ASCII
14080		BNE	W1	Si no es va a M1
14090		LDA	有车1	Si es enciende la bardera IT
14100		STA	IT	
14110	W1	LDX	#\$6901	Carga el apuntador de pila con 6901
14120		LDY	#\$6BFC	Carga Y con la direccion de memoria 68FC
14130		BSR -	AH1	Llama a AHI
14140		BSR	1HA	Llama a ARI
14150		FDX	#\$6BFC	Carga X con la direccion de memoria ABFC
14160		BSR	RS	Llama a RS
14170		SUBA	#\$0C	Convierte el dato a hexadecimal
14180		STA	02	Lo registra en Q2
14190		LDY	#0	Carga los acumuladores X y Y con O
14200		LDX	#\$0	•
14210		LDB	02	Recupera el dato desde Q2 en B y lo multipli-
14220	P5	ABX	02	ca por la constante del Medidor de energia
	7.775	5.3390	5 5	econo € 1 12 1000 Coro 300 1 1 1550 1 1 1550 1

,

14230		LEAY .	1, 4	(14)
14240		CMPY .	#\$000E	
14250		BNE	P5	
14260		STX	\$68FC	El dato ajustado lo guarda en 66FC
14270		LDX	#\$6903	Carga X con el siguiente dato de la pila
14280		LDY	#\$68FA	Carga Y con la direccion de memoria 68FA
				Clama a 481
14290		LESR	AH1	
14300		LBSR	1HA	Llama a AH1
14310		FDX	#\$68FA	Carga X con la dirección de memoria 68ºA
14320		BSR	RS	Llama a RS
14330		SUBA	#\$0C	Convierte el dato a hexadecidal
14340		STA	R8	Lo registra en R8
14350		LOX	<b>#</b> \$6905	Carga X con el siguiente dato de la pila
14360		LDY	#\$68FA	Carga Y con la dirección de memoria 68FA
14370		LBSR	1HA	Llama a AH1
14380		LBSR	AH1	Llama a AH1
14390		LDX	₹\$68FA	Carga X con la direction de mesoria 68FA
14400		LBSR .	RS	Llama a RS
14410		SUBA	#\$00	Convierte el dato a hexadecimal
14420		ADDA	88	Lo suma al contenido de RB
14430		LSRA		Se obtiene el promedio
14440		STA	R8	Lo registra en RB
14450	PF	LDX	#FI	Carge X con la direccion de la Rutina de
14460		STX	\$10D	servicio de interrupcion y lo guarda en la
14470		ANDC C	#\$B0	direction 10D para initiar su activation
14480		LDA	##35 #F507	Enmascara y se activa la interrupcion
14450		STA	\$FF03	
14500		LDA	#\$B1	Cambia el color del cursor a rojo con verde
14510		STA	CUR	Lo gurada en CUR
14520		LDA	#\$A0	Cámbia el color del cursor a verde con rojo
14530		STA	CAR	Lo guarda en CUS
14540		LDX	#\$4A0	Carga el apuntador de pantalla con la dire:-
14550		STX	DIX	cion 4A0 y lo guarda temporalmente en DIX
14560	FC	LDA	TC	Recupera el valor de TC en A
14570		CMPA	#\$3A	Compara si es menor a 9 ASCII
14580		BLE	V2	Si es menor va a V2
14590		LDA	#\$30	Si no carga A con O ASCII
14600		STA	TC	Lo guarda en TC
14610		LBSR	LC	Llama a RS
14620		STX	\$6BFE	Guarda el valor de X en la direccion 63FE
14630		LDD	\$68FC	Carga D con los datos de la posicion 68FC y
14640		CMPD	\$68FE	68FD y los compara con los de la posicion
14650		BST	VI	68FE y 68FF si es mayor va a V1
14660		LDA	#\$1	Si no enciende la bandera XX
14670		STA	XX	of the effective to bandera wa
14680		BRA	V2	Va a V2
14690	VI	LDA	#\$0	Apaga la bandera XX
	4.1	STA		npaga la bandera Ax
14700	บว		XX	Corne of accomplades A see of data are service
14710	V2	LDA	Q4	Carga el acumulador A con el dato que servira
14720		ANDA	#\$7F	para encender o apagar los focos
14730		STA	\$FF4A	Saca este valor por la puerta FF4A
14740		LDA	#\$80	Apaga el octavo bit de esta puerta
14750		DRA	Q4	
14760		STA	\$FF4A	Saca este valor por la puerta FF4A
14770		LDA	\$FF50	Lee el dato desde la puerta FF50

14780		ANDA	#\$FC	Apaga el cuarto bit de esta puerta
14790		STA	\$FF50	Saca este valor por la puerta FF50
14800		LBSR	CV1	Llama a CV1
14810		LDA	\$FF52	Lee el dato desde la puerta FF52
14820		STA	P2	Lo registra en 02
14830		LDA	##36	Habilita el convertidor, enviando un nivel
14840		STA	\$FF4B	alto por la ouerta de control FF4B
14850		[ DA	XX	Recupera el valor desde XX
14860		CMPA	#\$1	Compara si esta encendido
14870		LBNE	V4	Si no va a V4
14680		LDA	0.6	Si esta carga el acumulador con Qó, compara
14890		CMPA	#\$0	si esta en cerc
14900		LBKE	V3	Si no esta va a V3
14910		LDB	07	Si esta recupera el valor desde 09 en B
14920		LDA	Q4	Si esta recupera el valor desde 09 en A
14930		CMPB	#\$1	Verifica si B es 1
14940		BNE	PI	Si no es va a Pl
14950		INC	99	si es increaenta 09
14960		SUBA	#\$1	Resta I al contenido de A
14970		STA	94	Lo registra en 04
14980	PI	CMPB	#\$2	Verifica si B es 2
14990	1.2	BNE	PJ	Si no es va a PJ
15000		INC	89	si es incrementa 89
15010		SUBA	#\$2	Resta 2 al contenido de A
15020		STA	64	Lo registra en 84
15030	PJ	CMPB	#\$3	Verifica si B es 3
15040	10	BNE	PK	Si no es va a PK
15050		INC	09	si es incrementa Q9
15050		SUBA	#\$4	Resta 4 al contenido de 9
15070		STA	# <b>3</b> 4	Lo registra en Q4
	PK		<b>有</b> 字名	Verifica si B es 4
15080	r K	CMPB		Si no es va a V3
15090		LEME	V3	
15100		INC	Q9	si es incrementa 09
15110		SUBA	#\$08 #	Resta 8 al contenido de A
15120		STA	04	Lo registra en G4
15130	V3	LDA	#\$04 04	Enciende el bit 4 y lo guarda en 06
15140		STA	96	0
15150		BRA	V5	Va a V5
15160	V4	LDA	92	Recupera el valor desde 82
15170		CMPA	R8	Lo compara con R9
15120		LBCS	V3	Si es menor va a V3
15190		LDA	#\$0	Si es mayor apaga el bit 4 y lo guarda
15200		STA	96	en Q5
15210	V5	LDA	86	Recupera el valor desde 06
15220		STA	\$FF50	Saca este valor por FF50
15230		LDA	#\$B0	Enciende el cuarto bit
15240		DRA	Ω4	
15250		ANDA	#\$FF	
15260		STA	\$FF4A	Saca el contenido de A por FF4A
15270		LDA	07	Recupera el dato desde 07
15280		STA	\$FF4B	Lo saca por el puerto FF43
15290		LDA	CUR	Recupera el color del cursor desde CUR y CUS
15300		LDB	CUS	y lo muestra en la pantalla
15310		LDX	DIX	
15320		STA	, χ	

15330			#\$1FFF	Produce un retardo para ver en la pantalla
15340	FD		-1,Y	el movimiento del cursor de izquierda a
15350		PNE	FD	derecha
15350		STB	, X +	
15370		STA	CUR	
15380		STB	CUS	
15390		STX	DIX	
15400		CMPX	#\$4C0	
15410		LBNE	FC	
15420			<b>#100</b>	Produce un retardo para ver en la pantalia
15430	FE		-1,Y	el efecto de movigiento del cursor.
15440			FE	
15450			,-X	
15460	FF		,-X	
15470			#\$1FFF	Produce un retardo para ver en la pantalla
15480	FG		-1,Y	el navimiento del corsor de derecha a iz-
15490	10		FG	quierda.
15500			, X	quier on.
15510			#\$4A0	
15520			FF ***	Park
15530	FII.		#100	Produce un retardo para ver en la pantalla
15540	FH		-1 , Y	el efecto de movimiento del cursor.
15550			FH	
15560			1, 1	
15570			CUR	
15580			CUS	
15590			DIX	
15600			FC	Va a FC
15610	FI		[POLCAT]	Recibe un caracter desde el teclado
15620			# <b>#</b> 31	Còmpara si es la tecla 1
15630			FJ ##70	Si es va a FJ
15640			#\$32	Compara si es la tecla 2
15650			FK.	Si es va a FK
15660			#\$49	Compara si es la tecla I
15670			IG.	Si es va a IG
15680			10	Llana a la subrutina IO
15670	IG		\$FF50	Lee el dato desde el puerto FF50 y verifica
15700			#\$08	si el bit de alarma esta encendido
15710			#\$0B	
15720			162	Si no ya a 162
15730			11	Si esta encendido recipera el valor desde l'i
15740			#\$1	verifica si esta encendido
15750		BME	161	Si no va a IG1
15760		LDA	#\$31	Si esta enciende la bandera IP
15770			IP	
15780		LDA	#\$00	Carga en 3F00 y 3F0! el codigo del sonido
15790		STA	\$3F00	
15800		LDA	#\$03	
15810		STA	\$3501	
15820		LDA	#\$FD	Carga en 3F02 la frecuencia del sonido
15830		STA	\$3F02	
15840		LDA	#\$30	Carga en 3F03 hasta 3F06 la duración del
15850		STA	\$3F03	senide
15860		LDA	#\$00	
15870			\$3F04	

15880		LDA .	#\$30	
15890		STA	\$3F05	
15900		LDA	#\$4	
15910		STA	\$3F06	
15920		LBSR	50N	Llama a SON
15930	504	LBRA	161	Va a 161
15940	SON	LDA	\$FF01	Enmascara la interrupcion y activa el gene-
15950		ANDA	#\$F7	rador de sonidos de la COCO II, enviando un
15960		STA	\$FF01	pulso en FF01 y FF33
15970		LDA	\$FF03	
15980		ANDA	8\$F7	
15990		STA	\$FF03	
16000		LDA	≸FF23	Activa el oscilador enviando un pulso en
16010		ORA	48	FF23
16020		STA	\$FF23	
16030		LDY	\$3F00	Earga X v Y con los catos frecuencia y du-
16040	SN1	LDX	\$3F03	racion del sonido y los carga en FF20
16050	SN2		. , X +	
16060	0.112	ANDA	#\$FC	
16070		STA	\$FF20	
16080		BSR	DLY	Llama a ELY
16090		CMFX	\$3F05	Compara con la duración prograsada
16100		BNE	5N2	Si no es va a SN2
16110		LEAY	-1,Y	Si es vuelve al retardo
16120		BNE	SNI	5.1
16130		RTS	- TE / D	Retorna
16,140	DLY	LDA	\$3F02	Carga A con el dato de retardo
16150	DL1	DECA		Lo decrementa hasta que sea cero
16160		BNE	DL1	
16170		RTS		Rétorna
16180	162	LDA	青车30	Apaga la bandera IP
16190		STA	Ib	
16200	1G1	LDA	報本()	Apaga la bandera II
16210		STA	1.7	
16220		STA	63	Carga con O ASCII 83
16230		LDX	#\$6908	Carga X con otro dato de la pila
16240		LDA	#\$1	Carga 05 con 1
16250		STA	95	
16260		LDB	#\$1	Encera el contador B con 1
16270	PA	LDA	95	Recupera el valor desde 05
16280	20.20	CMPA	C5	Verifica si es mayor al valor dado en C5
16290		LBGT	FII	Si es va a FI1
16300		CMPB	#\$1	Si no verifica si es 1
16310		LBNE	9.6	Si no es va a RC
16320		LDA	, X+	Si es carga el acumulador A con el siguiente
16330		CMPA	#\$13	dato de la pila y compara con "S"
16340 -		LENE	PB PB	Si no es va a PB
			rb	Si es incrementa B
16350		INCB	ns	
16360		INC	05	Incrementa 05
16370		LDA	, X +	Carça A con el siguiente valor de la pila
16330		CMPA	H1	Cospara con la hora 1
16390		BEB	g D	Si es igual va a 90
16400		LEAX	3, X	Si no va 3 posiciones adelante en la pila
16410		BRA	8H	Va a CH
16420	ØD.	LDA	, X +	Carga A con el siguiente valor de la pila

16430		CMPA	H2	Compara con la hora 2
16440		BEQ	DE	Si es igual va a GE
16450		LEAX	2, X	Si no va 2 posiciones adelante en la pila
16460		LBRA	ВH	Va a QH
16470	₽E	LDA	, X +	Carga A con el siguiente valor de la pila
16480		CMPA	M1	Compara con el minuto 1
16490		BED	QF	Si es igual va a OF
16500		LEAX	1 , X	Si no va 1 posiciones adelante en la pila
16510		LBRA	BH	Va a CH
16520	QF	LDA	, X +	Carga A con el siguiente valor de la pila
16530		CMPA	M2	Compara con el minuto 2
16540		BNE	ÐН	Si es igual va a QH
16550		LDA	121	Si no carga 93 con 1
16560		STA	93	
16570		LDA	17	Recupera el valor desde II
16580		CMPA	#\$1	Verifica si esta encendida
16590		BLT	QF1	Si no va a 9F1
16600		LBSR	504	Si esta llaga a SD4
16610		BRA	QF2	Va a QF2
16620	2F1	LBSR	RQ3	Llama a RD3
16630	0F2	LDA	#\$FF	Enciende todos los pines y lo guarda en 87
15640		STA	97	A STATE OF THE STA
16650	BH	LDA	, X +	Carga A con el siguiente valor de la pila
15550		CMPA	H1	Compara con la hora 1
16670		BEQ	91	Si es igual va a QI
16680		LEAX	3,X	Si no va 3 posiciones adelante en la pila
16690		LBRA	RM	Va a CM
16700	51	LDA	, X+	Carga A con el siguiente valor de la pila
16710		CMPA	H2	Compara con la hora 2
1£720		BEG	93	Si es igual va a QJ
16730		LEAX	2, X	Si no va 2 posiciones adelante en la pila
15740		LBRA	9M	Va a GM
16750	87	LDA	, X +	Carga A con el siguiente valor de la pila
16760		CMPA	M1	Compara con el minuto !
16770		BEQ	ΘK	Si es iqual va a QK
16789		LEAX	1,X	Si no va 1 posiciones adelante en la pila
16790		LBRA	PM	Va a QM
16800	QK	LDA	, X +	Carga A con el siguiente valor de la pila
16810		CMPA	Ħ2	Compara con el minuto 2
16820		BNE	BW	Si no es va a OM
16830		LDA	IX	Si es verifica si esta encendida la bandera
16340		CMPA	#\$1	IX
16850		BEQ	BM	Si esta encendida va a GM
16860		LDA	04	Recupera el valor desde 04
16870		ANDA	#\$01	enciende el bit 1
16830		CMPA	#\$01	Se asegura de que no cambie con el dato an-
16890		BNE	0M	terior. Si cambio a OM
16900		LDA	84	Si no recupera el valor desde Q4
16910		SUBA	#\$1	Le resta 1 a este valor y lo registra en 04
16920		STA	04	The same of the sa
16930		INC	IX	Incrementa el contador IX
16940		LDA	#\$00	Apaga todos los bits y lo guarda en 07
16950		STA	97	7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7
16960	QM	LDA	, X +	Carga A con el siguiente valor de la pila
16970	-	CMPA	H1	Compara con la hora 1
				96 Fee 5 550 55 15 1 5

16990		BEQ	ΩN	Si es igual va a QN
16990		LEAX	3, X	Si no va 3 posiciones adelante en la pila
17000		LBRA	36	Va a GC
17010	BM	LDA	, X +	Carga A con el siguiente valor de la pila
17020		CMPA	H2	Compara con la hora 2
17030		BEQ	80	Si es igual va a 00
17040		LEAX	2,χ	Si no va 2 posiciones adelante en la pila
17050		LERA	8C	Va a BC
17060	90	LDA	, X +	Carga A con el siguiente valor de la pila
17070		CMPA	M1	Compara con el minuto 1
17080		BEQ	QP	Si es igual va a RP
17090		LEAX	1 , X	Si no va i posiciones adelante en la pila
17100		LBRA	200	Va a QC
17110	QP	LDA	, X ÷	Carga A con el siguiente valor de la pila
17120		CMPA	M2	Compara con el minuto 2
17130		LBNE	90	Si no es va a GC
17140		LDA	IY	Si es verifica si esta encendida la bandera
17150		CMPA	#\$1	IA
17160		BEQ	38	Si esta encendida va a 90
17170		INC	IY	Incrementa el contador IY
17180		LDA	#\$DF	Apaga el segurdo bit menos significativo para
17190		STA	07	ver efecto de atenuación de la luz y lo guarda
17200	DC.	LDA	95	en 07. Recupera el valor desde 05
17210		CMPA	C5	Compara si es mayor al fijado en C5
17220		LEGT	FI1	Si es mayor va a FII
17230		CMPB	#\$2	Compara el contador 8 si esta en 2
17240		LBKE	MD	Si no esta va a MD
17250		LDA	, X +	Si esta carga el siguiente valor desde la pila Verifica si es "S"
17260 17270		CMPA LBNE	#\$13 PB	Singles vala PB
17280		INCB	ΓD	Incrementa el contador
17290		INC	<b>Q</b> 5	Incrementa 95
17300		LDA	, X+	Carga el siguiente valor desde la pila
17310		CMFA	H1	Compara con la hora !
17320		BEO	90	Si es igual va a GQ
17330		LEAX	11,%	Si no va 11 posiciones adelante en la pila
17340		LBRA	MD	Va a MD
17350	63	LDA	, X ÷	Carga el siguiente valor desde la pila
17360		CMPA	H2	Compara con la hora 2
17370		BEQ	QR	Si es igual va a QR
17380		LEAX	10, %	Si no va 10 posiciones adelante en la pila
17390		LSRA	MD	Va a MD
17400	©R	LDA	, X ÷	Carga el siguiente valor desde la pila
17410		CMPA	M1	Compara con el minuto 1
17420		BEQ	95	Si es igual va a 95
17430		LEAX	9, X	Si no va 09 posiciones adelante en la pila
17440		LERA	MD .	Va a MD
17450	QS	LDA	, X +	Carga el siguiente valor desde la pila
17460		CMPA	M2	Compara con el minuto 2
17470		PEQ	2T	Si es igual va a QT
17420		LEAX	θ, Χ	Si no va 08 posiciones adelante en la pila
17490		LBRA	MD	Va a MD
17500	ŢΩ	LDA	#\$2	Enciende el segundo bit, guarda el valor en 03
17510		STA	83	
17520		LDA	17	Verifica si esta encendida la bandera IZ

17530		CMPA	#\$1	
17540		BLT	951	Si no esta va a QS1
17550		LPSR	504	Llama a S94
				Va a QS2
17560	001	BRA LBSR	DS2 RQ3	Llama a RQ3
17570	RS1			
17580	QS2	LEAX	8,1	Va 8 posiciones adelante en la pila
17590	MD	LDA	Q5	Carga A con el contenido de 25
17600		CMPA	C5	Compara con el valor dado pot el usuario
17610		LBGT	FI1	Si es mayor va a FII
17620		CMPB	#\$3	Verifica cuantos si lleva tres modulos contro-
17630		LBHE	MH	lando, si no es va a MF
17649		LDA	, X+	Si es carga A con otro dato de la pila
17650		CMPA	#\$13	Compara si lo va a prender "S" en ASCII
17660		LBNE	PB	Si no va a PB
17670		INCB	-	Si es si incrementa el acumulador B
17680		INC	95	incrementa el contenido de la variable 95
17690		LDA	, X +	Carga A con el siguiente dato de la pila
17700		CMPA	H1	Verifica si debe encenderse en esta hora
17710		<b>LBEB</b>	ME	Si es si va a ME
17720		LEAX	11,X	Si es no va 11 posiciones adelante en la pila
17730		LBRA	MH	Va a MH
17740	ΚE	LDA	, χ+	Carga A con el siguiente dato de la pila
17750		CMPA	H2	Verifica si debe encenderse en esta hora
17760		LBEG	MF	Si es si va a MF
17770		LEAX	10, %	Si es no va 10 posiciones adelante en la pila
17780		LBRA	MH	Va a KH
17790	MF	LDA	, 1, +	Carga A con el siguiente dato de la pila
17800		CMF'A	M1	Verifica si debe encenderse en este minuto
17810		<b>FBEG</b>	MG	Si es si va a MG
17820		LEAX	9,X	Si es no va 09 posiciones adelante en la pila
17830	0.002	LBRA	NH	Va a YH
17840	KG	LDA	, X +	Carga A con el siguiente dato de la pila
17850		CMPA	M2	Verifica si debe encenderse en este minuto
17860		BEQ	ΜT	Si es si va a MT
17870		LEAX	8,1	Si es no va 08 posiciones adelante en la pila
17830		LBRA	ĦH	Va a MH
17890	MT	LDA	#\$04	Carga A con el codigo de encendido de este ac-
17900		STA .	83	dulo y lo registra en 63
17910		LDA	12	Verifica si esta encendida la bandera IZ
17920		CMPA	<b>#\$1</b>	
17930		BLT	MG1	Si no esta va a MGI
17940		LBSR	504	Llama a SQ4
17950		BRA	MG2	Va a MG2
17960	M61	LBSR	RQ3	Llama a RQ3
17970	M62	LEAX	В,Х	Va 8 posiciones adelante en la pila
17980	MH	LDA	Q5	Carga A con el contenido de Q5
17990		CMPA	C5	Compara con el valer dado por el usuario
18000		LBGT	FI1	Si es mayor va a FI1
18010		CMPB	#\$4	Verifica cuantos si lleva 4 modulos contro-
18020		LBNE	ML	lando, si no es va a ML
18030		LDA	, X +	Si es carga A con otro dato de la pila
18040		CMPA	#\$13	Compara si lo va a prender "S" en ASCII
18050		BNE	₽.B	Si no va a PB
16060		INC	95	Si es si incrementa el contenido de 05
18070		LDA	, χ+	Carga A con el siguiente dato de la pila

18080		CMPA	H1	Verifica si debe encenderse en esta hora
18090		TBE6	MI	Si es si va a MI
18100		LEAX	-2,X	Si es no va 02 posiciones atras en la pila
18110		LBRA	ML	Va a ML
18120	MI	LDA	, X +	Carga A con el siguiente dato de la pila
18130		CMPA	H2	Verifica si debe encenderse en esta hora
18140		FBEG	MJ	Si es si va a NJ
18150		LEAX	-3,X	Si es no va 03 posiciones " atras en la bila
18160		LBRA	ML	Va a ML
18170	MJ	LDA	, X +	Carga A con el siguiente dato de la pila
18180		CMPA	MI	Verifica si debe encenderse en este minuto
18170		LBEQ	MK	Si es si va a MK
18200		LEAX	-4,X	Si es no va 04 posiciones atras en la pila
18210		LBRA	ML	Va a ML
18220	MK	LDA	, X +	Carga A con el siguiente dato de la pila
18230		CMPA	M2	Verifica si debe encerderse en este minuto
18240		FRED	MK2	Si es si va a MK2
18250		LEAX	-5,X	Si es no va 05 posiciones atras en la pila
18260		LBRA	ML	Va a ML
18270	MK2	LDA	#\$08	Carga A con el codigo de encendido de este so-
18280		STA	93	dulo y lo registra en 83
18290		LDA	17	Verifica si esta encendida la bandera IZ
18300		CMPA	8\$1	
18310		BLT	MK1	Si no esta va a MK1
18320		LBSR		Llama a SQ4
18330		LBRA	FII	Va a FII
18340	MK1	LBSR	RB3	Llama a RQ3
18350		LBRA	FI1	Va a FI1
18360	ML	LDA	4\$0	Hace un reset del codigo para control de en-
18370		STA	63	cendido de cargas y lo registra en 83
18380		LDB	#\$1	Inicializa B con 1
18390		STB	17	Lo registra en IZ
18400		LEAX	13.X	Va 13 posiciones adelante en la pila
18410		LBRA	PA	Va a PA
18420	PB	INCB		Increaenta B y verifica si lleva 5 modulos de
18430		CMPB	#\$5	control
18440		BLT	PB1	Si es menor va a PE1
18450		LDB	#\$1	Si es mayor hace un meset de 12
18460		STB	IZ	or es major nace an aset de 12
18470		LDA	#\$0	Hace un reset de Q3
18480		STA	83	noce an reste de do
18490	PB1	INC	Q5	Incrementa el valor de Q5
18500		LEAX	12, %	Va 12 posiciones adelante en la pila
18510		LBRA	PA	Va a PA
18520	594	LDA	83	Carga A con el contenido de 03 para rotar
18530	544	ASRA	4.0	los 4 bits menos significativos y ponerlos
18540		RORA		como mas significativos
18550		RORA		comb mas significactives
18560		RORA		
18570		RORA		
18580		DRA	94	Registramos en 04 el nuevo codigo para control
18590		STA	94	de cargas, asegurandonos de que no cambie el
18600		RTS	4.4	contenido anterior y retorna.
	Ras	LDA	0.4	
18610 18620	L/R2	ORA	Q4 Q3	Carça A con el contenido de G4, para inirlo con el nuevo valor que trae Q3 y lo registra
10010		UNH	α.)	cou er unean agini das rigs #2 à 10 iectetts

,

18630		STA	24	en Q4
18640		RTS	2.	Retorna
18650	FII	INC	11	Incrementa IT para verificar si ingreso 9
18660	( 11	LDA	TI	veces en esta rutina de interrupcion
18670		CMPA	#\$69	reces en este recent de s'herrajeron
18680		BNE	RT.	Si no.va a RT
18690		LDA	#\$30	Si es si encera II
18700		STA	##30 TI	31 62 St encera II
		; JA	Ib	Company of soft specialists to bridge 10
18710				Compara si esta encendida la bandera 1P
18720		CMFA	<b>₹</b> \$31	C: 512
18730		BLT	F12	Si no va a FI2
18740		LDX	#\$000F	Carga X con F, que servira como retardo
18750	F10	BRA	EE0	Va a EEO
18750	F12	LDX	#\$11A0	Carga X con 11AO que servira como retardo
18770	EE0	LEAX	-1,X	Decrementa X hasta llegar a O
18780		NOP	*****	
18790		CMPX	<b>#\$</b> 0000	0.
18800		BNE	EEO	Si no es cero va a EEC
18310		INC	52	Si es incrementa el segundo 2
13820		INC	TC	incrementa el contenido de TC
18830		LDA	52	Verifica si el segundo 2 es mayor a 9
18840		CMPA	#\$3A	
18850		BGE	EC0	Si es mayor o igual va a ECO
18860		STA	\$5D3	Lo muesta en la pantalla
18870	RT	RTI		Retorno de interrupcion
18880	ECO	LDA	#\$30	Encera seçundo 2 y lo registra en S2
18890		STA	52	
18900		STA	\$503	Lo muestra ne la pantalla
18910		INC	51	incrementa segundo 1
18920		LDA	51	Verifica si es mayor a 5
19420		CMPA .	#\$36	No.
18940		BGE	EC!	Si es mayor o igual va a EC1
18950		STA	<b>\$</b> 502	Muestra el valor en la pantalla
18960		RTI		Retorna de interrupcion
18970	EC1	LDA	#\$30	Encera segundo 1 y lo registra en S1
18980		STA	Si	
18990		STA	\$5D2	Lo muestra ne la pantalla
19000		INC	M2	incrementa minuto 2
19010		LDA	M2	Verifica si es mayor a 9
19020		CMPA	#\$3A	
19030		BGE	EC2	Si es nayor o igual va a EC2
19040		STA	\$500	Muestra el valor en la pantalla
19050		RTI		Retorna de interrupcion
19060	EC2	LDA	<b>9530</b>	Encera minuto 2 y lo registra en M2
19070		STA	M2	
19080		STA	\$5D0	Lo muestra ne la pantalla
19090		INC .	M1	incrementa minuto 1
19100		LDA	W1	Verifica si es mayor a 5
19110		CMPA	#\$36	
19120		SGE	EC3	Si es mayor o igual va a EC3
19130		STA	\$5CF	Muestra el valor en la pantalla
19140		RTI		Retorna de interrupcion
19150	EC3	LDA	<b>#\$</b> 30	Encera minuto 1 y lo registra en M1
19160		STA	ĦI	
19170		STA	\$5CF	Lo suestra ne la pantalla

10100		1110	110	
19180		INC	H2	incrementa hora 2
19190		LDA	H1	Verifica si es la hora 1 es mayor a 2
19200		CMPA	<b>#</b> \$31	C:
19210 19220		BLE LDA	EC4	Si es menor va a EC6
19230			H2 #\$34	Carga A con la hora 2
		CMPA		Verifica si es mayor a 4
19240 19250	EC6	BGE LDA	EC4 H2	Si es mayor a igual va a EC4
19260	ELO	CMPA	#\$3A	Verifica si la hora 2 es mayor a 9
19270		BGE	EC4	Si es mayor o igual va a EC4
19280		STA	\$5CD	Lo muestra en la pantalla
19290		RTI	*300	Retorna de interrupcion
19300	EC4	LDA	#\$30	Encera hora 2 y lo registra en H2
19310	201	STA	H2	eneer a mora e y ro registra en ne
19320		STA	\$500	Lo muestra ne la pantalla
19330		INC	H1	incrementa hora 1
19340		LDA	HI	Verifica si es la hora 1 es mayor a 3
19350		CMPA	#\$33	
19360		BGE	EC5	Si es menor va a EC5
19370		STA	\$500	Lo muestra en la pantalla
19380		RTI		Retorna
19790	EC5	LDA	#\$30	Encera Hora 1 y lo registra en H1
19400		STA	H1	, ,
19410		STA	\$500	Lo muestra en la pantalla y retorna
19420		RT1		
19430	FJ	LDA	#\$34	Desactiva la interrupcion, enviando el codigo
19440		STA	\$FF03	34 en la direccon FF03
17450		LDY	YO	Encera la pila desde el ultimo modulo hasta
19460		LDA	#\$30	69FF que es el fin de la pila
19470	FJ1	STA	, Y+	
19480		CMPY	#\$69FF	
19490		BNE	FJ!	
19500		LBRA	R2	Va a RZ para reestablecer parametros
19510	10	JSR	[POLCAT]	Recibe desde teclado el valor correspondiente
19520		BEO	10	a la hora 1 y verifica que no sea menor que O
19530		CMPA	#\$32	ni mayor que 2.
19540		BHI	10	
19550		CMPA	#\$30	
19560		BLO	10	
19570		STA	\$500	Si el dato es correcto lo registran en Hi y
19580		STA	H1	lo muestra en la pantalla
19590		CMFA	#\$32	Si la hora es mayor a 19
19600	13	PLO JSR	12	va a I2
19610	13	CMPA	[POLCAT]	Recibe desde teclado el valor correspondiente
19630		BHI	13 #\$33	a la hora 2 y verifica que no sea menor que 0 ni mayor que 3.
19640		CMFA	#\$30	ni mayor que 3.
19650		BLO	13	
19660		STA	\$50D	Si el dato es correcto lo registran en H2 y
19670		STA	H2	lo muestra en la pantalla
19680		BRA	14	Va a 14
19670	12	JSR	[POLCAT]	Recibe desde teclado el valor correspondiente
19700		CMPA	#\$39	a la hora 2 y verifica que no sea menor que O
19710		PHI	12	ni mayor que 9.
19720		CMFA	1530	and the same section of th

,

				1
19730		BLO	12	
19740		STA	\$50D	Si el dato es correcto lo registran en H2 y
19750		STA	H2	lo muestra en la pantalla
19760	14	JSR	[POLCAT]	Recibe desde teclado el valor correspondiente
19770		CMPA	#\$35	a al minuto 1 y verifica que no sea menor que
19780		BHI	14	0 ni mayor que 5.
19790		CMPA	#\$30	
19800		RLO	I 4	
19810		STA	\$50F	Si el dato es correcto lo registran en MI y
19820		STA	M1	lo muestra en la pantalla
14820	15	JSR	[POLCAT]	Recibe desde teclado el valor correspondiente
19840		CMPA	#\$39	a al minuto 2 y verifica que no sea menor que
17850		BHI	15	0 ni mayor que 9.
19860		CMPA	#\$30	
19870		BLO	15	
19880		STA	<b>\$</b> 500	Si el dato es correcto lo registran en M2 y
19890		STA	M2	lo muestra en la pantalla
19900	16	JSR	(POLCAT)	Recibe desde teclado el valor correspondiente
19910		CMPA	4\$35	a al segundo I y verifica que no sea menor que
19920		BHI	16	0 ni mayor que 5.
19930		CMPA	<b>*\$</b> 30	
19940		BFO	16	
19950		STA	\$5D2	Si el dato es correcto lo registran en S1 y
19960		STA	SI	lo muestra en la pantalla
19970	17	JSR	[POLCAT]	Recibe desde teclado el valor correspondiente
19980		CMPA	#\$39	a al segundo 2 y verifica que no sea menor que
19990		BHI	17	0 ni mayor que 9.
20000		CMPA	#\$30	
20010		BLO	17	
20020		STA	\$5D3	Si el dato es correcto lo registran en S2 y
20030	1972	STA	S2	lo muestra en la pantalla
20040	18	JSR	[POLCAT]	El sistema se queda en espera de que se presione
20050		BED	IB	la tecla ENTER
20060		CMPA	#\$0D	
20070		BNE	18	Sinoes va a 18
20080		LDA	#\$30	Si es encera TC, IX e IY
20090		STA	TC	
20100		LDA	#\$0	
20110		STA	IX	
20120		STA	IA	
20130	FV	RTS		Retorna
20140	FK	LDA	#\$34	Desactiva la interrupcion, colocando el co-
20150		STA	\$FF03	digo 34 en la dirección FF03
20160		FDX	∉JA	Carga X con la dirección de la nueva rutina
20170		STX	\$100	de servicio de interrupcion, y activamos la
20180		ANDC C	#\$80	misma colocando el codigo 35 en FFO3
20190		LDA	#\$35	
20200		STA	\$FF03	Faces la maiable IR
20210		LDA	<b>#</b> 0	Encera la variable JB
20220		STA	JB	11 74
20230		LBSR	B1	Llama a 81
20240		LDY	#P1	Carga Y con la direccion del mensaje P1
20250	F)	FDX	#\$406	Carga el apuntador de pantalla X con 406
20260	FL	LDA	, 4+	Muestra el mensaje en la pantalla, desde
00270		LBSR	SS	la posicion 406, previo a mostrar el con-

.

20280		STA	, X+	tenido de la pila y mostrar los parametros
20290		CMPX	#\$419	fijados por el usuario.
20300		BNE	FL	rijuda par ce danarar
20310		LDX	#\$480	
20320	FM	LDA	,Y+	
20330		LBSR	55	
20340		STA	, X +	
20350		CMPX	<b>1</b> \$48₺	
20760		BNE	FM	
20370		LDX	#\$4C0	
20380	FN	LDA	,Y+	
20390		LBSR	SS	
20400		STA	, 1+	
20410		CMPX	#\$4E0	
20410		BNE	FN	
		FDX	#\$500	
20430	F.0.			
20440	FO	I.DA	, 4+	
20450		LBSR	SS	
20460		STA	, X+	
20470		CMPX	<b>*</b> \$520	
20480		BNE	FO	
201490		f D x	#\$540	
20500	FP	LDA	, Y+	
20510		LBSR	55	
20520		STA	, X +	
20530		CWEX	<b>#\$</b> 560	
20540		BNE	FP	
20550		LDX	<b>*\$</b> 580	
20560	FQ	LDA	,Y+	
20570		LBSR	SS	
20580		STA	, X +	
20590		CMPX	#\$599	
20600		PNE	FQ	
20610		LDX	#\$5D7	
20620	FR	LDA	, Y+	
20630		LBSR	SS	
20640		STA	, X+	
20650		CMPX	#\$5DE	
20660		BNE	FR	
20670		LDA	\$6900	Carga A con el primer dato de la pila
20680		CMPA	#\$13	Compara si es "S" en ASCII
20690		BNE	FT	Si no es va FT
20700		LDY	#A2	Carga Y con la direccion del mensaje A2
20710		LDX	#\$483	Carga el apuntador de pantalla con 488
20720	FS	LDA	, Y+	Muestra el mensaje en la pantalla desde 488
20730		LBSR	SS	
20740		STA	, X +	
20750		CMPX	#\$490	
20760		BNE	FS	
20770		BRA	FV	Va a FV
20780	FT	LDY	#D1	Carga Y con la direccion del mensaje Di
20790		LDX	<b>#\$488</b>	Carga el apuntador de pantalla con 498
20800	FU	LDA	, Y +	Muestra el mensaje en la pantalla desde 488
20810		FBGB	SS	20 20 20 20 20 20 10 per
20820		STA	, X +	
		#8200000000	- 4.00%	

20830		CMPX	#\$493	
20840		BNE	FU	
20850	FV	LDY	#\$6901	Carga Y con la dirección de la pila que es 6901
20860		LDA	,Y+	y la muestra en la pantalla desde la posicion
20870		STA	\$4DB	493
20880		LDA	,Y+	110
20890		STA	\$4DC	
20900		LDA	,Y+	
20700		STA	\$51B	
20920		LDA	,Y+	
20720		STA	\$51C	
20940		LDA	,Y+	
20950		STA	\$55B	
20760		LDA	,Y+	
20970		STA	\$55C	
20980		LDA	, Y+	
20990		STY	Y2	Guarda el apuntador temporalmente en Y2
21000		CMPA	<b>#\$</b> 13	Verifica si A es "S" en ASCII
21010		BEQ	FW	Si es va a FW
21020		LDA	#\$0E	Si no muestra "N" en la pantalla
21020		STA	\$58C	or no nuescra w en ra pancarra
21040		LDA	#\$0F	
21050		STA	\$58D	
21060	FW	LDB	JB	Se queda en espera de que se encienda la
21070		CMPB	#1	bandera JB, al presionar ENTER
21080		BNE	FW	bandera vo, at presional enten
21090		LDB	#0	Encera la bandera JB
21100		STB	JB	
21110		LDA	\$6907	Carga A con un nuevo valor de la pila
21120		CMPA	#\$13	Verifica si es "S" en ASCII
21130		LBEQ	FX	Si es va a FX
21140		LDA	#\$34	Si no es desactiva la interrupcion colocando
21150		STA	\$FF03	el codigo 34 en la posicion de memoria FFO3
21160		LDA	#\$1	Enciende la bandera XD
21170		STA	ΧO	
21180		LBRA	S11	Va a SII a continuar el control
21190	JA	JSR	[POLCAT]	Se queda en espera de que se presione la te-
21200		CMPA	#\$0D	cla enter
21210		LBEQ	JC	Si es va a Jc
21220		INC	TI	si no incrementa TI y verifica si es mayor a
21230		LDA	T1	a 9
21240		CMPA	#\$69	
21250		BNE	RT1	Si no es retorna de interrupcion
21260		LDA	#\$30	Si es encera II
21270		STA	TI	
21280		LDA	IP	Verifica si esta encendida la bandera IP
21290		CMPA	#\$31	
21300		BLT	JA1	Si no esta va a JAI
21310		LDX	#\$000F	Carga X con F que servira como retardo
21370		BRA	JE	Va a JE
21330	JA1	LDX	#\$1100	Carga X con 1100 que servira como retardo
21340	JE	LEAX	-1,X	decrementa x
21350		NOP	n meg	
21360		CMPX	#\$0000	Compara con O si no es va a JE
21370		BNE	JE	

0.1700				
21380		INC	52	Incrementa segundo 2 y verifica si es mayor a
21390		LDA	52	9, si es va a EDO
21400		CMPA	#\$3A	
21410		BGE	EDO	•
21420	RT1	RTI		Retorna
21430	EDO	LDA	#\$30	Encera segundo 2
21440		STA	52	
21450		INC	S1	Incrementa segundo 1
21460		LDA	51	Verifica si segundo 1 es meyor a 5
21470		CMPA	#\$36	
21480		BGE	EDI	Si es va a ED1
21490		RTI		Retorna
21500	ED1	LDA	#\$30	Encera segundo 1
21510		STA	S1	
21520		INC	M2	Incrementa minuto 2
21530		LDA	M2	Verifica si segundo 2 es mayor a 9
21540		CMPA	#\$3A	
21550		BGE	ED2	Si es va a ED2
21560		RTI	200	retorna
21570	ED2	LDA	#\$30	Encera minuto 2
21590		STA	M2	
21590		INC	M1	Incrementa minuto 1
21600		LDA	M1	Verifica si segundo 2 es mayor a 5
21610		CMPA	#\$36	
21620		BGE	ED3	Si es va a ED3
21630		RII		retorna
21640	ED3	LDA	#\$30	Encera minuto 1
21650		STA	M1	
21660		INC	H2	Incrementa hora 2
21670		LDA	H1	Verifica si hora l es mayor a 1
21680		CMPA	#\$31	
21690		BLE	ED6	Si es menor va a ED6
21700		LDA	H2	Verifica si hora 2 es mayor a 4
21710		CMPA	<b>#</b> \$34	
21720		BBE	ED4	Si es va a ED4
21730	ED6	LDA	H2	Verifica si hora 2 es mayor a 9
21740		CMPA	#\$3A	
21750		BGE	ED4	Si es va a ED4
21760		RTI		Retorna
21770	ED4	LDA	#\$30	Encera hora 2
21780		STA	H2	
21790		INC	H1	Incrementa hora 1
21800		LDA	H1	
21810		CMPA	#\$33	Verifica si es mayor a 3
21820		BGE	ED5	Si es va a ED5
21830		RTI		Retorna
21840	ED5	LDA	#\$30	Encera hora 1
21850		STA	11	
21860		RTI		Retorna
21870	JC	INC	JB	Enciende bandera JB
21880		RTI		Retorna
21890	FX	LBSR	B1	Llama a 81 para limpiar la pantalla
21900		LDY	#M3	Carga Y con la direccion del mensaje M3
21910		LDX	#\$406	Carga el apuntador de pantalla con 406
21920	FY	LDA	, Y+	Muestra el mensaje en la pantalla desde 406

				200
21930		LBSR	53	
21940		STA	, X +	
21950		CMFX	#\$41C	
21960		BNE	FY	
21970		LDX	#\$460	and the same of th
21980	FI	LDA	, Y +	1
21990		LBSR	SS	The same of the sa
22000		STA	, X +	1.17
22010		CMPX	#\$47F	\. 3
27070		BNE	FZ	
22030	11.6	LDX	<b>#\$</b> 488	- 4/A @ V
22040	HA	LDA	, 4+	BLIOTEGA
22050		LBSR	SS	
27050		STA	, X+	
22070		CMPX	#\$49F	
22080		BNE	HA	
22090	UD	LDX	#\$5F8	
22100	HB	LDA	, Y+	
22110		LBSR	SS	
22120		STA	, X+	
22130		CWPX	#\$5FF	
22140	110	BNE	HB	Description of the state V2
22150 22160	HC	LDX	¥2 #\$402	Recupera el apuntador de pila desde Y2
22170		LDB	#\$30	Carga el apuntador X para pantalla con 4C2 Encera el acumulador B
22170	СН	INCB	**30	Encera el acumulador b
27190	un	LDA	,Y+	Carga otro valor desde la pila y verifica si
22200		CMPA	#\$30	es 0 en ASCII
27210		BEQ	HE	Si es va a HE
22220		STB	, X	Si no muestra el contador en la pantalla
22230		LEAX	3,X	Avanza 3 posiciones en la pantalla
22240 .		STA	, X	Muestra el el contenido de A en la pantalla
22250		LEAX	3,X	Avanza 3 posiciones en la pantalla
22260		LDA	,Y+	Carga otro valor desde la pila
27270		STA	, X+	Muestra el el contenido de A en la pantalla
22280		LDA	, Y+	Carga otro valor desde la pila
27290		STA	X+	Muestra el el contenido de A en la pantalla
22300		LDA	#\$2F	Muestra el caracter ASCII "/" en la pantalla
22310		STA	, X+	Muestra el el contenido de A en la pantalla
22320		LDA	, Y+	Carga otro valor desde la pila
22330		STA	, χ+	Muestra el el contenido de A en la pantalla
22340		LDA	, Y+	Carga otro valor desde la pila
22350		STA	, X+	Muestra el el contenido de A en la pantalla
22360		LEAX	4 , X	Avanza 3 posiciones en la pantalla
22370		LDA	, Y+	Carga otro valor desde la pila
22380		STA	, X +	Muestra el el contenido de A en la pantalla
22390		LDA	, Y+	Carga otro valor desde la pila
22400		STA	, X +	Muestra el el contenido de A en la pantalla
22410		LDA	#\$2F	Muestra el caracter ASCII "/" en la pantalla
22420		STA	, X +	Muestra el el contenido de A en la pantalla
22430		LDA	, Y+	Carga otro valor desde la pila
22440		STA	, X +	Muestra el el contenido de A en la pantalla
22450		LDA	, Y+	Carga otro valor desde la pila
22460		STA	, X +	Muestra el el contenido de A en la pantalla
22470		LEAX	4,1	Avanza 4 posiciones en la pantalla
			1	

```
, Y+
22480
                     1 DA
                                            Carpa otro valor desde la pila
22490
                     STA
                                . X+
                                            Muestra el el contenido de A en la pantalla
                                , Y+
22500
                     LDA
                                            Carga otro valor desde la pila
22510
                     STA
                                . X+
                                            Muestra el el contenido de A en la pantalla
                                #$2F
                                            Muestra el caracter ASCII "/" en la pantalla
22570
                     LDA
22530
                     STA
                                . X+
                                            Muestra el el contenido de A en la pantalla
                                , Y +
22540
                     LDA
                                            Carga otro valor desde la pila
                                , X +
22550
                     STA
                                            Muestra el el contenido de A en la pantalla
                                , Y+
22560
                     LDA
                                            Carga otro valor desde la pila
22570
                     STA
                                , X +
                                            Muestra el el contenido de A en la pantalla
22580
                     LEAX
                                3.X
                                            Avanza 3 posiciones en la pantalla
22590
                                HD
                                            Va a HD
                     LBRA
22600
         HE
                     LDB
                                JB
                                            Verifica si esta encendida la bandera JB
22610
                     CMPB
                                #1
22670
                     BNE
                                HF
                                            Si no esta va a HE
27630
                     LDB
                                #0
                                            Si esta la encera
27640
                     STB
                                JB
                                            Desactiva la interrupcion colocando el codigo
22650
                     LDA
                                #$34
22660
                     STA
                                $FF03
                                            34 en la posicion FF03
22670
                     LDA
                                #$1
                                            Encera la bandera XO
                     STA
                                Yn
22680
22690
                     LBRA
                                511
                                           Va a SII a continuar el control
                                            Pone en al acumulador e color del cursor Verde
22700
         BI
                     LDA
                                *$20
22710
                     LDX
                                45400
                                           Cambia de color la pantalla a verde
22720
         HE
                     STA
                                , X +
                                            Desde la primera posicion de la pantalla
22730
                     CMPX
                                #$600
                                            hasta 600
22740
                     LBNE
22750
                     RIS
                                            Retorna
22760
         SS
                     CMPA
                                $$3F
                                            Compara si A es mayor que 9 en ASCII
                     BGE
                                            Si es mayor va a 22
22770
                                7.7
22780
                     RIS
                                            Retorna
22790
                     SUBA
                                #$40
         77
                                            Convierte el contenido de A a imagen reverso
27800
                     RIS
                                            Retorna.
22810 F1 FCC /SICOEN-----SISTEMA DE CONTROL DE ENERGIAFIJAR PARAMETROSI.-ACTIVAR ALARMA (S-N): 2.-F/
22820 F2 FCC /IJAR NIVEL MAX.ENERGIA(WWH): 3.-FIJAR NIVEL MIN.TEMPERATURA: 4.-FIJAR NIVEL MAX.TEMP/
22830 F3 FCC /ERATURA: 5.-CONTROL DE LUMINGSIDAD(S-N): (ENTER)/
22840 E6 FCC /ERROR EN OPCION
                                (S-N)/
22850 C7 FCC /CONTROL DE LUMINOSIDADCUANTOS MODULOS
                                                      A CONTROLAR(1-8): (ENTER)/
22860 M22 FCC /ERROR EN SELECCION(1-8)/
22870 C8 FCC /MODULO
                         .-ENCENDER (S-N):ENCENDER EN (HORA):APAGAR EN (HORA):ATENUAR EN (HORA):<ENTER)/
22880 F7 FCC /FRROR EN SELECCION(S-N)/
22890 02 FCC /OPCIONES-----R.-REESTABLECER PARAMETROS.I.-INICIAR CONTROL.S.-SALIR.GPCION (ENTER)/
22900 EB FCC /ERROR EN OPCION/
22710 E9 FCC /ERROR(S-N)/
22970 R3 FCC /REESTABLECER PARAMETROSSALIR (S-N) 1.-ACTIVAR ALARMA(S-N): 2.-REFIJAR NIVEL MAX.ENERGIA: 3.-/
22930 R4 FCC /REFIJAR NIVEL MIN.TEMPERATURA 4.-REFIJAR NIVEL MAX.TEMPERATURA /
22940 R5 FCC /5.-CONTROL DE LUMINOSIDAD(S-N) (ENTER)/
22750 EO FCC /ERROR EN EL RANGO/
22960 S22 FCC /SICOEN-----SISTEMA CONTROLANDO1. DETENER CONTROL2. OBSERVAR PARAMETROS FIJADOS/
22970 PI FCC /PARAMETROS FIJADOSALARMANIVEL DE ENERGIA FIJADO EN KWHNIVEL MIN. TEMP. FIJADO /
22980 P2 FCC /EN
                     'CNIVEL MAX. TEMP. FIJADO EN
                                                     CLUMINOSIDAD
                                                                     CONTROLADA(ENTER)/
22990 AZ FCC /ACTIVADA/
23000 DI FCC /DESACTIVADA/
23010 M3 FCC: /CONTROL DE LUMINOSIDADMODULO ENCENDER APAGAR ATENUAR(HORA) (HORA) (HORA) (ENTER)/
23020
         END
```

## BIBLIOGRAFIA

- 1.- BARDEN JR. WILLIAM, Inexpensive Teansducers For The TRS 80.
  Fart 2. (Byte Publications Inc. Nov. 1982), pp. 416-443.
- JONES BARRY, Instrumentation, Measurement & Feedback.
   (Mc. Graw Hill, 1977).
- 3.- DAVIES G., Comprehensive Home Alarm System. (Practical Electronics. Aug. 1982), pp. 14-26.
- 4.- LEASE ZAKS, Microprocessor Interfacing Techniques.

  (Mc. Graw Hill, Second Edition, 1977).
- 5.- DSBORNE KANE, Some Real Microprocessors. An Introduction to Microcomputers. (Osborne & Associates Inc. Vol. II, 1978).
- 6.- CARDENAS MARTHA, "Diseño de un Sistema de Protección Contra robo y Control de Energía para los Laboratorios de la Espol". (Tesis de grado, Facultad de Ingeniería Eléctrica, Escuela Superior Politécnica del Litoral, 1985).
- 7.- LINER HANDBOOK: National Semiconductor, USA, (Manual Técnico, 1983)
- B.- TRS 80 COLOR COMPUTER EDTASM+, (Tandy Corporation USA, 1982).

9.- CONTROL OF BUILDING ENGINEERING SERVICES, Hardware Implementation of a Distributed Data Acquisition and Control (D-DAC)

System. (Freitas and G.C. Barney. University of Manchester

Institute of Science and Technology, Part IV, 1978).



